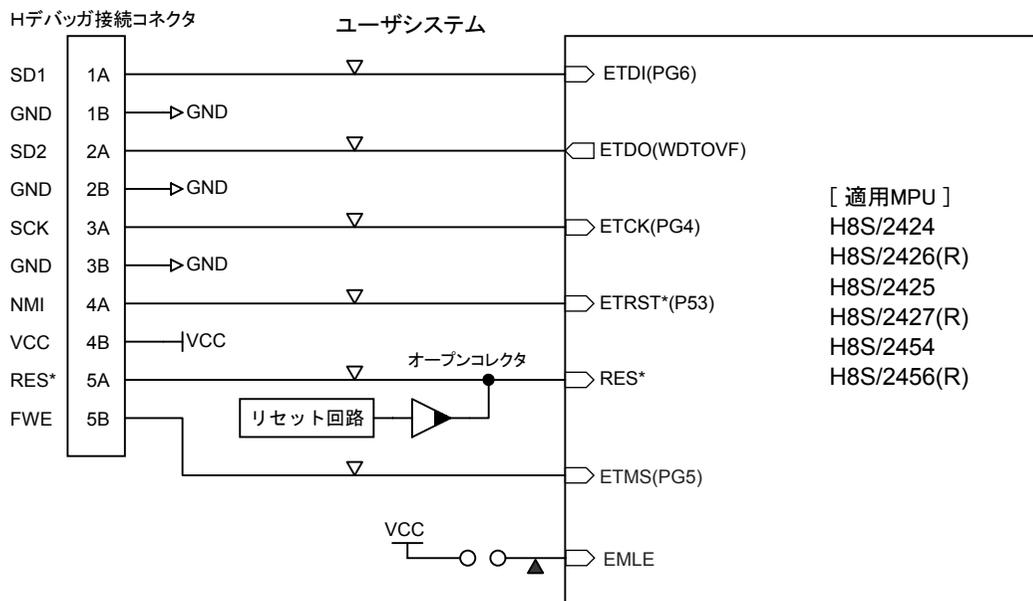


## 【接続例16-1】 H8S/24xxグループの場合 (H-UDI接続)



- 1) ▽印はプルアップ抵抗です、▲印はプルダウン抵抗です。抵抗値は4.7K~22Kの範囲を推奨します。
- 2) リセット回路の遅延時間は、200mSEC以下になるハードを設計して下さい。
- 3) デバッグ時にはEMLE (HIGH) にして下さい。
- 4) RES\*信号はH-debuggerから制御(出力)していますので入力になります。