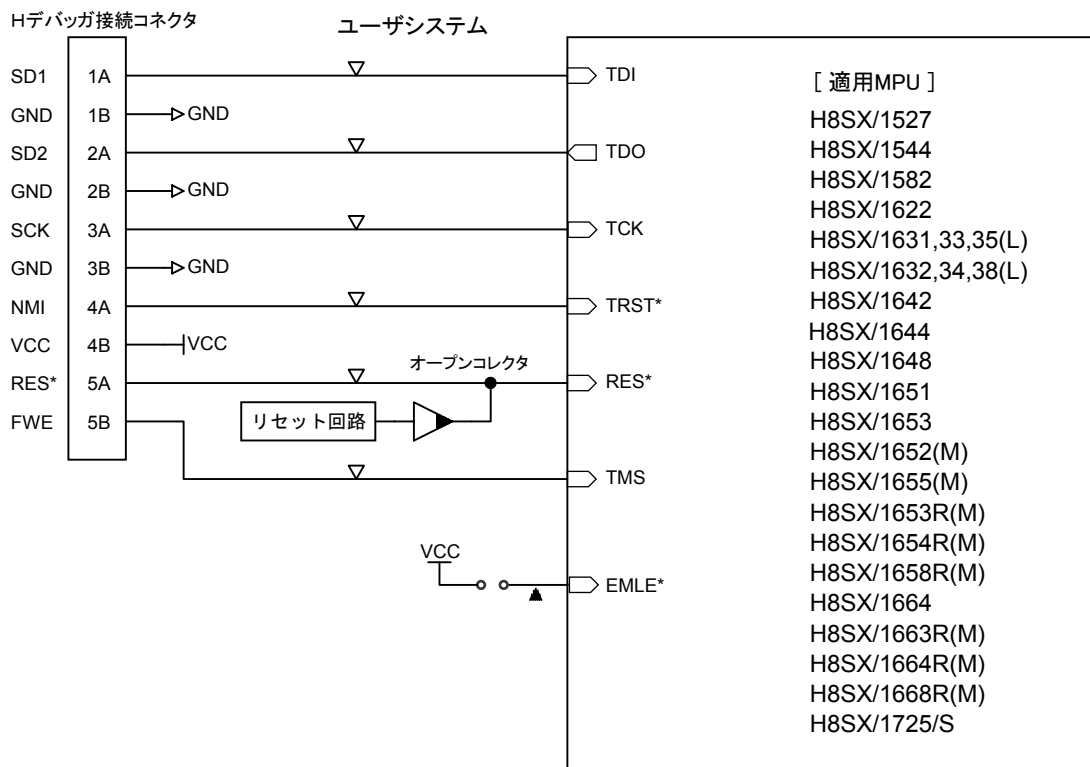


【 接続例1A 】 H8SX/15xx,16xx,17xxの場合 (H-UDI接続)



- ▽印はプルアップ抵抗です、▲印はプルダウン抵抗です。抵抗値は4.7K~22Kの範囲を推奨します。
- リセット回路の遅延時間は、200mSEC以下になるハードを設計して下さい。
- EMLEを切り替る回路(エミュレーション:HIGH 実動作:LOW)は、ユーザ側で用意して下さい。
- RES*信号はH-debuggerから制御(出力)していますので入力になります。