Rev 1.00.00

ROM レス品種にて、外付けパラレル FlashROM 品種を追加する場合の説明

(パケット通信対応版)

1. 対象 MCU

・ROM レス品種が対象です。(SH7262/7264/7266/7267/7268/7269)

- 2. 機能
 - ・Hew4 にてパラレル FlashROM の品種追加が出来るよう対応する。
 - ・FlashROM 仕様にあわせたセクターイレーズとバイト書き込みをプログラミングするだけで 追加が可能になるよう対応する。
 - ・FlashROM 対応ソフトをターゲットの内臓 RAM に流し込むために、H-debugger と通信させるポートを MCU 品種ごとに用意する。
- 3. 品種追加前の準備

3-1) AH8000 コントロールソフト(DEF8K)のインストール DIR にあるワークスペースを開く。 (SH7268 での追加例)

| 📙 🛛 🛃 🚽 🛛 C:¥Aone¥DE | F8K¥rom-custom¥SH7268 | – 🗆 × |
|---|--------------------------|------------------|
| ファイル ホーム 共有 | 表示 | ~ ? |
| \leftarrow \rightarrow \checkmark \uparrow \square \ll ro | > SH7268 ~ 간 | ○ SH7268の検索 |
| > 📙 SH7268 | ^ 名前 [^] | 更新日時 |
| rom-h8h | NewFROM | 2023/02/24 16:29 |
| rom-h8l | S25FL032P | 2023/02/22 16:44 |
| rom-h8s | S29GL256P | 2023/02/22 16:45 |
| rom-h8sx | \$29GL256P_BW | 2023/02/22 16:45 |
| rom-h8t | SH7268.Hbp | 2021/06/24 8:56 |
| rom-r8c | SH7268.hws | 2021/06/25 14:24 |
| rom-ry | SH7268.tws | 2021/06/25 14:24 |
| rom-sh2 | SH7269-BSC-M3A.log | 2013/07/23 16:10 |
| > <mark> </mark> DEF8K_V2100A 8 個の項目 | v < | > :::: |

<default directory> "c:¥Aone¥DEF8K¥rom-custom¥SH7268"

| 🖗 S29GL256P - High-p | erformance Embedded Work | shop — | |
|-------------------------------------|---------------------------------------|------------|----------------------|
| ファイル(F) 編集(E) 表 ツール(T) テスト(S) ウィ | 示(V) プロジェクト(P) ビルド(I ンドウ(W) ヘルプ(H) | B) デバッグ(D) | 基本設定(U) |
|] D 📽 🖩 🖉 🖨 | X 🖻 🖻 (+) 🗍 🙀 | | ▼ #4 ▼ |
| | | | |
| | | | |
| E - B S25FL032F | アクティブプロジェクトに設定 | | |
| ⊕ | フロジェクトの削除 プロジェクトのアンロード | - 1 | |
| | ファイルの追加 | INS | |
| - P., 🛃 T., 🤞 - | ファイルの削除 | | |
| × ol ot AL At | フォルダの追加 | F | |
| P of ol at al | ツリーの展開/縮小 | | A |
| | バージョン管理 | • | Ç |
| Build Del | 表示の構成 | Масто | γ λ Test λ Versic |
| | ✓ ドッキングビュー | | 11 |

3-2) プロジェクト名「NewFROM」をアクティブプロジェクトにする。

3-3)「プロジェクトタイプの作成」を指定する。

| ファイル(F) 編集(E) 表示(V) ツール(T) テスト(S) ウィンドウ(V | プロジェクト(P) ビルド(B) デバッグ(D) 基本設定(U) アクティブプロジェクトに設定(S) プロジェクトの挿入(I) 依存関係(D) |
|--|---|
| | 構成の編集(E) |
| SH7268 | プロジェクトタイプの作成(P). |
| | ファイルの追加(<u>A</u>) ファイルの削除(<u>R</u>) ファイルの拡張子(<u>F</u>) |
| 🚰 P 🗟 T 🔍 N | コンポーネントギャラリ(<u>C</u>) |
| 12 12 14 14 14 19 19 X | 0 B 8 ? |
| | \sim |
| Build Debug A Fi | → nd in Files 1 入 Find in Files 2 入 Macro 入 Test 入 Versic |

| プロジェクトタイプウィザード - ステップ 1 | ? × |
|--|--|
| PROJI Project Name Project N | 新規プロジェクトタイプで使用する名前を入力してください (W) S29GL256P_New 上記プロジェクトタイ ロジェクトディレクトリ ンディレクトリを含み。 ・ はい(新プロジェクトタイプ名を指定 タイプ名に関しては必要に応じ て自由に名前を付けて下さい。 生成されるディレクトリを表示(V) 生成されるディレクトリを表示(V) |
| < 戻る(B) | 次へ(N) > 完了(F) キャンセル |

3-4) 追加 Flash ROM の新プロジェクトタイプを作成する。

Г

| プロジェクトタイプウィザード - ステップ 2 | | ? × |
|---|--|-------------------------------|
| PROJI Proji Proji Proji Proji Proji Qirect Name | どのようなブロジェクトタイプを生成しま ・ ダイアログなし(O) : ・ 情報ダイアログとデフォルトビット ・ 情報ダイアログとビットマップ(M) | :すか? マップ(D): : 参照(R) |
| E: SHEW2D project | , 使用するアイコンは? ○ デフォルトアイコン(D) ○ ファイルから選択(A): 「 イメージ: 「 「 | 参照(W) |
| Pon Andard | 生成サイズの概算: | 2.06MB |
| < 戻る(B) | 次へ(N) > 完了(F) | キャンセル |

- 4. パラレル FlashROM 品種の追加
 - 4-1)新規プロジェクトの挿入

| NewFROM - High-perform | ance Embedded Workshop — | |
|--|---|--------------|
| ファイル(F) 編集(E) 表示(V) ツール(T) テスト(S) ウィンドウ(V | プロジェクト(P) ビルド(B) デバッグ(D) 基 アクティブプロジェクトに設定(S) ▶ | 本設定(U) |
| | ブロジェクトの挿入([) 佐存眼炎(D) | • * # |
| | 構成の編集(E) | - |
| | プロジェクトタイプの作成(<u>P</u>) | |
| | ファイルの追加(<u>A</u>) ファイルの削除(B) | |
| | ファイルの拡張子(<u>F</u>) | |
| × 01 01 AL AT 21 21 | コンポーネントギャラリ(<u>C</u>) | |
| | | ^ |
| < | | > |
| Build (Debug) F | ind in Files 1 \ Find in Files 2 \ Macro \ | Test Version |
| フロジェクトをワークスペースに追加し | <u>इ</u> न | |

| | ОК |
|-------|-------|
| | |
| | キャンセル |
| 参照(B) | -1 |
| | |
| | 参照(B) |

| プロジェクトタイプ | リークスペース名(W): SH7268 新規プロジェクト名 プロジェクト名(P): S29GL256P_PK ディレクトリ(D): N:¥UsrAp¥AH8000¥DEF_AH8¥Ver24_00A¥rom-cu 参照(B) CPU種別(C): SuperH RISC engine ツールチェイン(T): Renesas SuperH Standard ▼ |
|-----------|---|
|-----------|---|

| S29GL256P_PK - High-performance Embedded Workshop | - | | × |
|--|-----------|--------|-----|
| ファイル(F) 編集(E) 表示(V) プロジェクト(P) ビルド(B) デバッグ(D) 基本設定(U) ツー ウィンドウ(W) ヘルプ(H) | −Jl(T) | テスト(S) | |
|] D 🛩 🖬 🖉 ♂ ¾ 🖻 🖻 ↔]] 🍡 📃 💌 ∦ | ñ h |]₩ ♦ | 🏥 ł |
| S29GL256P_PK C source file S fromTemp.c S intprg.c S resetprg.c S vecttbl.c Dependencies FromTemp.h iodefine.h main.h Stacksct.h Vypedefine.h Vypedefine.h Vypedefine.h Vypedefine.h S vect.h | | | |
| Ă OL OT AL AT 2↓ 2↑ Ø 🗈 🖬 ? | | | |
| | | | ~ ~ |
| Build (Debug) Find in Files 1) Find in Files 2 Macro) Test Version | n Control | 1 | > |
| Ready | 1 | | |

4-2)新規プロジェクトに追加する FlashROM 品種の定義およびプログラムを作成する。 1)「FromTemp.c」を開く

| S29GL256P_PK - High-performance | Embedded Workshop - [fromtemp.c] | – 🗆 X |
|---|---|--|
| | ジェクト(P) ビルド(B) デパッグ(D) 基本設定(U) ツール(T) テスト(S) ウィンドウ(W) ヘルブ(H) | _ 8 × |
| | | DefaultSession |
| SH7288 SH7288 SH7288 StrU22P Loader S25F1032P Loader S25F1032P Writer S2901256P EW S2901256P | 「竹都」 S. ソース 1 2 3 4 5 7 <t< td=""><td>→ 情報 注意していたした (本)情報 種】最大セクタ 件】 Topアドレ 種】 セクターご 種】最終セクター ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・</td></t<> | → 情報 注意していたした (本)情報 種】最大セクタ 件】 Topアドレ 種】 セクターご 種】最終セクター ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ |
| <u>(</u> [®]P. [®] [™] [®] [™] [™] [®] [™] | | |
| ∃ 01 01 A1 A1 <u>21</u> 21 Ø ¶ | b led ? | |
| Build Debug Find in Files | 1) Find in Files 2) Macro) Test) Version Control / | |
| ปรัง | 🔝 🔝 🔝 Default1 desktop 🛛 🦷 | ad-write 1/19 |

2)「FromTemp.h」の#define を定義する。

| 234 | //*********************************** |
|-------------|---|
| 6 | define BLOCK 512 1・バッファ書き込みモードの設定 |
| 8 | define NG Oxee O·シングル書き込みモードの設定 |
| 0 | //************************************ |
| 1 | // 品種のデバイス定義 |
| 3 | #define WRITE BUFFER 1 // 1:Used Write_Buffer 0:Single Word Program |
| 5 | HoteFine WURD PROGRAM 32 // Write Buuffer write a maximum of words HoteFine EXP PACKET 0x10000 // 0x10000:拡張Packet有効 0x0:無効(128byte固定) // 有効:1パケット(128,256,512)の使用が可能になる。 |
| 8 | #define SECTOR_MAX 256 // <【FROM品種】最大セクター数MAX(1024)まで |
| 9 0 1 | 最大セクター数を定義する。 // (1024):S29GL01GP 128Mbyte |
| 3 | //*********************************** |
| 5 | //***** |
| 6 | #define DQ7 0x80 // #DATAボーリング #define DQ6 0x40 // toggles when Program |
| 8 | #define DQ5 0x20 // time out |
| 19 | #define D03 0x08 // Sector Erase Timeout State |
| ĭ | #define DQ1 0x02 // Write Abort |
| 17 1 | |

3) パラレル Flash ROM のセクター情報を定義する。

| テ番… S 16 17 18 | - 9-2 // ^w 変数 ^{宣言} // 必ず先頭に定義する。 |
|----------------------------------|--|
| 19 20 | long FromError[4]; // ±5-4 (SECTOR_MAX EXP_PACKET) |
| 22 | 個別品種のセクター定義 EXP_PACKET を OR 定義することに |
| 24 25 | #pragma section SectTbl より拡張パケット通信が有効になる。 |
| 26 27 | const long SectorTopAdrISECTOR MAX EXP_PACKET); // |
| 28 29 30 31 32 33 | <pre>[long]0x0<<1,</pre> |
| 34 35 36 | long/Dx160000<<1, (long/Dx1/0000<<1, (long/Dx180000<<1, (long/Dx180000<1, (long/Dx180000<<1, (long/Dx1800000<<1, (long/Dx18000000<1, (long/Dx1800000<1, (long/Dx1800000<1, (long/Dx1800000<1, (long/Dx1800000<1, (long/Dx18000000000000000000000000000000000000 |
| 37 38 39 40 | <pre>[ong]0x210000<<1, (iong)0x220000<<1, (iong)0x220000<<1, (iong)0x240000<<1, (iong)0x240000<1, (iong)0x24</pre> |
| 41 42 43 44 | long/0x310000<<1, (long/0x320000<1, (long/0x320000<1, (long/0x330000<<1, (long/0x340000<1, (long/0x3400000<1, (long/0x34000000<1, (long/0x3400000000000000000000000000000000000 |
| 45 46 47 48 | long)0x410000<<1, (long)0x420000<<1, (long)0x420000<<1, (long)0x430000<<1, (long)0x4400000<<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x4400000<1, (long)0x400000<1, (long)0x4000000<1, (long)0x4000000<1, (long)0x4000000<1, (long)0x4000000<1, (long) |
| 49 50 51 52 | <pre>[long]0x510000<<1, (long]0x520000<<1, (long]0x530000<<1, (long)0x540000<<1, (long)0x550000<<1, [long]0x560000<<1, (long)0x570000<<1, (long)0x580000<<1, (long)0x590000<<1, (long)0x580000<<1, [long]0x580000<<1, (long)0x5C0000<<1, (long)0x5E0000<<1, (long)0x5E0000<<1, (long)0x5F0000<<1,</pre> |
| 53 54 55 56 | <pre>long)0x610000<<1, (long)0x620000<<1, (long)0x630000<<1, (long)0x640000<<1, (long)0x650000<<1, long)0x660000<<1, (long)0x670000<<1, (long)0x680000<<1, (long)0x680000<<1, (long)0x640000<<1, long)0x680000<<1, (long)0x6C0000<<1, (long)0x6E00000<<1, (long)0x6E0000<<1, (long)0x6F0000<<1,</pre> |
| 57 58 59 | <pre>[long)0x710000<<1, (long)0x720000<<1, (long)0x730000<<1, (long)0x740000<<1, (long)0x750000<<1, [long)0x760000<<1, (long)0x770000<<1, (long)0x780000<<1, (long)0x780000<<1, (long)0x740000<<1, [long)0x780000<<1, (long)0x7C0000<<1, (long)0x720000<<1, (long)0x7E0000<<1, (long)0x7F00000<1,</pre> |
| | |
| | |



4)「オープン」関数を作成する。

| 「行番…」S ソース |
|--|
| 101 //*********************************** |
| 112 113 113 114 115 117 //*********************************** |
| 関数「FromOpen0」は、ターゲット RAM に、ダウンロード時の最初に1回コール (Call)する。このプログラム例は、「FRQCR」の設定と「キャッシュ無効」を定義して いる。 |
| 必要無い場合は、「return(Uk);」のみ記述する。 |

5)「クローズ」関数を作成する。



6)「セクターイレーズ」関数を作成する。

| 行番 | S V-2 | | |
|--|---|-----------------|--------------------|
| 124 125 126 127 128 129 130 131 132 133 134 135 | <pre> //***********************************</pre> | | |
| 135 136 137 138 139 140 141 | // UK == 異常終了 //*********************************** | | |
| 141 142 143 144 145 146 | USHORT *from; // Word Access short sector; int stat; sector = (cmd[4] << 8) & Oxff00; sector l= cmd[5] & Oxff | | |
| 147 148 149 150 151 152 153 154 155 156 157 | <pre>sector [= cmd[3] & UXTT; cmd555 = (USHORT *)0x555; cmdaaa = (USHORT *)0xaaa; if (sector < SectorMax) { *cmdaaa = 0xaa; *cmdaaa = 0xa5; *cmdaaa = 0x80; *cmdaaa = 0xaa; *cmd555 = 0x55; from = (USHORT *)SectorTopAdr[sector]; *from = 0x30;</pre> | | |
| 158 159 160 161 162 163 164 | <pre>stat = FullStatusCheck(from,0x80,'D'); // if (stat == OK) return(OK); return(NG); } //**********************************</pre> | _ | |
| • | | | |
| 関数 記述 る。 | 「FromSectorEraseProc(UCHAR *cmd)」には、セクターごとの する。デバッガとの通信完了後、サムチェック正常の場合、この (サム異常時はコールなし) | イレーズプ D関数をコー | ログラムを ール(Call)す |
| <弓 char cmd[cmd[cmd[| 数の仕様> cmd[]; D] == '%' // ヘッダー L] == 0 // 予備 2] == 4 // コマンドサイズ cmd[3]->[Sum]までのサイズ | | |
| cmd[cmd[cmd[cmd[| B = D // コマンド A = 0xn // 消去するセクター番号のH数最大HIGH(1024) $B = 0xn // 消去するセクター番号のL数最大LOW(1024)B = 0xn // サム cmd[3] > [5]の加算値$ | | |
| <備 全イ クタ・ | 考> レーズ処理にしたい場合は、セクター番号ゼロ「0」のときのä ーの場合は、「return(Ok);」にすれば代用できる。 | み実施して、 | 、他ののセ |

🎢 エーワン株式会社

7)「ワードプログラム(書き込み)」関数を作成する。

(1) コマンドパラメータの算出と準備



(2) 書き込みプログラムを作成



8)「フルステータスチェック」関数を作成する。



- 9)作成したパラレル FlashROM プログラムをビルドする。
- (1) セクションの確認

| AddressSection $0xFFF80000$ DVECTTBL DINTTBL $0xFFF80000$ CSectTbl PResetPRG P r 、実行プログラムアドレス(TopAdr)の「+0x800」に割付る。 $? (-n-n)2 >$ $2 / 2 / 2 / 2 / 2 / 2 / 2 / 2 / 2 / 2 /$ | セクション設定 | ? × | |
|--|--|--------------------------|---------------------|
| 下記4関数は、名称・引数・戻り値等の仕様変更は不可です。 1) int FromOpen(void); 2) int FromClose(void); 3) int FromSectorEraseProc(UCHAR *cmd); 4) int FromWriteProc(UCHAR *cmd); 以上のルールは厳守して下さい。 | Address Section 0xFFF80000 DVECTTBL DINTTBL DXFFF80800 CSectTbl PResetPRG PIntPRG C C\$BSEC C\$DSEC D B R 0xFFF83C00 | ? × $< \nu - \nu 1 >$ | |

_



(2) ビルドの実施

| | diffed all and the second s | |
|--|---|---|
| ◇ 529GL256P_PK - High-performance Embedde ◇ ファイル(E) 編集(E) 表示(V) プロジェクト(P) | eo workshop - [tromtemp.c] ー ビルド(B) デバッグ(D) 基本設定(U) ツール(T) テスト(S) ウィンドウ(W) ヘルプ(H) | |
| | [A] · · · · · · · · · · · · · · · · · · | ultSession |
| SH7268 NewFROM C Source file Dependencies S25FL032P_Loader S25FL032P_Loader S29GL256P_BW S29GL256P_BW S29GL256P_BW S29GL256P_PK G C Source file G C Source file G S29GL256P_CK G C Source file G C Source file G S29GL256P_CK G C Source file G S29GL256P_CK G C Source file G C Sou | ■- S- ソース | TIPF7 |
| É 🔄 P 🗐 T 🔍 N 💟 🚺 🖉 | fromtempc | |
| 🖞 04 01 A4 A1 😫 \$1 🖉 🖻 🖬 | ? | |
| Phase SH Assembler finished Phase OptLinker starting Phase OptLinker finished | 「0 Errors, 0 Warnings」を確認する。 | ^ |
| Build Finished O Errors, O Warnings | | ~ |
| Build ∧ Debug ∧ Find in Files 1 ∧ Find | d in Files 2 A Macro A Test A Version Control / | |
| レティ | 区 题 题 题 Default1 desktop Read-write | 189/326 |

5. パラレル FlashROM プログラムのデバッグ方法

5-1) デバッグの準備のため「main.c」を開きビルドする。



用せず、内部メモリ操作のみで各関数のテストできるように用意してあります。

5-2)「DEF8K」の「CPU 設定」にデバッグ環境を設定する。

| IDEF8K CPU設定 × |
|---|
| CPU選択を開始するタイプ ○ H8 ○ H8S ○ H8SX ○ SH2 ○ SH2A ○ R8C ○ RX ○ KIT |
| CPUタイプ |
| CPUシリーズ名 SH7268/9 🗸 |
| CPU動作モード Advanced マ |
| 発振子クロック(MHz) 13.3300 · |
| 周波数逓倍率(IΦ) ×20(I) ×10(B) ×5(P1) 5/2(P0) FR0CR(0×n015) ▼ |
| モニタワークエリアの場所 別空間:adr(0×80000700) |
| ターグット1/F選択 |
| の クロック(標準) の クロック(高速) の クロック(低速) 作成した 「FlashROM」 プログラム |
| で 調タ(高速 /) 調タ(中座 /) 「 」 () 調タ(国本 /) 」 は、ターゲットの内臓 RAM に転送 |
| © エミュレーション(トレース,低消費電力可能) して実行させますので「RAM」側 |
| Cユーザーモード(起動時RAMが書き換わらない) を指定して先頭終アドレスとサイン |
| フートモート設定 |
| ダウンロード先のデバイス選択 SH7268の場合 |
| SH1200 ジョー 開始 0xff8 0000 サイズ 0x10000 |
| ○ RAM 開始 0xfff80000 サイズ 0×10000 いたろ。 |
| C FROM 消去ブロック 0 ~ (10進)パケット単位 |
| □ セットベクタを作成しない。(R8C専用) ▼ リセットベクタを作成しない。(R8C専用) ▼ リセットベクタを作成しない。(H-UDI[SH-2x]) □ 命令による例外割込みをデバッガから通知する。 □ オンザフライ処理で割込みを使用しない。 ▼ [4pin]EMLE(/ASEMD/DBGMD,DBGMD)出力を使用する。(H-UDD) ▼ [4pin]MD出力をRST(OUT)で使用する。(H-UDD) 登制的コリセットベクター値を指定する。 □ 許可 外部RAM時のBSC設定スクリプト指定 ▼ 許可 参照 C*Aone*DEF8K*rom-custom*SH7268*SH7269-BSC-M3A.log ターゲット間の通信仕様 Hard(6MHz) ▼ |
| 詳細情報 |
| |
| |
| – – – – – – – – – – – – – |
| リとして「SH7268-BSC.log」を用意してあるので、目的ターゲット基板にカスタマイズ |
| して下さい。 |

5-3)「DEF8K」でデバッグを開始する。

1) ターゲットと接続する。



| 🚾 A-one H-DEbugge | r & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25)for SH2A(HUDI) | - 0 | × |
|------------------------------------|---|--------------|--------|
| ファイル(F) データ(D) | 実行(G) ブレーク(B) 割り込み(I) オブション(O) ヘルプ(H) | | |
| 停止 割込 15 PC | 00FFF8000 [周期 [View CPU SH7268/9 Advanced 13.3300×20)書込回数 TOP 0×0FFF8 | 000SIZE0×00F | 8F 🖕 🖕 |
|)FFF8000 | ▼ CSrc CMix CAsm ▼ ▼ 実行が小数 高速 | ŧ 🗸 | |
| OFFF8000: FFFF | .word 0xffff | | |
| 0FFF8002: FFFF | .word 0xffff | | _ [|
| OFFF8004: FFFF | .word 0xffff | | |
| • OFFF8006: FFFF | .word 0xffff | | |
| • OFFF8008: FFFF | .word 0xffff | | |
| OFFF800A: FFFF | .word 0xffff | | |
| OFFF800C: FFFF | .word 0xfff | | |
| • OFFF800E: FFFF | .word 0xfff | | |
| • UFFF8010: FFFF | .word Uxtttt | | |
| • OFFF8012: FFFF | .word 0xffff | | |
| • UFFF8U14: FFFF | .word Uxtttt | | |
| UFFF8016: FFFF | .word Uxtiti | | |
| UFFF8018: FFFF | .word Uxtiti | | |
| • UFFF8UIA: FFFF | .word Uxtttt | | |
| • UFFF8UIC: FFFF | .word Uxtttt | | |
| • UFFF8U1E: FFFF | .word Uxtiti | | |
| • UFFF8020: FFFF | .word Uxtiti | | |
| • UFFF8022: FFFF | .word Uxtfff | | |
| • UFFF8024: FFFF | .word UXIIII | | |
| 0FFF8026: FFFF | .word Uxtiti | | |
| 0FFF8028: FFFF | .word UXTITI | | |
| OFFF80ZA: FFFF | .word UXTTT | | |
| • UFFF8026: FFFF | .word UXTITT | | |
| BP1 000000000 | | <u>7°</u> b | 一力言羊翁 |
| | ▼ (なし) ▼ char ▼ 16進 ▼ 目期 実行回数 | 1 | |
| | | | |
| | | | _ |
| Go Break Rs | tMon Reset Win Reg Watch Sym Trace Step CTrac CStep DJ | EI | Int |
| GBR =059503AD7 VBR = | =00FFF8000 MACH=0AE0A1801 MACL=0B15765E2 TBR =05C2577D1 SR =3210T(00F1) | | |
| Start | Info | - Fee | Sto |
| | | | 5.0 |

- A-one H-DEbugger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for SH2A(HUDI) ファイル(F) データ(D) 実行(G) ブレーク(B) 割り込み(I) オプション(O) ヘルプ(H) エミュレーション(B) > 明 [View CPU SH7268/9 Advanced 13.3300×20 書込回数---- TOP 0×0FFF8000SIZE0×00F8 . . ▼ CSrc CMix CAsm .word 0xffff ダウンロード(D) ▼ ▼ 実行ステート数 高速 ▼ シンボル読込み(Y) ± .word 0xffff Makeファイルの指定(Z) . 0xffff .word 0xffff .word ベリファイ(V) .word 0xffff アップロード(U) .word 0xffff 0xffff .word アブソリュートファイル設定(A) 0xffff .word .word 0xffff CPU設定読込み(S) .word 0xffff CPU設定登録(R) 0xffff .word 0×ffff .word R8C-IDコード確認/変更(I) .word 0×ffff .word **Byffff** ユーザプログラム消去(E) 0xffff .word スクリプト実行(L) .word 0xffff .word 0×ffff オフライン作業(0) .word 0xffff 0xffff オフライン環境設定(M) .word 0xffff .word 終了(E) .word 0×ffff 0xffff .word . OFFF802C: FFFF 0xffff .word Ŧ . NEFERN2E: FEFE .word Nxffff @ BP1 00000000 C BP2 00000000 ▼ CLR ▼ ▼ CLR ▼ _ _ ブレーク語羊細 Ŧ ▼ char 🔽 🗆 周期 実行回数 1 - (なし) - 16進 1 Ŧ Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI EI IntFl GBR =059503AD7 YBR =00FFF8000 MACH=0AE0A1801 MACL=0B15765E2 TBR =0502577D1 SR =___3210___T(00F1) Start Info Log Esc | Stop
- 2) パラレル FlashROM プログラムをダウンロードする。

| $\leftarrow \rightarrow \checkmark \uparrow$ | S29GL256P | _PK > | debug | ~ | Q | ,∕⊂ deb | ugの検索 | |
|--|----------------------|-------|-------------|-----------|-----|----------|-------------------|--------------|
| 整理▼ 新し | いフォルダー | | | | | | | |
| S2 | 9GL256P_PK | ^ | 名前 | ^ | | | 更新日時 | |
| | lebug | | S29G | L256P PK. | abs | | 2023/03/01 | 10:15 |
| rom-l | elease h8h h8l | | | | | | | |
| - rom- | hRe . | ~ | < | | | | | |
| | ファイル名(N): | S29GL | 256P_PK.abs | | ~ | ABS File | (*.abs,*.x,*.elf, | *.out,*.dl ~ |

3)「RstMon」をクリックする。

| | 5PC 0FFF80C08 「周期 「View CPU SH7268/9 Advanced 13, 3300 v20 ま込同時 TOP 0vFFF80000 1750 0000 |
|--|---|
| 10000 📥 RA | M 「Src C Mix C Asm vecttbl.c 「「実行が小数 高速 マ |
| | |
| | 7/* */* */* */************************* |
| | 4 /* DATE ::Mon, Jul 22, 2013 */ 5 /* DESCRIPTION :Initialize of Yector Table */ |
| | 6 /* CPU TYPE :SH7269 */ 7 /* */ |
| | 8 /* This file is generated by Renesas Project Generator (Ver.4.13). */ |
| | 10 /************************************ |
| | 12 * |
| | 13 * Device : SH2A-FPU/SH7268, SH72679 14 * |
| | 15 * File Name : vecttbl.c 16 * |
| | 17 * Abstract : Initialize of Yector Table. |
| | 19 * History : 1 [.00] |
| | NOTE : RStMon」をクリック |
| | 22 * Copyright (C) 2011 ectronics Corporation and |
| 1 00000000 | 24 * Renesas Solution richts reserved. |
| | - (なし) ▼ char ▼ 16進 ▼ ■ 周期 実行回数 1 |
| | |
| [n] | |
| Break | RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI EI IntFl |
| , | |
| rt | Info Log Esc Stop |
| | |
| void Pov | verON_Rest_PC」関数の先頭の PC 値になっている事を確認する。 |
| A-one H-DEbu ル(F) データ(D 2 割込 11 0008 データの 580008: | verON_Rest_PC」関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for S (2A(HUD)) ま行(G) ブレ-ク(B) 割り込み(I) オブション(O) ヘルブ(H) SPC 0FFF80C08 周期 View CPU SH7268/9 Advanced 18.33 0×20 *********************************** |
| void Pov void Potential Potentia Potential Potential Potential | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for \$ 12A(HUDI)) 実行(G) ブレ-ク(B) 割り込み(I) オブション(O) ヘルブ(H) 5PC 0FFF80008 「周期 View CPU SH7268/3 Advanced 18.33 0×20 書込回数 |
| x-one H-DEbu ↓(F) データ(D 割込 11 0008 〒Po F80C08: | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for St2A(HUDD) - ロ ×) 実行(G) ブレ-ク(B) 割り込み(I) オブション(O) ヘルブ(H) SPC 0FFF80008 「周期 View CPU SH7288/9 Advanced 18.38 0×20 書込回数 - TOP 0xFFF80000SIZE0x0000 • • • • • • • • • • • • • • • • • |
| void Pov void Potential (1) | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25)for S 12A(HUD) - ロ ×) 案行(G) ブレーク(B) 割り込み(D) オブション(O) ヘルブ(H) SPC 0FFF80008 周期 View CPU SH7288/9 Advanced 18.33 0×20 書込回数 - TOP 0xFFF80000S1ZE0x0000 • ・ werON_Reset_PC ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ ・ |
| x-one H-DEbu ↓(F) データ(D 割込 11 0008 ■ Po F80008: F8008: F8008: F80008: F8008: F8008: F8 | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for \$ 12A(HUDI) 章 行(G) ブレ-ク(B) 割り込み(I) オブション(O) ヘルブ(H) SPC 0FFF80008 周期 View CPU SH7268/3 Advanced 13.33 0×20 書込回散 |
| void Pov void Potential (1) | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for \$ 12A(HUD) - ロ ×) 実行(G) ブレ-ク(B) 割り込み(I) オブション(O) ヘルブ(H) SPC 0FFF80008 「周期 View CPU SH7288/3 Advanced 18.33 0×20 書込回数- TOP 0xFFF80000SIZE0x0000 ・ werON_Reset_PC ・ |
| x-one H-DEbu ↓(F) データ(D 書別込 15 0008 ● Po F80C08: F80C10: F80C18: F80C18: | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25)for \$ 12A(HUDD) - ロ ×) 実行(G) ブレ-ク(B) 割り込み(D) オブション(O) ヘルブ(H) SPC 0FFF80008 「周期 View CPU SH7288/9 Advanced 18.38 0×20 書込回歌- TOP 0xFFF80000SIZE0x0000 • • · · · · · · · · · · · · TOP 0xFFF80000SIZE0x0000 • • · · · · · · · · · · · · · · · · |
| void Pov void Potential Potentia Potential Potential Potential | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for \$ 12A(HUD) - ロ ×) 案行(G) ブレ-ク(B) 割り込み(I) オブション(O) ヘルブ(H) SPC 0FFF80008 「周期」 View CPU SH7288/9 Advanced 18.38 0×20 書込回数 TOP 0.FFF80000S1ZE0x0000 • werON_Reset_PC 「 「 Src O Mix O Asm resetprs.c 33 4 void PowerON_Reset_PC(void *)((_LEVTE *)61NT_Vectors - 1NT_OFFSET)); 55 { 56 { 57 set_vbr((void *)((_LEVTE *)61NT_Vectors - 1NT_OFFSET)); 57 set_set_pcr(FPSCR_Init & FPSCR_FM); 58 set_fpscr(FPSCR_Init & FPSCR_FM); 59 set_fpscr(FPSCR_Init & FPSCR_FM); 59 set_fpscr(FPSCR_Init & FPSCR_FM); 50 0000014FC R10 005226611 50 00000014FC R10 005226611 51 00000016FC 52 000000016 R11 00002580 53 000000010 54 0FFF80004 R12 00000010 54 0FFF80044 SP 0FFF80044 59 0FFF80044 SP 0FFF80044 59 0FFF80044 SP 0FFF80044 50 0FFF80044 |
| A-one H-DEbu I/(F) データ(D III) III) III) III) III) III) III) III) III) III III) III III) III III III III III III I | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Flashwriter for Ver24.000 A-one AH8000 Ver24.00(2022-02-25)for \$ 12A(HUD) |
| void Pov void Potential (1) | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Hashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25)for \$ 12A(HUD) 家行(ら、ブレーク(8) 割り込み(0) オブション(O) ヘルブ(H) SPC 0FFF80008 「周期 Yiew CPU SH7288/9 Advanced 13.33 0-20 (ま込回数 |
| Void Pov -one H-DEbu レ(F) データ(D 割込 11 0C08 第0008: F80008: F80010: F80018: F80018: F800202: F800202: | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 ger & Fashwriter for Ver24.004 A-one AH0000 Ver24.00(2022-02-25)for S (2A(HUD)) 東行(G) ブレ-ク(B) 割り込み(I) オブション(O) ヘルブ(H) SPC 0FF590008 「周期」 View OPU SH7288/9 Advanced 13.33 (0-20 (書込回版 |
| A-one H-DEbu (レ(F) データ(D) : 割込 11 のCOO8 データ(D) F80CO8: データ F80CO8: データ F80CO8: F8 | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 |
| xoid Pov xoid Potential (1) xone H-DEbu k(F) データ(D) 第り込 11 F80C08: F80C08: F80C10: F80C10: F80C10: F80C10: F80C10: F80C10: F80C10: | verON_Rest_PC」 関数の先頭の PC 値になっている事を確認する。 gger & Hashwriter for Ver24:00A A-one AH8000 Ver24:002/22-02-22;for 2 #24(HUD) ま行(G) ブレーク(B) 割り込み(D) オブション(O) ヘルブ(H) SPC OFFF80008 周期 View CPU SH7288/3 Advanced 13.38 0:20 * 書込回版 |

「Reg」をクリック

| 4) | [main.c::TestMain()] | にブレー | クポイント | 、を設定後、 | 実行する。 |
|----|----------------------|------|-------|--------|-------|
|----|----------------------|------|-------|--------|-------|

| 🚥 A-one H-DE | bugger & Flashwriter for ¹ | /er24.00A A-one AH80 | 00 ver24.00(2022-02 | 2-25)for SH2A(HUDI) | - U X |
|--|---|---|--|---|---|
| ファイル(F) データ | (D) 実行(G) ブレーク(B) | 割り込み(I) オプショ | ン(O) ヘルプ(H) | | |
| 停止 割込 | 15 PC 0FFF80C08 [周期 | 🕇 🔲 View CPU SH7268 | /9 Advan | iced 13.3300×20+書込回 | 钕 TOP 0×FFF80000(🔹 🔹 |
| FFF810BE | TestMain | Src Cl | Mix C Asm main | n.c 🔽 | 」実行ステート数 高速 ▼ |
| · FFF810BE: | 56 void lestMain 57 { | n() | | | 1 |
| | 58 int st | at; | | | |
| FEE810C2+ | 59 80 MemTpit(): | | | Mem211前日(上 | |
| → FFF810C6: | 61 stat = Fro | mOpen(); | | 開始処理 | |
| • FFF810DE: | 62 while(stat | == OK) { | | | |
| • FFF810FC: | 64 if (Cm | d == 'D') { | | BP1: stat = F | romOpen()_ |
| • FFF81104: | 65 st | at = FromSectorErase | Proc(CmdBuf) | こブレーク設定で | ける。 |
| • FFF8111A: | 67 else i | f (Cmd == '\") | { | | |
| • FFF81126: | 68 st | at = FromWriteProc(C | mdBuf); // | Write | |
| . FFF8113C: | 70 else i | f (Cmd == 'E') { | // | Exit | |
| • FFF81148: | 71 st | at = FromClose(); | 11 | 終了処理 | |
| • FFF8115C: | 72 } 73 else i | f (Cmd == 'V') { | // | Verify | |
| • FFF81168: | 74 st | at = VerifyTest(Read | Adr); | | Ω. |
| • FFF8117C: | 75 if | (stat == OK) { ReadAdr += Size: | (e | $3 BP2 \cdot wnile(1)$ | ٧J |
| • FFF81190: | 77 | ReadPat += 1; | | こブレーク設定す | トる。 |
| | 78 } | | 1.3 | 「ラー発生時ここ | こで停止する。 |
| | 80 } | | | ,,, | / #0 |
| → FFF811A2: | 81 while(1){} | ; | // | Error発生 | |
| · | | | | 142 #01:00:0 | |
| O BPI UFFF6100 | a µor:main.c ▼ | | (• BP2 OFFF81 | TAZ #01:main.c | |
| ÷ | 1 | ▼ (なし) | ▼ char | ▼ 16進 ▼ | 周期 実行回数 1 |
| | ┛ ③ 「Go」を | クリックする | | | |
| | | | | | • 000 • • • • • • • • • • • • • • • • • |
| uo brea | K KSTMON Keset | win Keg wa | itch Sym | irace Step Uira | C Cotep DI E |
| | | | | | |
| | | | | | |
| Start | bugger & Elszburiter for V | /er24.004 A-one AH80 | | 08 | Esc Stop |
| Start つ A-one H-DEI ファイル(F) データ 「停止 割込 FFF810BE | bugger & Flashwriter for \ (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 TestMain 55 void TestMai | /er24.00A A-one AH80 割り込み(I) オブショ T View CPU SH7268, こ で Src で 1 | <u>Info</u> Lo 00 Ver24.00(2022-02 ン(の) ヘルプ(H) /3 Advan Mix C Asm [main | 2.25)for SH2A(HUDI) ced 18.3300×20(書込回) 1.c | Esc Stop — □ × 故 TOP 0xFFF80000 |
| Start A-one H-DEI ファイル(F) データ (存止 割込 FFF810BE ・ FFF810BE: | bugger & Flashwriter for V (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 [7月期 TestMain 25 56 void TestMain 57 { | /er24.00A A-one AH80 割り込み() オブショ 「 View CPU SH7268, 」 「 C Src C I () | Info Lo 00 Ver24.00(2022-02 ン(0) ヘルプ(H) /3 Advan Mix C Asm mair | 2-25)for SH2A(HUDI) ced 13.3300×20+書込回 h.c 文 | Esc Stop Esc Stop TOP 0xFFF80000(・ ま行びかり数 高速 |
| Start A-one H-DEI ファイル(F) データ (存止 割込 FFF810BE | bugger & Flashwriter for V (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 [周期 TestMain _ 56 void TestMain 57 { 58 int st 59 int st | /er24.00A A-one AH80 割り込み() オブショ 」 View CPU SH7268, 」 (| Info Lo 00 Ver24.00(2022-02 ン(0) ヘルプ(H) パ3 Advan Mix C Asm mair | 2.25)for SH2A(HUDI) ced 13.3300×20+書込回) h.c | Esc Stop Esc Stop TOP 0xFFF80000(。 ま行が-ト数 高速 |
| Start A-one H-DEI ファイル(F) データ 停止 割込 FFF810BE: ・ FFF810BE: ・ FFF810C2: | Dugger & Flashwriter for V (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 TestMain 56 void TestMain 57 { 58 int sta 59 60 MemInit(); | <pre>/er24.00A A-one AH80 割り込み() オブショ 【 View CPU SH7268, 【 @ Src C I G()</pre> | Info Lo 00 Ver24.00(2022-02 ン(O) ヘルプ(H) /3 Advan Mix C Asm mair | -25)for SH2A(HUDI) ced 13.3300×20+書込回) h.c 文 | Esc Stop Esc Stop TOP 0xFFF80000() ・ ま行びから数 高速 |
| Start マーム-one H-DEI ファイル(F) データ (存止 割込 FFF810BE ・ FFF810BE: ・ FFF810C2: ・ FFF810C2: ・ FFF8100E: | Dugger & Flashwriter for (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 TestMain 56 void TestMain 57 { 58 int str 59 60 MemInit(); 61 stat = Fro 62 while(stat | /er24.00A A-one AH80 割り込み() オブショ] View CPU SH7268 【 (〒 Src C at; @pen(); == 0K) { | Info Lc 00 Ver24.00(2022-02 >(0) >>(0) ∧]↓J(H) /3 Advan Mix C Asm // // | 2-25)for SH2A(HUDI) ced 13.3300×20+書込回計 n.c | _ Esc Stop _ □ × & TOP 0xFFF80000(・・ 実行ステート数 高速 ▼ |
| Start A-one H-DE ファイル(F) データ (存止 割込 FFF810BE ・ FFF810BE: ・ FFF810C2: ・ FFF810C2: ・ FFF810C2: ・ FFF810C5: ・ FFF810C5: | Dugger & Flashwriter for (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 TestMain 56 void TestMain 57 { 58 int str 59 80 MemInit(); 81 stat = From 82 while(stat 83 Crad = 1 | /er24.00A A-one AH80 割り込み() オプショ 「 View CPU SH7268 」 「 @ Src C at; m0pen(); == 0K) { SudWaitT(CondBuf); | Info Lo 00 Ver24.00(2022-02 >(0) >(0) ∧IJJJ(H) /3 Advan Mix C Asm Mix C Masm | 2-25)for SH2A(HUDI) ced 13.3300×20+書込回的 n.c | X _ X |
| Start A-one H-DE ファイル(F) データ (存止 割込 FFF810BE: FFF810BE: FFF810C2: FFF810C2: FFF810C4: FFF810C4: FFF810C4: FFF810C4: | Dugger & Flashwriter for (D) 実行(G) ブレーク(B) 15 PC 0FFF810C6 「周期 TestMain 56 void TestMain 57 { 58 int st. 58 60 MemInit(); 61 stat = Froi 62 while(stat 83 Cmd = 1 84 if (Cm 85 st. | /er24.00A A-one AH80 割り込み() オプショ] 「 View CPU SH7268] [© Src | Info Lo 00 Ver24.00(2022-02 00 >(0) ∧ JJJ(H) // // Advan Mix ⊂ Asm mair /// // // // | 28 | Esc Stop - ロ × 数 TOP 0×FFF80000(・・ ま行なー数 高速 1 |
| Start マーム-one H-DE ファイル(F) データ 停止 割込 FFF810BE: ・ FFF810C2: ・ FFF810C4: ・ FFF810C4: ・ FFF810FC: ・ FFF810FC: ・ FFF810FC: ・ FFF81104: | Dugger & Flashwriter for 1 (D) 実行(G) ブレーク(B) 15 PC 0FFF810C6 「周期 TestMain 」 56 void TestMain 57 { 58 int str 58 int str 59 60 MemInit(); 61 stat = From 62 while(stat 63 Cmd = 1 84 if (Cm 65 str 66 } 87 ent 51 | /er24.00A A-one AH80 割り込み() オプショ マロックロン オプショ マロック マン | Info L >>> Ver24.00(2022-02 >> >>> >> >> <td< td=""><td>28 25)for SH2A(HUDI) ced 13.3300×20・書込回 h.c 」「 Mem?))川別(化 開始が知道</td><td>Esc Stop Esc Stop - ロ × ま TOP 0×FFF80000(・・ ま行なー数 高速 ・ の注意 の位置 ことを確認する。</td></td<> | 28 25)for SH2A(HUDI) ced 13.3300×20・書込回 h.c 」「 Mem?))川別(化 開始が知道 | Esc Stop Esc Stop - ロ × ま TOP 0×FFF80000(・・ ま行なー数 高速 ・ の注意 の位置 ことを確認する。 |
| Start Start アイル(F) データ 停止 割込 FFF810BE ・ FFF810BE: ・ FFF810C2: ・ FFF810C2: ・ FFF810C4: ・ FFF810C4: ・ FFF810C4: ・ FFF810C4: ・ FFF81104: ・ FFF81104: ・ FFF81104: | Dugger & Flashwriter for Y (D) 実行(G) ブレーク(B) 15 PC 0FFF810C6 「周期 TestMain 56 void TestMain 57 { 58 int sta 58 60 MemInit(); 61 stat = Fron 62 while(stat 63 Cmd = 1 64 if (Cm 65 sta 66 } 67 else ii 68 sta | /er24.00A A-one AH80 割り込み() オブショ マレiew CPU SH7268) 「 View CPU SH7268) 「 | Info L 00 Ver24.00(2022-02 02 00 Ver24.00(2022-02 02 00 Ver24.00(2022-02 02 00 Ver24.00(2022-02 02 01 Ver24.00(2022-02 02 02 Ver24.00(2022-02 02 03 Ver24.00(2022-02 02 04 Ver24.00(2022-02 02 05 Ver24.00(2022-02 02 1/9 Advan Mix C Asm [main 02 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 1/1 < | 28 | Esc Stop Esc Stop - ロ × ま TOP 0xFFF800004・・ ま行なー数 高速 ・ |
| Start Start アイル(F) データ 存止 割込 FFF810BE ・ FFF810BE: ・ FFF810C2: ・ FFF810C2: ・ FFF810C4: ・ FFF810C4: ・ FFF810C4: ・ FFF810C4: ・ FFF81104: ・ FFF8104: ・ | Dugger & Flashwriter for Y (D) 実行(G) ブレーク(B) 15 PC 0FFF810C6 「周期 756 void TestMain 58 int sta 57 { 58 int sta 59 60 MemInit(); 61 stat = From 62 while(stat 63 Cmd = 1 64 if (Cmm 65 sta 67 else i 68 sta 69 } 70 else i | /er24.00A A-one AH80 割り込み() オブショ マレiew CPU SH7268) 「 View CPU SH7268) 「 | Info L(00 Ver24.00(2022-02 0 >>(0) ∧J↓J(H) // /9 Advan Mix ∩ Asm mair // // Proc(CmdBuf) // (mdBuf); // | 28 -25)for SH2A(HUD) ced 13.3300×20・書込回 1.c 「 Memi70期期化 開始が理ま)「stat = FromC ぐ停止しているこ (紫帯が停止して | Esc Stop × ま TOP 0xFFF80000(・・ ま行ぶー数 高速・ のpen()」の位置 ことを確認する。 ている状態) |
| Start マーム-one H-DE ファイル(F) データ (存止 割込 FFF810BE ・ FFF810DE: ・ FFF810DE: ・ FFF810DE: ・ FFF810DE: ・ FFF810C2: ・ FFF810C2: ・ FFF810C2: ・ FFF810C2: ・ FFF81104: ・ FFF81104: ・ FFF81126: ・ FFF811302: ・ FFF81148: | State < | /er24.00A A-one AH80 割り込み() オブショ 「 View CPU SH7268, 」 (Src) h() at; mOpen(); == 0() { cmdWaitT(CmdBuf); j == 'D') { at = FromSectorErase f (Cmd == 'W') at = FromWriteProc(C f (Cmd == 'E') { at = FromClose(); | Info L(00 Ver24.00(2022-02 02 >(0) ∧JJJ(H) // // Advan Mix C Asm main // // // // // // // // // // // // // // // // // // // // // // // | 25)for SH2A(HUDI) ced 13.3300×20(書込回) 1.c 「「 Meen7000月化 間防処理)「stat = FromC ぐ停止しているこ (紫帯が停止して 終7処理 | Esc Stop × ま TOP 0xFFF80000(・・ ま行ステーH数 高速・ 2 Dpen()」の位置 ことを確認する。 こいる状態) |
| Start Start アイル(F) データ (存止 割込 FFF810BE - FFF810BE: - FFF810C2: - FFF80C2: - FFF80C2: | State < | /er24.00A A-one AH80 割り込み() オブショ 「 View CPU SH7268, 」 (Src) () () (Src) () () (Src) () () () (Src) () () () () () () () () () (| Info L(00 Ver24.00(2022-02 02 >(0) ^J↓J(H) // // Advan Mix C Asm main // // // // // // // // // // // // // // // // // // // // // // // // // | 25)for SH2A(HUDI) ced 18.8300×20(書込回) 1.c 「「 Mean700期/L 間防処理)「stat = FromC ぐ停止しているこ (紫帯が停止して 数7処理 Verify | Esc Stop × ま TOP 0xFFF80000(・・ ま行ステーH数 高速・ 2 のpen()」の位置 ことを確認する。 こいる状態) |
| Start Start CA-one H-DE ファイル(F) データ (存止 割込 FFF810BE FFF810BE: FFF810C2: FFF810C2: FFF810C3: FFF810C3: FFF810C4: FFF810C4: FFF81104: FFF81104: FFF81104: FFF81104: FFF81180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: FFF8180: | State < | <pre>/er24.00A A-one AH80 割り込み() オブショ 「 ∀iew CPU SH7268,]</pre> | Info L(00 Ver24.00(2022-02 02 >(0) ∧]↓Ĵ(H) /3 Advan Mix C Asm Mix C Asm // // | 225)for SH2A(HUDI) ced 18.8300×20(書込回) 1.c | Esc Stop × ま TOP 0xfFF80000(・・ ま行び-H数 高速・ 2 のpen()」の位置 ことを確認する。 ている状態) |
| Start Start A-one H-DE ファイル(F) データ (存止 割込 FFF810BE: FFF810BE: FFF810C2: FFF810C2: FFF810C3: FFF810C4: FFF810C4: FFF81104: FFF81104: FFF81104: FFF81180: FFF81180: FFF81180: FFF81180: FFF81180: FFF81180: FFF81180: FFF81180: FFF81180: FFF81180: FFF81180: | Sugger & Flashwriter for \ (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 56 void TestMain 57 { 58 int str 59 80 MemInit(); 81 stat = From 62 while(stat 63 Cade + 64 if (Cam 65 str 66 } 70 else if 71 str 73 else if 74 str 75 if | /er24.00A A-one AH80 割リ込み() オブショ ■ View CPU SH7268 ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ■ ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● ● </td <td>Info L(00 Ver24.00(2022-02 02 >(0) ∧ J↓J(H) // // Advan Mix C Asm mair // // // // // // // // // // // // // // // // // // // // // // // // // // // // //</td> <td>2-25)for SH2A(HUD) ced 18.3300×20(書込回) 1.c</td> <td>Esc Stop</td> | Info L(00 Ver24.00(2022-02 02 >(0) ∧ J↓J(H) // // Advan Mix C Asm mair // // // // // // // // // // // // // // // // // // // // // // // // // // // // // | 2-25)for SH2A(HUD) ced 18.3300×20(書込回) 1.c | Esc Stop |
| Start Start A-one H-DE ファイル(F) データ (存止 割込 FFF810BE FFF810BE: FFF810BE: FFF810C2: FFF800C2: FFF800 | State < | <pre>/er24.00A A-one AH80 IDU2A() オブショ I View CPU SH7268 I For C I A I For Strice C I A I For Market C I A</pre> | Info L(>>>>>>>>>>>>>>>>>>>>>>>>>>>>>> | 2-25)for SH2A(HUD) ced 18.8800×20(書込回) 1.c ▼「 Meminumit: 開始処理)「stat = From(C ぐ停止しているこ (紫帯が停止して 終了処理 Verify | Esc Stop |
| Start □ A-one H-DE □ √-/JL(F) デ-9 (停止 割込 FFF810BE □ • FFF810BE: • FFF810BE: • FFF810C2: • FFF810C5: • FFF810C5: • FFF810C6: • FFF81104: • FFF81104: • FFF81104: • FFF81182: • FFF81182: • FFF81180: • FFF81180: • FFF81180: • FFF81180: | State < | <pre>/er24.00A A-one AH80 Illian A-one A+80 Ill</pre> | Info L(00 Ver24.00(2022-02 0//////////////////////////////////// | 2-25)for SH2A(HUD) ced 18.8800×20・書込回 1.c 「「 Meminumit: 開始処理 〕「stat = From(C ぐ停止しているこ (紫帯が停止して とてに 終了処理 Verify | Esc Stop |
| Start □ A-one H-DE □ √-/JL(F) デ-9 (停止 割込 FFF810BE □ • FFF810BE: • FFF810BE: • FFF810C2: • FFF810C5: • FFF810C6: • FFF810C6: • FFF8110C2: • FFF81180: • FFF81180: • FFF81180: • FFF81180: | State State <t< td=""><td><pre>/er24.00A A-one AH80 IView CPU SH7268 /// // // // // // // // // // // // //</pre></td><td>Info L(00 Ver24.00(2022-02 >(0) >>(0) ∧J↓/J(H) /3 Advan Mix C Asm mair // //</td><td>255)for SH2A(HUD) Ceed 18.8800×20・書込回 1.c 「 Meen初期化 開始処理)「stat = FromC ご停止しているこ (紫帯が停止して EXIT 終了処理 Yerify ② [CTract を/</td><td>Esc Stop</td></t<> | <pre>/er24.00A A-one AH80 IView CPU SH7268 /// // // // // // // // // // // // //</pre> | Info L(00 Ver24.00(2022-02 >(0) >>(0) ∧J↓/J(H) /3 Advan Mix C Asm mair // // | 255)for SH2A(HUD) Ceed 18.8800×20・書込回 1.c 「 Meen初期化 開始処理)「stat = FromC ご停止しているこ (紫帯が停止して EXIT 終了処理 Yerify ② [CTract を/ | Esc Stop |
| Start Image: A-one H-DE | Dugger & Flashwriter for N (D) 実行(G) ブレーク(B) 15 PC OFFF810C8 「周期 15 PC OFFF810C8 「周期 TestMain 56 void TestMain 56 void TestMain 57 { 58 int str 68 str 67 else in 68 str 67 else in 72 } 73 else in 74 str 78 } 78 } 80 } 81 while(1){} | <pre>/er24.00A A-one AH80</pre> | Info Lt >>> Info Lt >>> >> >> >> >> >> >> >> <td>25 2-25)for SH2A(HUD) Ceed 18.8800×20・書込回 1.c 「「 Meminific 前弦処理 ①「stat = From(C ざ停止しているこ (紫帯が停止して 終了処理 Yerify ②「CTrac」をク</td> <td>Esc Stop</td> | 25 2-25)for SH2A(HUD) Ceed 18.8800×20・書込回 1.c 「「 Meminific 前弦処理 ①「stat = From(C ざ停止しているこ (紫帯が停止して 終了処理 Yerify ②「CTrac」をク | Esc Stop |
| Start Start< | State State <th< td=""><td><pre>/er24.00A A-one AH80</pre></td><td>Info L(00 Ver24.00(2022-02 02 >2(0) ∧J↓J(H) /3 Advan dix C Asm mair // // // <t< td=""><td>25 2-25)for SH2A(HUD) ced 18.8800×20・書込回 1.c 「 Mem?DJHf(と 開始を処理)「stat = FromC ぐ停止しているこ (紫帯が停止して 蒸了処理 Yerify ②「CTFrac」をク 142 [181:main.c</td><td>Esc Stop</td></t<></td></th<> | <pre>/er24.00A A-one AH80</pre> | Info L(00 Ver24.00(2022-02 02 >2(0) ∧J↓J(H) /3 Advan dix C Asm mair // // // <t< td=""><td>25 2-25)for SH2A(HUD) ced 18.8800×20・書込回 1.c 「 Mem?DJHf(と 開始を処理)「stat = FromC ぐ停止しているこ (紫帯が停止して 蒸了処理 Yerify ②「CTFrac」をク 142 [181:main.c</td><td>Esc Stop</td></t<> | 25 2-25)for SH2A(HUD) ced 18.8800×20・書込回 1.c 「 Mem?DJHf(と 開始を処理)「stat = FromC ぐ停止しているこ (紫帯が停止して 蒸了処理 Yerify ②「CTFrac」をク 142 [181:main.c | Esc Stop |
| Start Start Start FFF810E FFF81128: FFF81182: | Dugger & Flashwriter for \ (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 □ 周期 56 void TestMain 57 { 58 int str 59 int str 50 MemInit(); 81 stat = From 62 while(stat 63 Cand = 1 64 if (Cand = 1 65 str 66 } 70 else if 71 str 73 else if 76 77 78 } 80 } 81 while(1){} 82 } | /er24.00A A-one AH80 SUJ2A() オプショ | Info L(00 Ver24.00(2022-02 02 >2(0) ∧J↓J(H) /3 Advan dix C Asm mair // // // <t< td=""><td>255)for SH2A(HUD) ced 18.8800×20・書込回 1.c 「 Meminufit 開始が理)「stat = FromC 5停止しているこ (紫帯が停止して ※不処理 Yerify ②「CTrac」をク 142 [181:main.c</td><td>Esc Stop</td></t<> | 255)for SH2A(HUD) ced 18.8800×20・書込回 1.c 「 Meminufit 開始が理)「stat = FromC 5停止しているこ (紫帯が停止して ※不処理 Yerify ②「CTrac」をク 142 [181:main.c | Esc Stop |
| Start Start Start FFF810E FFF81182: | Dugger & Flashwriter for \ (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 56 void TestMain 57 { 58 int str 59 int str 50 MemInit(); 81 stat = From 62 while(stat 63 Cand = 1 64 if (Cand = 1 65 str 66 \$ 70 else if 71 str 72 } 73 else if 76 if 77 78 } 80 } 81 while(stat) 82 } | /er24.00A A-one AH80 ⑧リシンテ() オブショ ¶ | Info L(00 Ver24.00(2022-02 02 >2(0) ∧J↓J(H) /3 Advan dix C Asm mair // // // <t< td=""><td>255)for SH2A(HUD) ced 18.8800×20・書込回 1.c ▼「 Mem?DIHI(L 開始を処理)「stat = FromC ざ停止しているご (紫帯が停止して 茶了処理 Yerify ②「CTFrac」をグ 1A2 [181:main.c ▼「16週 ▼</td><td>Esc Stop</td></t<> | 255)for SH2A(HUD) ced 18.8800×20・書込回 1.c ▼「 Mem?DIHI(L 開始を処理)「stat = FromC ざ停止しているご (紫帯が停止して 茶了処理 Yerify ②「CTFrac」をグ 1A2 [181:main.c ▼「16週 ▼ | Esc Stop |
| Start Start Start FFF810E FFF81142: FFF81182: | Dugger & Flashwriter for \ (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 56 void TestMain 57 { 58 int str 59 int str 50 MemInit(): 81 stat = From 62 while(stat 63 Cand = 1 64 if (Cand = 1 65 str 68 } 67 else if 70 else if 71 str 72 } 73 else if 76 if 77 78 } 80 } 81 while(1){} 82 } | /er24.00A A-one AH80 割リシンテ() オブショ View CPU SH7268 (© Src ⊂) n() at; == 0K) { mdWaitT(CmdBuf); d == 'D') { at = FromSectorErase f (Cmd == 'W') at = FromWriteProc(C f (Cmd == 'E') { at = FromClose(); f (Cmd == 'K') { at = VrifyTest(Read (stat == 0K) { ReadAdr += Size; ReadAdr += Size; ReadPat += 1; (なし) | Info L(>>>>>>>>>>>>>>>>>>>>>>>>>>>>>> | 25 2-25)for SH2A(HUD) Ceed 18.8800×20・書込回 1.c ▼「 Mem?DJHf(と 開始を処理)「stat = FromC ざ停止しているこ (紫帯が停止して 経帯が停止して ¥T 終了処理 2)「CTFrac」をが 142 [#81:main.c ▼「16選 ▼ | Esc Stop |
| Start Start A-one H-DE 77/J/(F) 7-9 (存止 割込 FFF810BE FFF810BE: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF8110C2: FFF8110C2: FFF8110C2: FFF8110C2: FFF8110C2: FFF8110C2: FFF81182: FFF8106 FFF800 FFF800 FFF800 FFF800 FFF800 FFF800 FFF800 FFF8 | Dugger & Flashwriter for V (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 56 void TestMain 57 { 58 int str 59 60 MemInit(); 61 stat = Froi 62 while(stat 63 Cmd = I 64 if (Cm 65 str 66 } 67 else if 68 str 67 else if 70 else if 71 str 72 } 73 else if 76 76 77 78 } 80 } 81 while(1){} 82 } 81 while(1){} 82 } | /er24.00A A-one AH80 ■U52.7(0) オブショ ■ Yiew CPU SH7268 ■ Src Classical Street >Image: Src Classical Street | Info Lt D0 Ver24.00(2022-02 D0 D0 Ver24.00(2022-02 D0 D0 Ver24.00(2022-02 D0 D1 Ver24.00(2022-02 D0 D1 Ver24.00(2022-02 D0 D2 Ver24.00(2022-02 D0 D2 Ver24.00(2022-02 D0 D1 Ver24.00(2022-02 D0 D2 Ver24.00(2022-02 D0 D1 Ver24.00(2022-02 D0 D2 Ver24.00(2022-02 D0 Proc(CmdBuf) 0 ImdBuf); < | 255)for SH2A(HUD) ced 18.8800×20・書込回 c マ「 Mem?JJJJJ][と 開始に処理)「stat = FromC ぐ停止しているこ (紫帯が停止して を外 Werify ②「CTrac」を外 142 第81:main.c マ「16演 マ 「race」Step CIra | Esc Stop - C × な TOP 0xFFF80000(・・ 実行及-1数 高速] のpen()」の位置 ことを確認する。 こいる状態) |
| Start Start A-one H-DE 77/J/(F) 7-9 (存止 割込 FFF810BE FFF810BE: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF810C2: FFF8110C2: FFF8110C2: FFF8110C2: FFF8110C2: FFF81182: FFF810C2: FFF80C2: F | Dugger & Flashwriter for V (D) 実行(G) ブレーク(B) 15 PC 0FFF810C8 「周期 56 void TestMain 57 { 58 int str 59 60 MemInit(); 61 stat = From 62 while(stat 63 Cmd = I 64 if (Cmm 65 str 68 } 67 else if 68 str 69 } 70 else if 73 else if 76 7 77 7 78 } 80 } 81 while(1){} 82 } 81 strm.c | /er24.00A A-one AH80 ■US2.7(0) オブショ ■ Yiew CPU SH7268 ■ Src Classical Street >Image: CPU SH7268 >Image: CPU SH7268 <td< td=""><td>Info Lt D0 Ver24.00(2022-02 D0 Ver24.00(2022-02 D(0) All/J(H) // Advan Mix C ASm mair // // Proc(CmdBuf) (((MdBuf); // // // Adr); ((<</td><td>25 2-25)for SH2A(HUD) Ceed 18.8800×20・書込回 Acc マ「 Mem?DJJJJ[L 開始に処理 ひ「stat = FromC ご停止しているこ (紫帯が停止して を外 レマ EXIL 終了処理 Verify 2)「CTFrac」を外 1A2 第81:main.c マ「「こ」を外 「race」Step CTra</td><td>Esc Stop Esc Stop - ロ × な TOP 0xFFF80000(・・ 実行及-1数 高速 ・ クpen()」の位置 ことを確認する。 こいる状態)</td></td<> | Info Lt D0 Ver24.00(2022-02 D0 Ver24.00(2022-02 D(0) All/J(H) // Advan Mix C ASm mair // // Proc(CmdBuf) (((MdBuf); // // // Adr); ((< | 25 2-25)for SH2A(HUD) Ceed 18.8800×20・書込回 Acc マ「 Mem?DJJJJ[L 開始に処理 ひ「stat = FromC ご停止しているこ (紫帯が停止して を外 レマ EXIL 終了処理 Verify 2)「CTFrac」を外 1A2 第81:main.c マ「「こ」を外 「race」Step CTra | Esc Stop Esc Stop - ロ × な TOP 0xFFF80000(・・ 実行及-1数 高速 ・ クpen()」の位置 ことを確認する。 こいる状態) |

5)オープン「FromOpen()」を確認する。

| 📼 A-one H-DEbugger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25)for SH2A — 🛛 🛛 🗙 |
|--|
| ファイル(F) データ(D) 実行(G) ブレーク(B) 割り込み(I) オブション(O) ヘルブ(H) |
| 停止 割込 15 PC 0FFF8183C □ 周期 □ View CPU SH7268/9 Advanced 13.3300×201書込回数 • |
| OFFF8183C 「FromOpen マ Src C Mix C Asm FromTemp.c マ 実行が計数 |
| 102 // NG == 異常終了 |
| 103 //################################### |
| 104 int FromOpen(void) |
| 105 { |
| FFF8183C: 106 CPG.FR0CR.WORD = 0x335; // FR0CR set I=x5 B=x5 P1=x5 P0=x2 |
| ・FFF81846: 107 CCNT.CCR1.LONG = 0; // キャッシュ無効 |
| 108 FFF8184E: 108 return(0K): 「FromOnen()」 関数内に PC 値が移動 |
| |
| 111 //********************************* |
| 112 // FromClose() |
| 113 // FlashRom書き込み処理が全て終了した場合に必要な手続き |
| 114 // 不要な場合、プログラム記述しなくても良い |
| 115 // 終了時に1回だけ呼ばれる |
| 116 // return() |
| 117 // 0K == 正常終了 |
| 118 // NG == 異常終了 |
| 119 //********************************** |
| 120 int From Close (Vold) [CT) rac $5 \rho U = 0$ |
| |
| C BP1 0FFF810C8 #81:main.c ▼ M0 ▼ ▼ |
| ▼ (なし) ▼ char ▼ 16進 |
| |
| Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep |
| GBR =059503EF3 VBR =0FFF80000 MACH=0AE081801 MACL=046B75EC3 TBR =05CA777D1 SR =3210(00F0) |
| · · · · · · · · · · · · · · · · · · · |
| Start Info Log Esc Stop |

| Control to bodoging of institution for Version | | | | Q. Elash | | forVer | 24.004 | A | | | 000 00 05 | for SU2 | | n | _ | | | ~ |
|--|----------------------------|--------|---------|----------|-------------|---------|---------|----------|----------|----------------|--------------------|---------------|--------|-------|--------|--------|--------------|------|
| アチル(1) デーア(1) 美口(1) パンク(1) (停止 期込 ISPC OFFF9100E 周期時 Yiew CPU SH728/3 Advanced 13.3300x20 (豊込回数 TOP 0xFFF80000) (停止 期込 ISPC OFFF9100E 「周期時 Yiew CPU SH728/3 Advanced 13.3300x20 (豊込回数 TOP 0xFFF80000) * FFF8100E S8 int stat: * * 「「「」」 * FFF8100E S8 int stat: * * 「」」 * 「」」 * 「」」 * | | | bugger | | -n | tor ver | 24.00A | A-one A | | erz4.00(z | 022-02-25) 24 N | IOF SHZ | А(ПОС | 9 | | | <u> </u> | ^ |
| <pre>(9上 計2 15PC0FFF8100E 周期 ∀!ev CPU SH728/9 Advanced 13.3300×20/書法回数 TOP 0xFFF80000() FFF810EE S void TestMain()</pre> | J71JV(F) | 7-90 | (U) ≇ | E1丁(G) | <i>JV</i> - | ν(B) | 割り込 | が(1) オ. | 0)VEV(0 |) (11) | (H) | | | | | | | |
| FFFR10BE ● 「FostMain ● ● Sort Asm main.c ● 「● 「● 「● Sort ● | 停止 | 割込 | 15 PC 0 | FFF8100 | E | 周期「 | View | CPU SH | 7268/9 | | Advanced | 13.33 | 00×20+ | 書込回数 | ₫ TO | P 0×FF | F80000 | •• |
| <pre>FF8108E: 5% void TestMain() 57 { 58 int stat; 59 57 { 58 int stat; 57 { 58 int int int(Cades '0') { 58 int int int(Cades '0') { 59 { 59 { 50 int int int(Cades '0') { 50 { 50 int int int int(Cades '0') { 50 { 50 { 50 { 50 { 50 { 50 { 50 { 50</pre> | OFFF810BE | | TestMa | in | | - | | | ⊖Mix | \bigcirc Asm | main.c | | | - | 実行ステー | 数 | 高速 ▼ | |
| 57 { 58 int stat; 59 59 FFF81002; 61 stat = FromDeen(); 58 58 58 58 59 58 59 59 59 59 59 59 59 59 50 51 52 53 54 55 56 57 58 59 59 59 59 59 59 50 50 51 51 51 51 51 52 53 53 54 55 56 57 57 57 57 57 57 57 | FFF810 | BE: | 56 | void | Test | Main() |) | | | | | | | | | | | ź |
| 58 int stat: 59 59 FFF810C2: 60 MemInit(); // MemPJURATE FFF810C5: 61 stat = FromOpen(); // HibSt232 FFF810E4: 63 Cuid = CandWait1(CladBuf); File FFF810E4: 63 Cuid = CandWait1(CladBuf); File FFF810E4: 63 Cuid = candWait1(CladBuf); File FFF81102: 66 1 File File FFF81102: 68 stat = FromSectorEraseProctCC [main.c] // Ego FFF81122: 68 stat = FromClose(); // Write File FFF81122: 68 stat = FromClose(); // Kit7 923里 Fife1114: FFF81182: 70 else if (Cad == 'W') { // Verify Fife114: FFF81182: 74 stat = YorifyTest(ReadAdr); // Verify Fife115: Fife116: FFF81182: 76 ReadAt += Size: Fife116: Fife116 | | | 57 | { | | | | | | | | | | | | | | |
| FFF810C2: 80 MemInit(): // Mem70001 FFF810C5: 81 stat = FromOpen(): // Hbb5033 FFF810C5: 84 stat = FromSectorEraseProc(C FFF810FC: 84 if (Cmd == 'V') { FFF81104: 85 stat = FromSectorEraseProc(C FF81104: 87 else if (Cmd == 'V') { FFF81128: 88 stat = FromSectorEraseProc(CmdBur): // Write 88 } FFF81128: 88 stat = FromSectorEraseProc(CmdBur): // Write FFF81128: 88 stat = FromSectorEraseProc(CmdBur): // Write FFF81128: 88 stat = FromSectorEraseProc(CmdBur): // Write FFF81128: 70 else if (Cmd == 'V') { | | | 58 | i | nt | stat; | ; | | | | | | | | | | | _ |
| <pre>// Info.c.: 00 mem.nrcv; // Info.c.: 01 mem.nrcv; // Info.c.: 01</pre> | | C2 • | 59 | ы | emloit | 0. | | | | | // Mon | 277世紀(ト | | | | | | _ |
| FFF810E1: 82 | - 335810 | C8: | 61 | m \$ | tat = | EromOr | en(): | | | | // 問b | ドカ会社に 公司活用 | | | | | | |
| FFF810E4: 83 Cmd = CmdWaitT(CmdBuf); FFF810FC: 64 if (Cmd == '0') { FFF81104: 85 stat = FromSectorEraseProc(C | FFF810 | DE: | 62 | w | hile(s | stat == | = OK) | { | | | 77 (912) | | | | | | | |
| FFF810FC: 64 if (Owd == 'D') { FFF81104: 65 stat = FromSectorEraseProc(C FR8114: 67 else if (Omd == 'W') { FFF81126: 68 stat = FromWriteProc(CmdBuf); // Write | • FFF810 | E4: | 63 | | Cmc | d = Cmo | dWaitT | (CmdBuf) | ; | | | ・ビ结 | ち | | | | | - |
| <pre> FFF81104: 65 stat = FromSectorEraseProc(C)</pre> | • FFF810 | FC: | 64 | | if | (Cmd : | = 'D') |) { | | | | | \sim | | | | | |
| 66 } • FFF8111A: 67 else if (Cmd == 'W') { • FFF81126: 68 stat = FromWriteProc(CmdBuf); // Write • FFF81126: 68 } • FFF81126: 68 stat = FromWriteProc(CmdBuf); // Write • FFF81126: 70 else if (Cmd == 'E') { // Exit • FFF81148: 71 stat = FromClose(); // K*7½3½ • 72 } | • FFF811 | 04: | 65 | | | stat | = From | mSectorE | raseProc | :(C | [main | .c 13 | 2戻- | ったの | Dを確 | 認っ | たる。 | |
| FFF811A2: 87 else if (Cmd == 'W') { FFF81128: 68 stat = FromWriteProc(CmdBuf); // Write 88 } FFF81128: 70 else if (Cmd == 'E') { // Exit FFF81148: 71 stat = FromClose(); // Mc 7处3理 72 } FFF81148: 71 else if (Cmd == 'V') { // Yerify FFF81158: 73 else if (Cmd == 'V') { // Yerify FFF81158: 74 stat = VerifyTest(ReadAdr); FFF81158: 74 stat = VerifyTest(ReadAdr); FFF81158: 74 else if (Cmd == 'V') { // Yerify FFF81158: 74 else if (Cmd == 'V') { // Yerify FFF81158: 74 else if (Cmd == 'V') { // Yerify FFF81158: 74 else if (Cmd == 'V') { // Yerify FFF81158: 74 else if (Cmd == 'V') { // Yerify FFF81152: 76 ReadAdr += Size; FFF81152: 76 ReadAdr += Size; FFF81152: 76 ReadAdr += Size; FFF81150: 77 ReadPat += 1; 78 } T78 } FFF81158: 82 } FFF81168: 82 } FFF81168: 82 } else if ('t''''''''''''''''''''''''''''''''''' | | | 66 | | } | | | | | | | | -// < | | | H-C) | , 9 0 | |
| * FFF81126: 68 \$ \$89 } * FFF81130: 70 else if (Cmd == 'E') { // Exit * FFF81148: 71 stat = FromClose(); // &RT %L3E * 72 } * FFF81148: 71 stat = YerifyTest(ReadAdr); * FFF81188: 74 stat = YerifyTest(ReadAdr); * FFF81182: 76 ReadAdr += Size; * FFF81182: 76 ReadAdr += Size; * FFF81182: 76 ReadAdr += 1; 78 } } #FF81186: 82 } C BPI 0FFF810C8 #B1:main.c< | • FFF811 | 1A: | 67 | | els | se if l | (Cmd == | = (\\) | { | 0. | 77.00-2 | 1 | | | | | | _ |
| FFF8113C: 70 else if (Cmd == 'E') { // Exit FFF81148: 71 stat = FromClose(); // 除了处理 72 } FFF8115C: 73 else if (Cmd == 'V') { // Verify FFF8115C: 73 else if (Cmd == 'V') { // Verify FFF8115C: 75 if (stat == OK) { FFF8117C: 75 if (stat == OK) { FFF8117C: 75 ReadPat += Size; FFF81180: 77 ReadPat += 1; 78 } FFF81180: 82 } FFF81180: 82 } FFF81180: 82 } FFF81180: 82 } FFF8110C8 IBSI:main.c ▼ MO ▼ | • • • • • • • • • | 26: | 60 | | ι | stat | = Fro | writern | OC(UMOBU | n); | // wr) | te | | | | | | - 1 |
| • FFF81148: 71 stat = FromClose(); // %%T Ø&3# • FFF81150: 73 else if (Cnd == 'V') { // Verify • FFF81168: 74 stat = VerifyTest(ReadAdr); • FFF81188: 74 stat = OK) { • FFF81182: 76 ReadAdr += Size; • FFF81180: 77 ReadPat += 1; 78 } 79 } • FFF81188: 82 > • Go BP1 ØFFF810C8 #\$1:main.c >M0 • (/&L) • (char > 1 63# • (/&L) • (char > 1 63# • Go Break RstMon Reset Win Reg Start Info Log Esc Stop | • EEE811 | 30: | 70 | | ı els | e if i | Cmd =: | = 'F') { | | | // Exi | + | | | | | | - 1 |
| 72 } FFF8115C: 73 else if (Cmd == 'V') { // Yerify * FF8115C: 73 else if (Cmd == 'V') { // Yerify * FF8115C: 74 stat = YerifyTest(ReadAdr); * FF8117C: 75 if (stat == 0K) { * FF81182: 76 ReadAdr += Size; * FF81182: 76 ReadAdr += Size; * FF81182: 76 ReadAdr += 1; 78 } 78 * 78 } 78 * 80 } * * FFF811A2: 81 while(1){; * FFF81188: 92 > * FFF8110C8 #81:main.c * MO * * FFF8110C8 #81:main.c * MO * * FFF81168: 82 > © BP1 ØFFF810C8 #81:main.c * MO * * O * * * * Go Break RstMon Reset Win Reg Watch Sym Trace Step CIrac CStep DI E Start < | • FFF811 | 48: | 71 | | | stat | = Fro | mClose() | | | // 総 | 了如理 | | | | | | - 11 |
| FFF8115C: 73 else if (Cmd == 'V') { // Yerify FFF8115E: 74 stat = VerifyTest(ReadAdr); FFF8115E: 76 if (stat == 0K) { FFF8115C: 75 if (stat == 0K) { FFF8115C: 76 ReadAdr += Size; FFF81190: 77 ReadPat += 1; 78 } 79 } FFF8115E: 82 } FFF8116E: 82 } Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E Start Info Log Esc Stop | | | 72 | | } | | | | | | | | | | | | | - 1 |
| FFR1168: 74 stat = VerifyTest(ReadAdr); FFR117C: 75 if (stat == 0K) { FFR117C: 75 ReadAdr += Size; FFR1180: 77 ReadPat += 1; 78 } FFR1180: 77 ReadPat += 1; 78 } FFR1180: 82 } FFR1186: 82 } FFR1186: 82 } FFR1186: 82 } C BPI 0FFF810C8 IIB1:main.c ▼ M0 ▼ | • FFF811 | 50: | 73 | | els | e if (| (Cmd =: | = 'Y') { | | | // Ver | ify | | | | | | |
| FFF8117C: 75 if (stat == 0K) { FFF81182: 76 ReadAdr += Size; FFF81182: 77 ReadAdr += Size; FFF81180: 77 ReadPat += 1; 78 } 78 } 80 } FFF81182: 81 while(1){}; // Error発生 FFF81182: 82 } FFF81186: 82 } FFF81186: 82 } Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E Start Info Log Esc Stop | FFF811 | 68: | 74 | | | stat | = Ver | ifyTest(| ReadAdr) | t; | | | | | | | | |
| FFF81182: 76 ReadAdr += Size; FFF81180: 77 ReadPat += 1; 78 } 80 } FFF81180: 82 } FFF81182: 81 while(1){}; // Error発生 FFF81182: 82 } BP1 0FFF810C8 間81:main.c ▼ M0 ▼ ▼ ● BP2 0FFF811A2 間81:main.c ▼ M0 ▼ ▼ ● Go Break RstMon Reset Win Reg Watch Sym Trace Step CIrac CStep DI E Start Info Log Esc Stop | FFF811 | 70: | 75 | | | if (s | stat =: | = OK) { | | | | | | | | | | |
| | • FFF811 | 82: | 76 | | | | ReadAd | r += Siz | e; | | | | | | | | | _ |
| 73 } 80 } FFF811A2: 81 while(1){}: // Error発生 FFF81186: 82 BP1 0FFF81006 10: (************************************ | • FFF811 | 90: | 70 | | | 1 | ReadPat | t += 1; | | | | | | | | | | |
| 80 } FFF811A2: 81 while(1){}; // Error発生 FFF81188: 82 } BPI 0FFF810C8 描61:main.c ▼M0 ▼ ▼ ● BP2 0FFF811A2 描81:main.c ▼ M0 ▼ ▼ ■ ▼ (なし) ▼ char ▼ 1 6述 ▼ 回期 実行回款 1 Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E Start Info Log Esc Stop | | | 79 | | 3 | 1 | | | | | | | | | | | | |
| FFF811A2: 81 while(1){}; // Error発生 FFF811B8: 82 > BP1 0FFF810C8 101:main.c M0 ● Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E E Start Info Log Esc Stop | | | 80 | } | , | | | | | | | | | | | | | - 1 |
| → FFF81188: 82 } BP1 0FFF810C8 詳81:main.c ▼M0 ▼ ▼ ● BP2 0FFF811A2 詳81:main.c ▼ M0 ▼ ▼ ■ (なし) ▼ char ▼ 1 6 述 ▼ 回期 実行回数 1 Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E Start Info Log Esc Stop | → FFF811 | A2: | 81 | w | hile(1 |){}; | | | | | // Err | or発生 | | | | | | |
| C BP1 0FFF810C6 #81:main.c ・M0 ・ ・ の の の の の の の の の の の の の の の の の | • FFF811 | B6: | 82 | } | | | | | | | | | | | | | | 3 |
| لالت المعالي ا معالي معالي المعالي المعالي معالي معالي معالي المعالي المعالي معالي معالي معالي معالي المعالي المعال | C BP1 OF | FF810C | 6 #6 | 1:main. | c | - MC | • | Ţ | | | DFFF811A2 | #81: | main.c | - | MO 💌 | | ~ | |
| Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E | | | | | | | - | (なし) | | - char | | - 1 | 6進 | | 周期 | 実行回 | の装女 1 | _ |
| Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E Start Info Log Esc Stop | | - | | | | | | 1 | | | | | | | | | | |
| Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E | | | | | | | | | | | | | | | | | | - 6 |
| Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E Start Info Log Esc Stop | | | 1 | 1 | | | 1 | | 1 | 1 | | 1 | | | 1 | | | 3 |
| Start Info Log Esc Stop | Go | Break | Rst | Mon R | leset | N N | in | Reg | Watch | i Syi | i Tra | ce S | tep | CTrac | : CSte | р | DI | E |
| Start Info Log Esc Stop | | | | | | | | | | | | | | | | | | / |
| Start Info Log Esc Stop | | | | | | | | | | | 1 | 1 | | | | - | 1 | ~ |
| | Start | | | | | | | | | Info | Log | | | | | Es | c 8 | Stop |

6)デバッグを進めるため準備するため「Watch」画面を開く。

| ۶Ŀ | 割込 15 PC | 0FFF810DE | 「周期」 | View CPL | J SH7268 | /9 | A | dvanced | 13.3300×2 | 0·書込回数· | TOP 0× | FFF80000 | 14 • |
|-----------|----------|------------|------------|---------------|-----------|----------|--------|-------------|----------------|----------|----------|--------------|------|
| F810BE | Test M | ain | - | • 8 | Src 🔿 | Mix O | Asm | main.c | | - | 実行ステート数 | 高速 | - |
| FFF810BE | : 56 | void 1 | estMain() | | | | | | | | | | |
| | 57 | { | | | | | | | | | | | |
| | 58 | int | stat; | | | | | | | | | | |
| CCC01003 | 58 | HereI | - 11/). | | | | | 11 11-11-15 | n#8/L | | | | |
| FFF810C2 | 60 | Memi | nit(); | | | | | // Memr | カ共用 EL カロス型 | | | | _ |
| CEC01000 | . 01 | stat | - Fromuper | ינ); ג (אר | | | | 77 0096 | 处理 | | | | |
| EEE810E4 | . 62 | WITT | Cmd = CmdW | att T (Conde | Buf): | | | 11 77 | つド待ち | | | | |
| EFE810E0 | 84 | | if (Cmd == | 'D') { | A475 | | | // Sect | orFrase(De | lete) | | | |
| FFF81104 | 65 | | stat = | FromSect | torEra≈ | Proc(Cm | dBuf): | 77 0000 | 0.21000006 | | | | |
| | 66 | | } | | | | | | | | | | |
| FFF81114 | : 67 | | else if (C | nd == 'W' |) | { | | | | | | | _ |
| FFF81126 | : 68 | | stat = | FromWrit | teProc((| CmdBuf); | | // Writ | e | | | | - |
| | 69 | | } | | | | | | | | | | _ |
| FFF81130 | : 70 | | else if (C | nd == 'E' |) { | | | // Exit | | | | | _ |
| FFF81148 | : 71 | | stat = | FromClos | se(); | | | -// 終了 | 処理 | | | | |
| | 72 | | } | | | | | | | | | | |
| FFF81150 | : 73 | | else if (C | nd == 'V' |) { | | | // Veri | fy | | | | |
| FFF81168 | : 74 | | stat = | VerifyTe | est (Read | Adr); | | | | | | | |
| FFF81170 | : 75 | | if (st | at == OK) |) { | | | | | | | | |
| FFF81182 | : 76 | | Rea | adAdr += | Size; | | | | | | | | |
| FFF81190 | : // | | Rea | adPat += | 1; | | | | | | | | |
| | /8 | | } | | | | | | | | | | |
| | /9 | 1 | 1 | | ~ | - | | | | | _ | | |
| FFF811A2 | • 91 | t while | e(1){}• | | (1) | 1 Wat | ch∣ | をク | リック | する | | | _ |
| FEFS 11BS | 82 | 3 | 0(17(1) | | \smile | | | | | , , | | | |
| | | | | | | | | · | 1 | | _ | | |
| BP1 OFF | F810C6 # | 61:main.c | - MO | - | ~ | | JF | FF811A2 | #81:main. | .c 🔻 | MO 🔽 | ~ | |
| | | | | ▼ (t) | 1.) | - | har | | - 16道 | | 周期 事行 | 同选行 1 | |
| | | | | \V& | <i></i> | 1 / | 2410.1 | | | | | | |
| | | | | | | + | | | | | | | - |
| | | | | | | V | | | | | | | |
| 1 | | | | 1 | | | | 1 - | 1 | 1 07 | | | 1 |

| 🔤 DEF8K Watch | | | × |
|---------------|---------|--------------------------------------|---|
| Addres ▼ 実行 | ř Туре | _ 更新_ Data 匚 周期サンブル | |
| CmdStep | ▼ long | FFF81DB0: Hex=00000000 Dec=000000000 | |
| Sector | ▼ long | FFF81DB4: Hex=00000000 Dec=000000000 | |
| WriteAdr | ▼ long | FFF81DB8: Hex=00000000 Dec=000000000 | |
| ReadAdr | ▼ long | FFF81DC0: Hex=00000000 Dec=000000000 | |
| Size | ▼ short | FFF81DC6: Hex=0080 Dec=00128 | |
| FromError | ▼ long | FFF81DC8: Hex=00000000 Dec=000000000 | |

デバッグを進めるため、Watch 画面に変数を登録する。

| 1) CmdStep | 関数「CmdWaitT」のコントロールステップ変数 |
|--------------|---------------------------|
| 2) Sector | セクターイレーズの進行カウンター |
| 3) WriteAdr | FROM 書き込み中アドレス |
| 4) ReadAdr | Verify中読み出しアドレス |
| 5) Size | パケットサイズ(128/256/512) |
| 6) FromError | エラー発生時情報 |
| | |
| 6変数を登録します | t. |

| 行 | 割込 | 15 PC 0 | FFF810D | E F. | 周期「 | View | CPU | SH72 | 68/9 | | | Advanc | ed | 13.3300 | 0 x20 i | 書込回要 | 波 | TOP 0× | FFF800 | 100 | • |
|---------|----------|----------|---------|-----------|------------------|----------------|---------------|----------|--------|-------|------|-----------------|-------------|-------------------|------------|------|----------|----------|--------|-----|------|
| F810BE | | TestMa | in | | - | | i⊙ Sr | rc (| ⊖Mi⊃ | C C | Asm | main. | .c | | | - | 実行 | ステート数 | 高速 | - | |
| FFF810E | E: | 56 | void | Test | Main() | 1 | | | | | | | | | | | | | - | | T |
| | | 57 | { | | | | | | | | | | | | | | | | | | 1 |
| | | 58 | ir | ıt | stat; | | | | | | | | | | | | | | | | |
| | | 59 | | | | | | | | | | | | | | | | | | | |
| FFF8100 | 2: | 60 | Me | mInit | 0; | 0 | | | | | | // \ | iem?) | 期化 | | | | | | | . |
| FFF8100 | 6: | 61 | st | at = 1 | romUp | en(); | | | | | | - 77 t | 荆 始3 | 処理 | | | | | | | |
| FFF810L | E: /· | 62 | wh | Cerd | tat == | UK / | l (CudDu | <i>.</i> | | | | | | 1. L. S. L. J. | _ | | | | | | - |
| EFERING | 91 De | 6.4 | | Umd Lf | - UMC (Cond - | maiti = 'D' | (UMOBU) I | 0.75 | | | | $-\frac{1}{10}$ | HY. | ンド1号を arErecci | 7 (Delo | (a) | | | | | - 1 |
| FEE8110 | 4. | 65 | | | stat | = Ero | / l mSecto | rFre | sePro | nc(Ce | dBuf |): // 3 | Beutt | ncrase | (bere | (8) | | | | | - |
| | | 66 | | } | Scat | | | | | | GDGI | <i></i> | | | | | | | | | - |
| FFF8111 | A: | 67 | | els | e if (| Cmd = | = '\") | | -{ | | | | | | | | | | | | - |
| FFF8112 | 6: | 68 | | | stat | = Fro | mWrite | Proc | c(CmdE | Buf); | | 1/ 1 | Irite | | | | | | | | - |
| | | 69 | | } | | | | | | | | | | | | | | | | | - |
| FFF8113 | C: | 70 | | els | e if (| Cmd = | = 'E') | 1 | | | | // E | xit | | | | | | | | - |
| FFF8114 | 8: | 71 | | | stat | = Fro | mClose | e(); | | | | 1/ 8 | 终了! | 処理 | | | | | | | |
| | | 72 | | } | | | | | | | | | | | | | | | | | |
| FFF8115 | C: | 73 | | els | e if (| Cmd = | = 'Y') | 1 | | | | - 77 \ | /erif | fy | | | | | | | |
| FFF8116 | 8: | 74 | | | stat | = Ver | ifyTes | st (Re | eadAdr | r); | | | | | | | | | | | |
| FFF8117 | C: | 75 | | | if (s | tat = | = OK) | { | | | | | | | | | | | | | |
| FFF8118 | 2: | 76 | | | | leadAd | r += S | ize; | | | | | | | | | | | | | _ |
| FFF8119 | 0: | | | | | leadPa | t += 1 | ; | | | - | | | | | | | | | | - |
| | | 78 | 1) | Go」 | を | クリ | リック | クラ | トる | 0 | | | | | | | | | | | - |
| FFF8114 | 2: | 81 | 7 | | | | | | | | _ | // E | Irroi | r発生 | | | | | | | r li |
| FFF811E | 6: | 82 | 7 | / | | | | | | | | | | | | | | | | | • |
| BP1 OF | F8100 | <u> </u> | | | - M | - | | - | | 6 | BP2 | DEFE811 | A2 | #81:ms | in.c | | - MO | . | Y | 1 | - |
| | | | | | | _ | II | | | | | | | 1 | | | | | _ | 11 | _ |
| | | | | | | - | (なし | ,) | | • | char | | | × 11 | 6進 | Ψ. | 周期 | 明 実行 | 回数 | 1 | |
| | 1 | | | | | | | | | | | | | | | | | | | | |
| | / | | | | | | | | | | | | | | | | | | | | |
| | | | | | 1 | . 1 | | 1 | | . 1 | | 1. | | 1.00 | - 1 | | 1 | | | 1 | - |
| Go | real | k Rst | Mon R | eset | | in | Reg | | Watc | h | Syr | n Ti | rac | e St | ep | CIra | c C8 | step | DI | | |

7) セクターイレーズ関数「FromSectorEraseProc(UCHAR*cmd)」を確認する。





【ダンプで確認する。】FlashROMのアドレス(0x0~0x1FF_FFFF)

| DOFFFF00: | FF | |
|-----------|--|---|
| 00FFFF10: | FF | _ |
| 00FFFF20: | FF | _ |
| 00FFFF30: | FF | |
| 00FFFF40: | FF | |
| OOFFFF50: | FF | |
| OOFFFF60: | FF | |
| OOFFFF70: | FF | |
| OOFFFF80: | FF | |
| OOFFFF90: | FF | |
| OOFFFFA0: | FF | |
| 00FFFFB0: | FF | |

8)書き込み関数「FromWriteProc(UCHAR*cmd)」を確認する。

| 🚾 DEF8K Watch | × | ①「周期サンプル」に |
|--------------------|---------------------------------------|-------------------|
| ÷Addres▼ 実行 Type | 更新 Data ▼ 周期サンプル | - チェックする |
| C CmdStep 🔽 Iong | 2 | |
| C Sector 🗾 Ions | FTF81DB4: Hex=00000100 Dec=0000000256 | |
| 🕫 WriteAdr 💌 Ions | FFN81DB8: Hex=00000000 Dec=0000000000 | ②「パケットサイズ」 |
| C ReadAdr 🔍 Ions | FFF81DC0: Hex=00000000 Dec=0000000000 | を変更する場合に書き |
| C Size - short | FFF810C6: Hex=0080 Dec=00128 | 換える。(128/256/512) |
| C FromError 🖌 Ions | FFF81DC: Hex=00000000 Dec=0000000000 | |
| | | 1 |
| ③変数「CmdStep」を数 | 値「2」にする。∥ ຝ2⊌で設定 | |

<備考>

「main.c」の「CmdWaitT0」関数を参照。

疑似コマンドを作成して「FromWriteProc(UCHAR*cmd)」をコールする。



【ダンプで確認する。】FlashROMのアドレス(0x0~0x1FF_FFFF)

| | ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ ↓ | u⊐ ▼ Ichar | - 16j# | 新聞 東行同業 1 | ade (0v1EEEE00) |
|---|---|--|--|---------------------------------|---------------------------|
| 01FFFF0: 01FFFF0: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: 01FFFF80: | 30 31 44 44 64 00 30 FE FE </th <th>TE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF</th> <th>01FFFF00 01FFFF00 01FFFF80 01FFFF80 01FFFF80</th> <th>CStep DI E</th> <th>I IntFig PUTCH</th> | TE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FE FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF FF | 01FFFF00 01FFFF00 01FFFF80 01FFFF80 01FFFF80 | CStep DI E | I IntFig PUTCH |
| ゼロ番地以外は、 は、ゼロから始わ は、PC/SP レジ | 、0x80番地ごとに まるパターンを+1 スタの初期データ | こ先頭のアドレン ことに埋めてい になるので、記 | ス位置を AS(いる。なお、 呉動作防止の | Ⅶ 文字データ ゼロ番地から ため[0xff]にし | マを書き、残り 98バイト分 ている。 |

9) パラレル FlashROM 全エリアをベリファイする。

| 📼 DEF8K Watch | × | |
|--|---|-----------------------|
| Addres ▼ 実行 Type C OrdStep Ions C Sector Ions WriteAdr Ions C ReadAdr Iors C Size whort C FromError Ions | 更新 Data ▼ <u>周期サンプル</u> 3 FF81DB4: Hex=00000100 Dec=0000000256 FF 81DB8: Hex=02000000 Dec=0033554432 FFF8 DC0: Hex=00000000 Dec=0000000000 FFF81 C6: Hex=0080 Dec=00128 FFF81DC8: Hex=00000000 Dec=0000000000 | ①「周期サンプル」に チェックする。 |
| ②変数「CmdSten」を数f | [] ろ.∥┙3┙で設定 | - |

<備考>

「main.c」の「CmdWaitT0」関数を参照。 書き込み時に使用した同等の疑似データを作成して全エリアのベリファイを実施 する。



10) クローズ「FrormClose()」を確認する。

| ァイル(F) | データ(| D) 実行 | f(G) ブ | レーク(B) | 割り込る | み(I) オ: | プション(O |) NJUJ | Ĵ(Н) | | | | | | |
|---------|----------|-----------|----------|-----------|--------------------|---------------------|----------|------------|------------------|------------------|--------|---------|--------|---------|---|
| 行 | 割込 | 15 PC OFF | F810DE | □ 周期 | □ View | CPU SH | 7268/9 | | Advanced | 13.3300 | x20 書 | 込回数 | TOP 0× | FFF8000 | |
| F810BE | T | estMain | | - | | | ⊙Mix | C Asm | main.c | | | ▼ □ 実行 | 行ステート数 | 高速 | • |
| FFF810B | E: | 56 v | /oid 1 | TestMain | 0 | | | | | | | | | | |
| | | 57 | [| | | | | | | | | | | | - |
| | | 58 | int | sta | t; | | | | | | | | | | |
| | | 59 | | | | | | | | | | | | | |
| FFF810C | 2: | 60 | Mem. | Init(); | | | | | // Me | m和期化 | | | | | |
| FFF810C | 6: | 61 | stat | t = From | <pre>Dpen();</pre> | | | | //開 | 始処理 | | | | | |
| FFF810D | E: | 62 | whi | le(stat : | ** UK) { | | _ | | | | | | | | |
| FFF810E | 4: | 63 | | Und = U | nowaitl(| (UMOBUT) | ; | | | | - | | | | |
| EFE8110 | 4. | 85 | | ii (UMO | D) | / 1 SectorF | raseProv | c (CodBuf | , " (| 1)BP1: | sta | t = Frc | omClos | se0」 | |
| | •• | 66 | | } | 110 | ISSUED E | 1000170 | C COMODOI | · , | 7-11 | トニ | | 7 | - | |
| FFF8111 | A: | 67 | | else if | (Cmd == | · 'W') | | | - (| C/V | ーク言 | 反正り | る。 | | |
| FFF8112 | 6: | 68 | | sta | t = From | WritePr | oc(CmdB | uf): | // Wr | 1 | \sim | | | | |
| | | 69 | | } | | | | | / | / | - | | | | |
| FFF8113 | C: | 70 | | else if | (Cmd == | · 'E') { | | _ | TT Ex | it | | | | | |
| FFF8114 | 8: | 71 | | sta | t = From | nClose() | ; | | - // 絵 | 了処理 | | | | | |
| | | 72 | | } | | | | | | | | | | | |
| FFF8115 | C: | 73 | | else if | (Cmd == | : 'Y') { | | | // Ve | rify | | | | | |
| FFF8116 | 8: | 74 | | sta | t = Veri | ifyTest(| ReadAdr |); | | | | | | | |
| FFF8117 | C: | 75 | | if | (stat == | OK) { | | | | | | | | | |
| FFF8118 | 2: | 76 | | | ReadAdr | r += Siz | e; | | | | | | | | |
| FFF8119 | 0: | 70 | | 1 | ReadPat | (1 = 1; | | | | | | | | | |
| | | 70 | | 1 | | | | | | | | | | | |
| | | 73 | ι | 1 | | | | | | | | | | | |
| EEE811A | 2. | 81 | ı whi | le(1)8+ | | | | | // Er | ror発生 | | | | | |
| FFF811B | 6: 6: | 82 | | 10(17(1) | | | | | 77 61 | | | | | | - |
| | | | | | | | 11 | | | | | | - 10 | | |
| BP1 OFF | F81148 | #71: | main.c | _ | 10 🔳 | v | | O BP2 | OFFF811A | 2 # 81:ma | in.c | - MC | | ~ | |
| | | | | | - | (tab) | | ▼ char | | 1 16 | ∃ i≇ | | 朝期主行 | · 同業 1 | |
| | | | | | | 10007 | | | | | - 12 | | | Lask J. | |
| | | | | | | | | | | | | | | | _ |
| | | | | | | | | | | | | | - | | |
| Go B | Ireak | RstMo | n Res | set | lin | Reg | Watch | h Sy | n Tra | ace St | ep (| Trac | CStep | DI | |
| | | | | | | | | | | | | | | | - |
| | | | | | | | | | | | | | | | |
| | | | | | | | | | | | | | | | |



②変数「CmdStep」を数値「4」にする。// 44 で設定

<備考>

「main.c」の「CmdWaitT0」関数を参照。 疑似コマンドを作成して「FromClose0」をコールする

| ァイル(F) データ | 7(D) 実行(G) | ブレーク(B) 割り込み | (I) オプション(O) | ヘルプ(H) | | | | | |
|-------------|---------------------|--|------------------|------------|--------------------------|----------|---------------------------------------|--------------|---|
| 亨止 割込 | 15 PC 0FFF811 | 48 🔲 周期 View | CPU SH7268/9 | Advan | ed 13.3300×20 | 書込回数 | TOP 0×FFF | 80000 | • |
| FF810BE | TestMain | - (| • Src O Mix O | Asm main | .c | ▼ □ 実行 | なー教 7 | 5速 ▼ | W |
| FFF810BE: | 56 void | TestMain() | | | | | | | |
| | 57 { | | | | | | | | |
| | 58 | int stat; | | | | | | | _ |
| CCC01000. | 59 | tente (1/) | | | 4 | | | | _ |
| FFF81002: | 60 I | <pre>immit(); itat = EromOpen();</pre> | | | Memf川共用1 ビ B目カム An 4日 | | | | - |
| FFF810DE: | 62 | while(stat == OK) { | | | 用的自义学生 | | | | - |
| FFF810E4: | 63 | Cmd = CmdWaitT(C | mdBuf): | // | コマンド待ち | | | | - |
| FFF810FC: | 64 | if (Cmd == 'D') | { | ïr | SectorErase(Dele | te) | | | - |
| FFF81104: | 65 | stat = FromS | ectorEraseProc(C | mdBuf); | | | | | - |
| | 66 | } | | | | | | | _ |
| FFF8111A: | 67 | else if (Cmd == | 'W') { | | | | | | |
| FFF81126: | 68 | stat = FromW | riteProc(CmdBuf) | ; // | Write | | | | |
| | 69 | } | | | | | | | _ |
| FFF8113C: | 70 | else it (Umd == | ·E·) { | | EXIT 約一字 An a田 | | | | |
| FFF01140. | 72 | } | iose(), | | IC 1 XEAE | | | | - |
| FFF8115C: | 73 | else if (Cmd == | 'V') { | // | | | | | - |
| FFF81168: | 74 | stat = Verif | yTest(ReadAdr); | | (1) $\int stat = I$ | FromClos | $\mathbf{\omega} 0 \perp \mathcal{O}$ | (合置 | 7 |
| FFF8117C: | 75 | if (stat == | OK) { | | | | | | |
| FFF81182: | 76 | ReadAdr | += Size; | | 停止してい | ふことを | :確認す | -る。 | |
| FFF81190: | 77 | ReadPat | += 1; | | (此世ぶ) | 161 71 | 、て、中部 | ∋) | |
| | 78 | } | | | (糸市が停 | | る大臣 | R) | |
| | /9 | } | | | | | | - | - |
| EEE81142: | 81 | bile(1){}: | | | () [CTrool | たカロ | いカ | | |
| FFF811B6: | 82 } | | | | | センソ | ソフ | | - |
| PD1 0FFF911 | 48 # 71:main | .c 💌 MO 💌 | <u> </u> | BP2 0FFF81 | 1A2 #81:main.c | | - | ~ | - |
| DET OTTOTT | 1 | - | (tal.) | char | ▼ 1.6谁 | | 18 実行同業 | žtr 1 | - |
| | | | | Jonwi - | | -1 /- | | <u>xv I.</u> | _ |
| E C | P | | | | | -1 | | | - |
| | <i>p</i> | | | | | | | | |
| | | | | , | | V | | | |
| Go Brea | k RstMon | Reset Win | Reg Watch | Sym T | race Step | CTrac CS | Step | DI | |
| Go Brea | k RstMon | Reset Win | Reg Watch | Sym T | race Step | CTrac CS | Step | DI | |

| 停止 割 | 达 15 PC 0 |)FFF81862 | 問期 □ Vie | w CPU SH7268 | /9 | Advanced 13.3300 | <mark>×20</mark> •書込回数- | T 🔹 |
|-------------|-----------|--------------|---|------------------|-------------|-------------------------|-------------------------|---------|
| FFF81862 | FromCl | ose | - | ⊙ Src O | Mix 🔿 Asm | FromTemp.c | ▼ □ ¥ | 見行ステート数 |
| | 119 | //********** | *** | **** | **** | *** | | |
| | 120 | Int FromUlo: | se(void) | | | | | |
| FFF81862: | 122 | return(| OK); | | | | | |
| • FFF81864: | 123 | } | | | \geq | | | |
| | 124 | //******* | *** | *** | | | カに DC 値 | が移動 |
| | 125 | // From | nSectorEras | eProc(char * | | | FWCIU恒 | //*/汐到 |
| | 126 | // 伝辺 | 5フォーム(i ~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~~ | n) % | したこ | とを確認する。 | | |
| L | 127 | 7/ 0 | [1] == | 0 | - | | | |
| | 129 | - <i>ï</i> / | [2] == | - CommandSize | [2]以降[Sum]) | き含む | | |
| | 130 | 11 | [3] == | Command('D') |) | | に言てま | 73 |
| • | 131 | 11 | [4] == | Sector(H) M/ | AX(1024) | | に戻るよ | C |
| | 132 | | [5] == [Sum] == | Sector(L) | lの加管 | 「CTrac」 を | ミクリック | する。 |
| BP1 0FFF8 | 1148 #7 | 1:main.c | ▼ MO ▼ | | C BP2 0 | FFF81158 # 75:ma | in.c | F |
| | | | • | (なし) | ✓ char | - 16 | 6進 🔹 | 周期 実行 |
| | | | | 2) | , | | | |
| | | Hanl Danak | l lin l | Den III. | stable Com | T | | 024 |



| I A-one H | -DEbugger & | Flashwriter for Ver24.00 (G) ブレーク(B) 創り |)A A-one AH800 えみ(I) オプション | 0 Ver24.00(2022· ノ(Q) ∧ルプ(H) | -02-25)for SH | 2A(HUDI) | — | |
|------------------|-----------------|--|-------------------------------|---------------------------------|---------------|--------------|--------|-------------|
| テレル(1) フ 高山 宇 | 167 15 PC 055 | | | 9 | wood 19.9 | 200~20(書注)同時 | | |
| | JA ISPO OFF | | ew Gr0 3072007 | | vanceu 15.5 | 300,220,香风回致 | | FFF800000 • |
| FF810BE | TestMain | <u> </u> | ● Src ⊖ M | ix C Asm m | ain.c | <u> </u> | 実行ない数 | 高速 🗾 🛚 |
| FFF810BE: | 56 \ | roid TestMain() | | | | | | |
| | 5/ 1 | int state | | | | | | |
| | 59 | int stat; | | | | | | |
| FFF810C2: | 60 | MemInit(): | | | // Memネフエ其J(ト | | | |
| FFF810C6: | 61 | stat = FromOpen(|); | | // 開始処理 | | | |
| FFF810DE: | 62 | while(stat == OK |) { | | | | | |
| FFF810E4: | 63 | Cmd = CmdWait | :T(CmdBuf); | | // コマンド1 | 待ち | | |
| FFF810FC: | 64 | if (Cmd == 'l |)') { | | // 51 | se(Delete) | | |
| FFF81104: | 65 | stat = F | romSectorEraseP | roc(CmdBuf)* | | | | |
| CCC011144 | 66 | } | 2023 | | [main c | 「に戻った | のを確認 | 図する |
| FFF8111A: | 67 | eise it (Umd | W) { | dBuf) • | manne | | /с нер | |
| FFF01120. | 00 83 | stat - ri | Olimpricerroc(Cli | ubury, | | | | |
| FFF8113C: | 70 | else if (Cmd | == 'E') { | | // Exit | | | |
| FFF81148: | 71 | stat = F | romClose(): | | // 終了処理 | | | |
| | 72 | } | | | | | | |
| FFF8115C: | 73 | else if (Cmd | == 'V') { | | // Verify | | | |
| FFF81168: | 74 | stat = Ve | erifyTest(ReadA | dr); | | | | |
| FFF8117C: | 75 | if (stat | == OK) { | | | | | |
| FFF81182: | 76 | Read | Adr += Size; | | | | | |
| FFF81190: | 70 | Kead | 'at += 1; | | | | | |
| | 70 | 1 | | | | | | |
| <u> </u> | 80 | } | | | | | | |
| FFF811A2: | 81 | while(1){}; | | | // Error発生 | | | |
| FFF811B6: | 82 | | | | | | | |
| BP1 0FFF8 | 81148 #71:n | main.c 💌 MO 🕙 | | C BP2 OFFF | F811A2 #81 | :main.c 💌 | MO 💌 | Ŧ |
| | - | | (なし) | ▼ char | - | 16進 🔽 🔽 | 周期実行 | 回数 1 |
| | | | | | | | | |
| | | | | | | | | |
| Go Br | eak RstMc | n Reset Vin | Reg Wat | ch Sym | Trace | Step CTrac | CStep | DI |
| | | | | | | | | |
| | | | | - | | | | 1 |

以上で FlashROM プログラムの動作確認は終了です。

11)異常終了時のエラー情報「long FromError[4]」の参照

| 🧰 DEF8K (1)評価/変更 | × | <評価・変更窓> |
|---|---|---|
| 評価変数 更新 ↑ + - FromError[0] Data Address[FFF81C24] [0] == 0×00000000 Dec=0000000000 [1] == 0×00000000 Dec=0000000000 [2] == 0×00000000 Dec=0000000000 [3] == 0×00000000 Dec=0000000000 | • | エラー発生にて異常終了した場合 は、変数「FromError[4]」に情報が 残しすのでプログラム修正の参考 にする。なお、この変数の仕様お よび名称等に規約は無いので自由 に変更して利用して下さい。 |
| | • | |

6. パラレル FlashROM プログラムを正規リリース登録する。

6-1) リリース登録のため Hew4 で「main.c」を開きビルドする。



6-2)「DEF8K」の「CPU 設定」にリリース環境を設定する。

1)「**FROM**」を選択する。

| C RAM | 開始 0×fff80000 | サイズ 0×4000 | | |
|-------|---------------|----------------|--------|---|
| FROM | 消去ブロック 0 ~ | 0 (10道) 0=Auto | パケット単位 | ¥ |

2)「参照」をクリックして「FlashFROM プログラム」を登録する。

| RAM | 開始 0×fff80000 | サイズ 0×4000 | | |
|------|---------------|----------------|--------|---|
| FROM | 消去ブロック 0 ~ | 0 (10道) 0=Auto | パケット単位 | v |





3) 「設定」をクリックする。

| ■ DEF8K CPU設定 | | |
|--|--|--|
| CPU選択を開始するタイ C H8 C H8S | プー つ H85X | с кл |
| CPUタイプ | | |
| CPUシリーズ名 | SH7268/9 | - |
| CPU動作モード | Advanced | ~ |
| 発振子クロック(MHz) | 13.3300 | - |
| 周波数逓倍率(IΦ) | x20(I) x10(B) x5(P1) 5/2(P0) FR0CR(0xn015) | - |
| モニタワークエリアの場所 | 所 <mark>別空間:</mark> adr(0x80000700) | v |
| ターゲットI/F選択 © クロック(標準) ○ 調歩(高速) | C クロック(高速) C クロック(低速) C 調歩(中速) C 調歩(低速) | 誤差 |
| デバッグモード(H8/Tiny) ◎ エミュレーション(トレ・ ○ ユーザーモード(起動 ブートモード設定 | ース,低消費電力可能) 時RAMが書き換わらない | |
| ブート時ボーレート ダウンロード先のデバイ) C RAM 開 | ス選択 始 D×fff80000 サイズ D×1900 | Y |
| ブート時ボーレート ダウンロード先のデバイ) C RAM 開 © FROM 消 <u>参照</u> [C¥Aone¥D] ▼ ダウンロード時に内雨 | ス選択 始 [0xfff80000] サイズ [0x1900] 去ブロック 0 ~ [255] (10進) 0=Auto パケット単位 EF8K¥rom-custom¥SH7268¥S29GL256P_PK¥debug¥S29G &RAMのJ退避/1割帰をしない。 [] RX[SPCC]# | ▼ 128byte ▼ SL256P_PK.mot 書き込みを許可 |
| ブート時ボーレート ダウンロード先のデバイ: C RAM 第 を照 C*Aone*DI 参照 C*Aone*DI ダウンロード時に内病 リセット遅延防止200 動作中の電源OFF→3 リセットペクタを作成 リセット出力を使用し 命令による例外割込 オンザフライ処理で割 【4pin]EMLE(/ASEMI [7pin]MD出力をRST | ス選択 始 [0xfff80000] サイズ [0x1900] 去ブロック 0 ~ [255](10)進) 0=Auto パケット単位 EF8K¥rom-custom¥SH7268¥S29GL256P_PK¥debug¥S29G 歳RAMの退避パ割帰をしない。 [RX[SPCC]] 関係(チェックにて有効) msを使用しない。(ActiveHigh delay) >ON時にリセット出力しない。 しない。(R8C専用) ない。(H-UDI[SH-2x]) みをデバッガから通知する。 別込みを使用しない。 (OUT)で使用する。(H-UDI) (OUT)で使用する。(H-UDI) | ▼ 128byte ▼ 3L256P_PK.mot 書き込みを許可 |
| ブート時ボーレート ダウンロード先のデバイ: C RAM 第 ● FROM 資 タウンロード時に内請 ● ダウンロード時に内請 ワ ダウンロード時に内請 リセット及び割込み制御 □ リセット遅延防止200 □ 動作中の電源0FF->> □ リセット出力を使用し □ 命令による例外割込 □ オンザフライ処理で調 ▼ [4pin]EMLE(/ASEMI □ [7pin]MD出力をRST 強制的にリセットベクター | ス選択 始 [0xfff80000] サイズ [0x1900] 去ブロック 0 ~ 255 (10)進) 0=Auto パケット単位 EF8K¥rom-custom¥SH7268¥S29GL256P_PK¥debug¥S29G 歳RAMの)退避/1割湯をしない。 「 RX[SPCC]] 関係(チェックにて有効) msを使用しない。(ActiveHigh delay) >ON時にリセット出力しない。 しない。(R8C専用) ない。(H-UDI[SH-2x]) みをデバッガから通知する。 別込みを使用しない。 の/DBGMD,DBGMD)出力を使用する。(H-UDI) (OUT)で使用する。(H-UDI) | ▼ 128byte ▼ 3L256P_PK.mot 書き込みを許可 |
| ブート時ボーレート ダウンロード先のデバイ! C RAM 第 を照 ○ C¥Aone¥DI を照 ○ C¥Aone¥DI ダウンロード時に内病 リセット及び割込み制御 リセット返び割込み制御 リセットの電源OFF-> リセット出力を使用し 命令による例外割込 オンザフライ処理で割 マ [4pin]EMLE(/ASEMI [7pin]MD出力をRST 強制的にリセットベクター 許可 | ス選択 始 [0xfff80000] サイズ [0x1900] 去ブロック 0 ~ 255 (10)進) 0=Auto パケット単位 EF8K¥rom-custom¥SH7268¥S29GL256P_PK¥debug¥S29G 歳RAMのJ退避/[割巻をしない。 □ RX[SPOC] 調係(チェックにて有効) msを使用しない。 (ActiveHigh delay) >ON時にリセット出力しない。 しない。(R8C専用) ない。(H-UDI[SH-2x]) みをデバッガから通知する。 割込みを使用しない。)/DBGMD,DBGMD)出力を使用する。(H-UDI) (OUT)で使用する。(H-UDI) -値を指定する。 | ↓ 128byte ↓ ↓ 1256P_PK.mot まき込みを許可 |
| ブート時ボーレート ダウンロード先のデバイ: C RAM 第 ● FROM 第 ● SEM (C¥Aone¥DI ● ダウンロード時に内病 リセット及び割込み制御 「リセット遅延防止200 「 切セット水クタを作成 「 ひセット出力を使用し □ 命令による例外割込 □ オンザフライ処理で調 [マ I4pin]EMLE(/ASEMI [7pin]MD出力をRST 強制的にリセットベクター ○ 許可 今照 ○ 公式のののBSC設定: [マ 許可 ○ 許可 ● SE ○ 公式ののBSC設定: | ス選択 始 [0xfff80000] サイズ [0x1900] 去ブロック 0 ~ 255 (10)進) 0=Auto パケット単位 EF8K¥rom-custom¥SH7268¥S29GL256P_PK¥debug¥S29G 歳RAMの)退避/1割湯をしない。 「 RX[SPCC]] 関係(チェックにて有効) 「 RX[SPCC]] 調(チェックにて有効) 「 RX[SPCC]] 動にしたい。(ActiveHigh delay) >>>>>>>>>>>>>>>>>>>>>>>>>>>>>> | ▼ 128byte ▼ 3L256P_PK.mot 書き込みを許可 |
| ブート時ボーレート ダウンロード先のデバイ: C RAM 第 FROM 塗照 C*Aone*DI 塗切ンロード時に内病 リセット及び割込み制御 リセット及び割込み制御 リセット及び割込み制御 リセット選延防止200 動作中の電源OFF-30 リセットピムカを使用し 命令による例外割込 マリセット出力を使用し 命令による例外割込 オンザフライ処理で調 マ [4pin]EMLE(/ASEMI [7pin]MD出力をRST 強制的にリセットベクター 許可 外部RAM時のBSC設定: ダーゲット間の通信仕様 HARD TAP 7世/2 | ス選択 始 [0xfff80000] サイズ [0x1900] 去ブロック 0 ~ 255 (10)進) 0=Auto パケット単位 EF8K¥rom-custom¥SH7268¥S29GL256P_PK¥debug¥S29G 歳RAMの退避/1割湯をしない。 「 RX[SPCC]] 関係(チェックにて有効) msを使用しない。(ActiveHigh delay) woN8司にJセット出力しない。 レス(SPC号用) ない。(H-UDI[SH-2x]) みをデバッガから通知する。 みをデバッガから通知する。 (N-UDI) (OUT)で使用する。(H-UDI) (OUT)で使用する。(H-UDI) ・値を指定する。 スクリプト指定 e¥DEF8K¥rom-custom¥SH7268¥SH7269-BSC-M3A.log 日 | ↓ 128byte ■ 3L256P_PK.mot 書き込みを許可 action act |

- 7. パラレル Flash ROM プログラムの最終確認をする。
 - 7-1) ターゲットと接続する。



| 🔤 A-one | e H-DEbi | ugger & Flash | writer for \ | Ver24.00A | A-one AH80 | 00 Ver24.00 | (2022-02-25) | for SH2A(HUE | DI) | | — | | × |
|--|----------------------|---------------|--------------|-----------|------------------|-------------|--------------|--------------|----------|------------|---------|----------|------|
| ファイル(F) | データ([| D) 実行(G) | ブレーク(B) | 割り込み | み(I) オプショ | い(0) へル | プ(H) | | | | | | |
| 停止 | 割込 1 | 5 PC 00FFF80 | 00 🔲 周期 | 月 🕅 View | CPU SH7268 | /9 | Advanced | 13.3300×20 | 書込回数 | TOP 0×0FFF | 8000SIZ | E0×00F8F | •• |
| 0FFF8000 | | | | - | O Src. O | Mix 👁 As | n | | ▼ 🔽 実行: | おや数 高 | 速 🔹 | | |
| OFFF80 | DO: FFFF | - | | .word | Oxffff | | | | | | | | 1 |
| 0FFF80 | D2: FFF | | | .word | 0xffff | | | | | | | | _ |
| 0FFF80 0FFF80 | 04: FFF1 08• FFF1 | | | .word | UXTTTT 0×ffff | | | | | | | | |
| 0FFF80 | 08: FFF | - | | .word | 0xffff | | | | | | | | |
| • 0FFF80 | DA: FFF | - | | .word | 0xffff | | | | | | | | - |
| • 0FFF80 | DC: FFFF | | | .word | 0xffff | | | | | | | | - 1 |
| 0FFF80 | DE: FFF | | | .word | 0×ffff | | | | | | | | |
| 0FFF80 0FFF80 | 10: FFF | | | .word | 0xffff | | | | | | | | |
| UFFF80 DEEE00 | 12: FFF1 | | | .word | UXIIII | | | | | | | | - |
| • 0FFF80 | 16: EEE | | | .word | 0xffff | | | | | | | | - |
| • 0FFF80 | 18: FFFI | | | .word | 0xffff | | | | | | | | |
| • 0FFF80 | 1A: FFF | - | | .word | 0xffff | | | | | | | | |
| 0FFF80 | 1C: FFFF | - | | .word | 0xffff | | | | | | | | |
| • 0FFF80 | 1E: FFF | - | | .word | 0xffff | | | | | | | | |
| 0FFF80 | 20: FFFI | | | .word | 0xffff | | | | | | | | |
| UFFF80 0EEE00 | 22: FFF1 | | | .word | Uxtiti | | | | | | | | |
| • 0FFF80 | 26. FFF | | | .word | 0xffff | | | | | | | | |
| 0FFF80 | 28: FFF | - | | .word | 0xffff | | | | | | | | - 1 |
| • 0FFF80 | 2A: FFF | - | | .word | 0×ffff | | | | | | | | - [] |
| 0FFF80 | 2C: FFFF | | | .word | 0×ffff | | | | | | | | 귀분 |
| 0FFF80 | PF: FFF | | | .word | Nxffff | | | | | | | | |
| BP1 00 | 0000000 | | - | CLR 💌 | ~ | C BP2 | 000000000 | | ▼ CLR | - | - | ブレーク | 詳細 |
| | | | | - | (なし) | ▼ cha | ur. | ▼ 16進 | - □ 周期 | 月 実行回数 | ξ 1 | _ | |
| | | | | | , | , | | | | | - | | |
| | | | | | | | | | | | | | 15 |
| | | | | | | | | 1 | | | | | |
| Go | Break | RstMon F | leset | Win | Reg Wa | atch S: | vm Trac | ce Step | CTrac CS | Step D | I | EI I | ntF |
| GBR =059 | 503AD7 | VBR =00FFF80 | 00 MACH=0 | AE0A1801 | MACL=0B1576 | 35E2 TBR =0 | 05C2577D1 S | R = | T(00F1) | | | | |
| | | | | | | | | | | | | | |
| Start | | | | | | Info | Log | | | | Es | c S | top |
| 2.2.1.5 | | | | | | | | 11 | | | | <u> </u> | |

| エミュレーション(B) | > 期 [View CPU SH7268/9 Advanced 13.3300×20)書込回数 TOP 0×0FFF8000S | IZE0×00F8F |
|--------------------------|--|------------|
| ダウンロード(D) | ▼ C Src C Mix @ Asm ▼ ▼ 実行び小数 高速 ▼ | |
| シンボル読込み(Y) | .word 0xffff | |
| Makeファイルの指定(7) | .word 0xffff | |
| (Huke) / I / Posta / (L) | .word 0xffff | |
| ベリファイ(V) | .word 0xffff | |
| マップロードリッ | .word 0xffff | |
| 7970-1(0) | .word 0xffff | |
| アブソリュートファイル設定(A) | .word Uxffff | |
| | .word Uxffff | |
| CPU設定読込み(S) | .word Uxtiti | |
| CPU設定登録(R) | .word Uxtitit | |
| | .word 0x1111 | |
| R8C-IDコード確認/変更(I) | word 0xfff | |
| | word Dyffff | |
| ユーサプロクラム消去(E) | word Dyffff | |
| フクリプト実行(1) | word 0xfff | |
| X//// (L) | word 0xffff | |
| オフライン作業(0) | .word 0xffff | |
| オコニイン環境設定され | .word 0xffff | |
| パンプインキャ元記(た(W) | .word 0xffff | |
| 終了(E) | .word 0xffff | |
| DITT 002H. 1111 | .word 0xffff | |
| 0FFF802C: FFFF | .word 0xffff | |
| NFFF802F: FFFF | .word Axffff | |
| BP1 000000000 | | フドレーク言羊 |
| | | |
| | | |
| | | |
| | | |
| | | I |
| Go Break RstMon Rese | t Win Reg Watch Sym Trace Step CTrac CStep DI | EI Int |

7-2) アプリケーションプログラムをダウンロードする。

| $\leftrightarrow \rightarrow \star$ | ↑ K SH7269_fro → Debug | 5 V | , O Debugの検索 | |
|-------------------------------------|---|-------------------|----------------------------------|---------|
| 整理▼ | 新しいフォルダー | | | • |
| | SH7269_from_1M ^ 名前 | ^ | 更新日時 | |
| | Debug | H7269_from_1M.abs | 2021/07/19 16:34 | |
| | Release SH7269_from_16M SH7269_from_64K ✓ | | | 3 |
| | ファイル名(N): SH7269_from_ | 1M.abs ~ | ABS File (*.abs,*.x,*.elf,*.out, | ,*.dl ∨ |

| DEFek メッセージBOX × 書込み ブログラムの転送 | ① FROM 書き込みプログラムの転送 |
|-------------------------------------|------------------------|
| ■ DEF8K メッセージBOX × セクターイレーズ | ② FROMのセクターイレーズ |
| ■ DEF8K メッセージBOX × ユーザモードでダウンロード | ③ 拡張パケットでの FROM への書き込み |

【ダウンロード正常終了画面】

| [void PowerON_Rest_PC] | 関数の先頭で停止していることを確認する。 |
|------------------------|----------------------|
|------------------------|----------------------|

| 🔤 A-one H-DE | ougger & Flashwriter for Ver24.00A A-one AH8000 Ver24.00(2022-02-25)for SH2A(HUDI) — 🔲 🔅 | × |
|-----------------|---|---|
| ファイル(F) データ | (D 実行(G) ブレーク(B) 割り込み(I) オブション(O) ヘルプ(H) | |
| 停止 割込 | 15 PC 000000800 「周期 「 View CPU SH7268/9 Advanced 13.3300×20+書込回数 TOP 0×00000800SIZ 。 | |
| 00000800 | PowerON_Rest_PC 🔹 @ Src O Mix O Asm resetprg.c 🔹 🗖 実行状小数 高速 💌 | |
| | 94 vid PowerON_Reset_PC(void) | B |
| 00000900+ | 95 { 96 | l |
| | set_vor((void *)((_obite *)@INI_vectors = INI_orrset)); 97 | |
| • 00000808: | <pre>\$8 set_fpscr(FPSCR_Init & FPSCR_RM);</pre> | |
| | 99 100 // HandmanaSatum(): // Una Handmana Satura | |
| | 100 // hardwareSetup(); // Use hardware Setup | |
| . 00000810: | 102 _INITSCT(); | |
| | 103 | |
| | 104 // _CALL_INII(); // Kemove the comment when you use global class object | |
| | 106 // _INIT_IOLIB(); // Enable I/O in the application(both SIM I/O and hardware I/O) | |
| | | |
| | 108 // errno-0; // kemove the comment when you use errno 109 // srand((UINT)1): // Remove the comment when you use rand() | |
| | 110 // _s1ptr=NULL; // Remove the comment when you use strtok() | |
| | | |
| • 00000814: | 112 set_cr(oK_init); 113 | i |
| BP1 00000000 | | , |
| | ▼ (なし) ▼ char ▼ 16進 ▼ □ 周期 実行回数 1 | |
| | | 1 |
| | | l |
| Go Break | RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep DI E | Ι |
| | | |
| KYL 00000800 14 | | |
| XYL 00000800 14 | | |

7-3)「フラッシュ ROM 書き込みツール」で確認する。

<オプション>-<フラッシュ ROM 書き込みツール>

| 📼 DEF8K フラッシュROM書き込みツ | א-א × |
|--|--|
| □ モニタ付 モニタエリア最終ま | きでの未使用エリアを € 0xff € 0x0 で埋める。 |
| 書込み個数 0 同基板に連 全消去個数 0 | ファイル選択 |
| 🧰 DEF8K アブソリュート/ヘキサファイル指定でのダウ | א-םעל |
| \leftrightarrow \rightarrow \checkmark \uparrow \blacksquare « SH7269_fro » De | ebug v C Debugの検索 |
| 整理 ▼ 新しいフォルダー | ₿≕ ▾ 💷 🔞 |
| SH7269_from_1M | 名前 更新日時 |
| Release | SH7269_from_1M.abs 2021/07/19 16:34 |
| SH7269_from_16M | |
| → SH7269_trom_64K V K | from 1M abs |
| 7717/H(H). [3H7205]I | ROIT_INLADS 0 RE(LADS, K, KI, OUL, KI 0 RE(LADS, K, K) RE(LADS, K, KI 0 RE(LADS, K, K) RE(LADS, K, KI 0 RE(LADS, K, K) RE(LADS, K) RE |
| | |
| | |
| 🔤 DEF8K フラッシュROM書き込みツー | -ル × |
| □ モニタ付 モニタエリア最終まで | での未使用エリアを 🕫 Oxff C OxO で埋める。 |
| "N:¥UsrAp¥AH8000¥CpuAllTest_RO | M_RAM¥Hew4_SH2_sflash_from¥SH7268_9¥SH7: (ファイル) 躍振 |
| | |
| 書込み個数 () 同基板に連続 | を操作する場合は一旦電源をオフにして下さい。 書込み開始 |
| 全消去個数 () | 全消去開始 |
| | |
| | |
| DEERV Jule - SPOY | ① FROM 書き込みプログラムの転送 |
| | |
| 書込みブログラムの転送 | |
| | |
| I DEF8K メッセージBOX | \times 2 FROM $0 = 7 \neq -7 \neq -7 \neq -7$ |
| セクターイレーズ | |
| | |
| IDEF8K メッセージROY | ③ 拡張パケットでの FROM への書き込み |
| | |
| ユーザモードでダウンロード | |
| P | |

| DEF8K 75 | ッシュROM書き込みツール | |
|----------------------------------|--|------------------------|
| モニタ付 | モニタエリア最終までの未使用エリアを 💿 0xff 🔿 0x0 で埋める。 | |
| | | - |
| "N:¥UsrAp¥A | H8000¥CpuAllTest_ROM_RAM¥Hew4_SH2_sflash_pflash¥SH7268_9¥SH7269_f | ファイル選択 |
| ["] N:¥UsrAp¥A 書込み個数 | H8000¥CpuAllTest_ROM_RAM¥Hew4_SH2_sflash_pflash¥SH7268_9¥SH7269_f 1 書込みは正常に終了しました。 | ファイル選択 書込み開始 |

7-4) ベリファイで確認する。

1) ターゲットの電源を再投入して接続する。



| ァイル(F) データ(D) 実行(G) ブレ | /-ク(B) 割り込み(I |) オプション(O) | ヘルプ(H) | | | | |
|--------------------------|---------------|--------------------|---------------|------------|---------------|-------------|------|
| 亭止 割込 15 PC 000000800 「 | 〒周期 ┏ View C | PU SH7268/9 | Advanced | 13.3300×20 | 書込回数 TOP | 0×00000800 | 0: • |
| 000800 | - 0 | Src O Mix @ | Asm 🗌 | | ▼ ▼ 実行ステート | 数 高速 | - |
| 00000800: D210 | mov. I | 0(0x844 <pc>)</pc> | , r2 <1> | | | | |
| 00000802: E610 | MOV | #0×10,r6 | <1> | | _ | | _ |
| 00000804: 3268 | sub | r6,r2 | <1> | | | | |
| 00000806: 422E | Idc | r2,vbr | <1> | ブー | - トニア面 | क्त | |
| 00000808: 01400001 | movi20 | #0×40001,r1 | <1> | / | | щ | |
| 0000080C: 6213 | MOV | r1, r2 | <1> | | | | |
| 0000080E: 426A | lds | r2,fpscr | <1> | | | | |
| 00000810: D30D | mov. I | @(0x848 <pc>)</pc> | , r3 <1> | | | | |
| 00000812: 434B | jsr/n | 0r3 | <3> | | | | |
| 00000814: 026A | sts | fpscr,r2 | <1> | | | | |
| 00000816: D10D | mov. I | @(0x84c <pc>)</pc> | ,r1 <1> | | | | |
| 00000818: 2219 | and | r1, r2 | <1> | | | | |
| 0000081A: 426A | lds | r2,fpscr | <1> | | | | |
| 0000081C: 010000F0 | movi20 | #0×f0,r1 | <1> | | | | |
| 00000820: 6413 | MOV | r1, r4 | <1> | | | | |
| 00000822: 440E | Idc | r4,sr | <1> | | | | |
| 00000824: 026A | sts | fpscr,r2 | <1> | | | | |
| 00000826: D109 | mov. I | @(0x84c <pc>)</pc> | ,r1 <1> | | | | |
| 00000828: 2219 | and | r1, r2 | <1> | | | | |
| 0000082A: 426A | Ids | r2,fpscr | <1> | | | | |
| N000082C* D308 | mov | @(0v850 <pc>)</pc> | r3 (1) | _ | | | |
| BP1 00000000 | ▼ CLR ▼ | <u> </u> | BP2 000000000 | | ▼ CLR ▼ | <u> </u> | |
| | - () | ح | lchar | ▼ 16谁 | | | |
| | | | 11 | 110/2 | | and and the | |
| | | | | | | | |
| | | | | | | | |
| Go Break RetMon Ree | t Vin R | ag Watch | Swm Trac | a Stan | CTrac CSter | | |
| do Ibreak Instantin hest | | os matth | oym rrau | of orep | offac obter | | |
| | | | | | | | |

2) パラレル FlashROM とベリファイする。

| 🚾 A-one H-DEbugger & Flash | writer for Ver24.00A A-one AH8000 Ver24.00(2022-02-25) for SH2A(HUDI) - | | × |
|----------------------------|---|------------|------------|
| ファイル(F) データ(D) 実行(G) | ブレーク(B) 割り込み(I) オプション(O) ヘルプ(H) | | |
| エミュレーション(B) | > 期 [View CPU SH7268/9 Advanced 13.3300×20(書込回数 TOP 0) | <3C000008; | |
| ダウンロード(D) | ▼ C Src C Mix C Asm ▼ ▼ ▼ 実行ステート数 | 高速 ▼ | |
| シンボル語:入み(V) | mov. @(0x3c000848 <pc>),r2 <1></pc> | | ŧ |
| | mov #0×10,r6 <1> | | 1 |
| Wake J Y 1 J V U J 自止(Z) | sub r6,r2 <1> | | - |
| ベリファイ(V) | Idc r2, vbr <1> | | |
| アップロード(U) | movi20 #0x40001,r1 <1> | | - |
| 7772 1(0) | mov r1,r2 <1> | | - |
| アブソリュートファイル設定(A) | movi20 #0xe0010 r2 (1) | | - |
| | mov #0xf.r1 <1> | | - |
| CPU設定読込み(S) | mov.b r1,0(0×418,r2) <1> | | - |
| CPU設定登録(R) | mov.1 @(0x3c00084c <pc>),r3 <1></pc> | | - |
| RaC-IDコード確認/変更(I) | jsr/n 0r3 <3> | | - |
| 10C 10D 1 PEBO/ SCC(I) | movi20 #0xe0010,r2 <1> | | |
| ユーザプログラム消去(E) | mov #0x0,r1 <1> | | - |
| コカリプレウ(行力) | mov.b r1,8(0x418,r2) <1> | | - |
| スクリノト実行(L) | sts tpscr,rz 2</td <td></td> <td>-</td> | | - |
| オフライン作業(0) | and r1.r2 (1) | | - |
| オコライン理接設定(M) | Ids r2, fpscr <1> | | - |
| ハノフ1 ノi東現設定(IVI) | mov.1 @(0x3c000854 <pc>),r3 <1></pc> | | - 목 |
| 終了(E) | ier/n Ør3 <2> | | - ¥ |
| 1 - DL1 00000000 1 | | ~ | |
| | ▼ (なし) ▼ Ichar ▼ 16進 ▼ 日周期 実行 | 市回装 1 | |
| | | | t t |
| | | | 글 |
| | | | Ŧ |
| Go Break RstMon R | eset Win Reg Watch Sym Trace Step CTrac CStep | DI | EI |
| | | | ^ |
| | | | \vee |
| Start | Info Log | sc St | 0p |

| $\leftrightarrow \rightarrow \sim$ | ↑ | › Debug v ひ 🔎 | Debugの検索 |
|------------------------------------|-----------------|--------------------------|--------------------|
| 整理 ▼ | 新しいフォルダー | | 📰 🕶 🔲 😮 |
| | SH7269_from_1M | ^ 名前 [^] | 更新日時 |
| | | SH7269_from_1M.mot | 2023/03/08 12:03 |
| | Release | | |
| | SH7269_from_16M | | |
| | SH7269_from_64K | v < | |
| | ファイル名(N): SH | 7269 from 1M.mot V Hex F | File (*.hex.*.mot) |

| DEF8 | ҜҠ҄IJファイ | × |
|-------|---|----------------|
| File | sflash_pflash¥SH7268_9¥SH7269_from_1M¥Debug¥SH726 | 9_from_1M⋅mot″ |
| Start | ベクターテーブルからベリファイ(デバッガ使用ベクターは)、 | TOP 0x00000800 |
| 0 | K | Cancel |

【ベリファイ中】



【ベリファイ結果】



- 8. 注意事項
 - ・本文書の著作権は、エーワン(株)が保有します。
 - ・本文書を無断での転載は一切禁止します。
 - ・本文書に記載されている内容についての質問やサポートはお受けすることが出来ません。
 - ・本文章に関して、ルネサス エレクトロニクス社への問い合わせは御遠慮願います。
 - ・本文書の内容に従い、使用した結果、損害が発生しても、弊社では一切の責任は負わないものとします。
 - ・本文書の内容に関して、万全を期して作成しましたが、ご不審な点、誤りなどの点がありましたら弊社までご連絡くだされば幸いです。
 - ・本文書の内容は、予告なしに変更されることがあります。

 $\overline{+}486$ -0852

愛知県春日井市下市場町 6-9-20 エーワン株式会社 https://www.aone.co.ip



🎢 エーワン株式会社