

Rev 1.00.00

構造体変数を評価/変更窓で参照する方法

1. 対象

ルネサスC (ELF/Dwarf2or3) およびGCC for RenesasRX/KPIT-GNU/IAR-ICC/(ELF/Dwarf2or3or4) でコンパイル/リンクした全 CPU 品種が対象になります。

2. 概要

デバッグ時に構造体の個別メンバを参照する方法を例に沿って説明します。

2-1) グローバル変数の宣言例

//************	***************************************
// 構造体宣	
//************	**************************************
typedef struct	{
char	ct1;
char	ct2[2][6];
char	ct3[3][2][2];
long	lt1;
long	lt2[2][6];
long	lt3[3][2][2];
Int64	llt1;
Int64	llt2[2][6];
Int64	llt3[3][2][2];
} TEST1C;	
typedef struct	{
char	dt1;
struct	{
char	dt2;
short	dt3;
TEST1	C stest1c;
long	dt4;
Int64	dt5;
}	stest1b;
short	dt5;
long	dt6;
Int64	dt7;
} TEST1B;	
//*************	***************************************
11 グローバ	い変数宣言例
//************	***************************************
TEST1B	STest1B;
TEST1B	*PTest1B;



2-2) ローカル変数の宣言例

```
//
     ローカル変数宣言例
ParTest1B(TEST1B *ptest1b)
void
{
  TEST1B temp;
  TEST1B temp22[2][2];
  TEST1B *ptemp;
  TEST1B *ptemp22[2][2];
            =*ptest1b;
   temp
   temp22[0][0] = *ptest1b;
   temp22[0][1] = *ptest1b;
   temp22[1][0] = *ptest1b;
   temp22[1][1] = *ptest1b;
   ptemp
             = &temp;
   ptemp22[0][0] = &temp;
   ptemp22[0][1] = &temp;
  ptemp22[1][0] = &temp;
  ptemp22[1][1] = &temp;
}
```

【補足】

宣言例のように、構造体を2重にネストさせ、かつ最大3次元配列の宣言をした場合のグロ

ーバルおよびローカル宣言した場合の参照方法を説明します。



- 3. 操作説明(グローバル変数)
 - 3-1)構造体変数「TEST1B STest1B」を参照する。

亨止 FE0052	割込 2C 三	DI PC OF #247:	FE0067	日間	♥ □ Vie	ew CPU	R5F566 rc 〇	NN(JTA Mix ⊂	G)4.0∦A ′Asm	dvanced Struct	d 12 RX66×	0.000×1 _test.c	書込[; ▼	回数 回 実	TOP 行ステートᠯ	 敗
FFE00	52C:	247		STest	Ftest()	;				,						
FFE00	0530:	248		STest	()(Gtest	;										
		249														
FFE00)534:	250		fz(1,	2,3,4,5,	6,7,8,9	9,10);									
FFE00)559:	251		time6	4 = ParT	est0(Lo	popCnt,	LoopCr	t64,tin	me64);						
FFE00)585:	252		ParTe	st1(Cara	y1[0],	Saray1	[0],Lar	ay1[0],	LLaray	1[0],	Fdt,Ddt	,LDdt)			_
FFE00	15D3:	253		ParTe	st2((cha	r *)Ca	ray1,(s	short *)Sarayl	1,(long	*)La	ray1,(I	nt64 *)LLara	.y1);	_
FFE00	JSEF:	254		ParTe	st3((cha	r *)Cai	rayl,(s	short *)Sarayl	l,(long	*)La	ray1,(I	nt64 *)LLara	y1);	_
FFEUU	160B:	255		Parle	st4(Uara	y1[0]	short	#JNara	vl.Lara	willin.	CInt6	4 #JIIa	rav11:			- 11
FFEUU	1620:	256		Parle	sto((cha	r *)	変数に	マウス	をポイ	ントし	ます	と「SI	lest1B	== vo	id _	- 1
FFEUU	1000:	207		rarie	stb((Cha	r)L0	variab	le strc	t」と変	「数タイ	プが	表示さ	れる。		_	-
FEEDO	1077.	208		LeeTe	+10+											-1
SHEDO	1678.	200		ParTe	st 18(8.51	est IR)										- 1
FFEOD	1885.	260		Parte	st 10(&ST	est 10);										- 1
FEEDO	168F	262		ParTe	st 1B(P cr	Cast 1D		and a feet								-1
FEEDO	1690.	263		ParTe	et 10(PTE	est IB =	= void	variabl	e struct							-1
		264		T di To	scrutine	scruy,										-1
FFE00	IGAB:	265		zeepri	mset():											-1
FFE00	BAF:	266		Test 1	lset();											-1
FFE00	6B3:	267		Test 1	(set ();											-1
FFE00	06B7:	268		Test 1	(set():											-11
FFE00	06BE:	269	}													-11
		270	}													-11
		271	//****	****	***	*****	iokokokoko	okokokokok	****	***	****	*****	***	*	*	-11
		272	11	long	ClockSel	ect(lor	ng khz,	long n	ode)							-11
		273	11	mode												- 6
		274	11	== 0 1	lon											
L _		975	11	== 1	1000/1-1	L= 20₩	1⇒) EUK	/1 RCk	76DU KI		KA/1	PCKR/1	PCKC/1	PCKD/	1	_
BP1	OFFE0067	7B #26	0:Struc	tRX66 👻	MO	·	<u> </u>	C	BP2 00	0000000	0			- Cl	_R 💌	
00000		RAM			•	י∥×ד	リダン	ブ <u>・</u>	char		•	16j	<u> </u>		司期 実	行回
00000	JUUU: RAN	1:		FF FF	FF FF FI		++ ++	FF FF	FF FF	FF FF F	<u>.</u>			••		- 4
00000	0010:			FF FF	FF FF FI		++ ++	FF FF	FF FF	FF FF F	· ·			•		
00000	JUZU:			FF FF			++ ++	++ ++	FF FF	FF FF F	· ·			•		- 15
hooor	030:	1	1	FF FF	FF FF FI	r FF FF	FF FF	TF FF	FF FF	FF FF F	т I.					14
Go	Brea	k Rstl	fon R	eset	∦in	Rea	; Wa	atch	Sym	Tra	ace	Step	CTr	ac	CStep	



3-2)マウスをポイントした状態で右クリック後、評価/変更(1)~(4)を選択します

😐 A-one	H-DEbugg	er & Flash	writer for Ve	er24.00B	A-one A	18000 Ver	24.00(O	FF LINE))		—		×
「アイ」ル(F)	データ(D)	実行(G)	ブレーク(B)	割り込み	み(I) オ	ブション(0)	ヘルフ	(H)					
停止	割込 DI P	C 0FFE0067	№ 匚 周期	∏ View	CPU R5	F566NN(JT	AG)4.0N	Advance	ed 12	0.000×1	書込回要	핫 TOP	
FE0052C	#247		•		€ Src	OMix	🔿 Asm	Struc	tRX66×	_test.c	- [実行ステートĕ	波 P
FFE0052	C: 24		STest 1F	test();									1
FFE0053	0: 248		STest 1G	test();									4
EEE0053	243 4• 250		f=(1,2,3	2456	7 8 9	10.)•							-1
FFE0055	9: 25	, 	time64 :	ParTes	st0(Loo	Cnt.Loop	Int64.t	ime64):					-11
FFE0058	5: 252		ParTest	(Caray)	1[0],Sa	ray1[0],L],LLara	y1[0],	Fdt,Ddt,	LDdt);		-11
FFE005D	3: 253)	ParTest	2((char	*)Cara	/1,(short	*)Sara	y1,(lon	ig ∦)La	ray1,(In	it64 *)LL	aray1);	
FFE005E	F: 254		ParTest	3((char	*)Cara	/1,(short	*)Sara	y1,(lon	g *)La	ray1,(In	it64 *)LL	aray1);	
FFE0060	B: 255		ParTest	4(Caray)	1[0],(s	nort *)Sa	ray1,La	ray1[0]	, (Int6	4 *)LLar	ay1);		- 1
FFE0062	D: 250		Parlest	C(char)	*/Caraj	(short)	000000	ng ≉)La +1 (т⊑⊙	rayi,L T1 ⊛)2	Larayi[U STeet1]*	135		- 1
1120080	258	1	rariesti	(char)	/Loopon	c, (short)	.oopont	1, (153	-11 - # 76	orestr);			-
FFE0067	7: 253		LocTest	10;									-11
FFE0067	'B: 260		ParTest	1B(&3		(** (*)				(1)		1	
FFE0068	5: 261		ParTest	IG(&S	評価	/发更(E)			>	(1)			
FFE0068	F: 262		ParTest	IB(P1	カーン	ルの位置に	PCを設定	定(P)		(2)			
FFE0069	D: 263		ParTest	IG(P1	逆ア	センブラ表示	(A)			(3)		L	-1
EEEooea	264	•		-	<u>ь</u> р-	スシミュレー	ション表示	π(T)		(4)		-	-1
FFE006A	E: 266		Zeeprom Test 1Ws	sec()	-								-1
FFE006E	3: 267		Test 1Xs	etO:	全サ	ブ窓の退避	·復元(R)		-			-1
FFE006E	7: 268	}	Test 1Ys	tO;	CVie	w表示(C)				-			-1
FFE006B	E: 268	}			ダンフ	/表示(D)							-1
	270	}			ф	1±=040							
	271	//***	*****	*****	949	7 汞小(₩)				****	****	****	_
L	272		Iong UI	ockSe	テキフ	、トエディタ起	勐(X)						-1
L	213		== 0 Nor		Mak	e実行(Z)				L			-1
	275	- 11-	== 1 HO	20(1/						PCKR/1 P	rkr/1 pr	WD/1	- 1
BP1 OFF	E0067B	260:Stru	ctRX66 👻 🛚	10	検索	(F)					-	CLR 🔻	
000000	- DAM			_	スタッ	ク解析(S)							
000000	DAM:				検索	& スタック第	?(O)			10進		同期美	170
0000000	0:KAM:		FF FF FF	FF						·····			- 14
0000002	20:		FF FF FF	FF	X£^	ראר ארצייע (M)							- 1
0000003	30:		FF FF FF	FF FF	FF FF F	F FF FF F	F FF FF	F FF FF	FF .				- 1
60 1	Break R.	t Mon R	eset 1	lin	Ree	Watch	Sve	T.	anal	Sten	CIre	- OSten	1Î
40 [L	or ear Ins	venont n	0000		108	acon	1 0 7 1	. [ace	OCCP	1 virat	lograp	-
10							T (1 1	. 1			2 1 22	tor



3-3)評価/変更窓の操作説明

[3-1]



各個別メンバーの

数値を表示します。

[3-2]

DEF8K	(1)評価/変更	×
一評価変数 更新 1	+ - STest 1B. stest 1b	-
Data Add	Iress[00002D48]	_
dt2 :	== 0x02 Dec=002 '.'	
dt3 :	== 0x0003 Dec=00003	
stest1c =	= void member struct	
dt4	=\0x0000000B Dec=000000011	
dt5	= 0x00000000000000 Dec=000000000000000012	
	variable -	_
	$\mathbf{V}_{\mathbf{m}}$	
ネストして	「いるメンバを参照する場合は、「ダブルクリック」する	Do



[3-3]	

更新 1 +		STest1B.stest	1b.stest1c	•
Data Address	s [00002D98] —			
ct1	== 0×04	Dec=004	1.1	
ct2 [0][0]	== 0×05	Dec=005	1.1	
ct3 [0][0][0]	== 0×06	Dec=006	· · ·	
It1	== 0×00000006	Dec=000000	30006	
It2 [0] [0]	== 0×0000007	Dec=000000	00007	
1t3 [0] [0] [0]	⊼= 0×00000008	Dec=000000	0008	
llt1	== 0×00000000	00000008 De	ec=00000000	0000000000008
11t2 [0][0]	== 0×00000000	00000009 De	ec=00000000	000000000000
11t3 [0][0][0]	== 0x0000000	0000000A De	ec=00000000	000000000000000000000000000000000000000
変更值 /				
		•	variable	•

[0 4]

DEF8K (1)評価/変更		×
─評価変数 更新 <u>1</u> + -	➡ STest1B.stest1b.s	stest1c.1t3[0][0][0] 💌
Data Address[00002D98]		
[0][0][0] == 0×00000008	Dec=0000000008	
[0][0][1] == 0×00000009	Dec=0000000009	3次元配列の表示
[0][1][0] == 0×0000000A	Dec=0000000010	
[0][1][1] == 0×0000000B	Dec=0000000011	
[1][0][0] == 0×0000000C	Dec=0000000012	
[1][0][1] == 0×0000000D	Dec=0000000013	
[1][1][0] == 0×0000000E	Dec=0000000014	
[1][1][1] == 0×0000000F	Dec=0000000015	
[2][0][0] == 0×00000010	Dec=0000000016	
[2][0][1] == 0×00000011	Dec=0000000017	
[2][1][0] == 0×00000012	Dec=0000000018	
[2][1][1] == 0×00000013	Dec=0000000019	
, ──変更値──────		
	▼	ariable 🔨 🔽
·		
	ダンプ ここの	表示に切り替えする場合は、 「PullDown」で指定する。



更新 1 + -	▼ STest1B.stest1b.stest1c.1t3[0][0] •
Data Address[00002D98]
[0][0][0] == 0×00000008	Dec=000000008
[0][0][1] == 0×00000009	Dec=0000000009
[0][1][0] == 0×0000000A	Dec=0000000010
[0][1][1] == 0x0000000B	Dec=0000000011
[1][0][0] == 0x0000000C	Dec=0000000012
[1][0][1] == 0x0000000D	Dec=000000013
[1][1][0] == 0x0000000E	Dec=000000014
[1][1][1] == 0x0000000F	Dec=000000015
[2][0][0] == 0x00000010	Dec=000000016
[2][0][1] == 0x00000011	Dec=000000017
[2][1][0] == 0x00000012	Dec=000000018
[2][1][1] == 0x00000013	Dec=000000019
· 麥更值 · · · · · · · · · · · · · · · · · · ·	

[3-6]

🧰 DEF8K (1)評価/変更		×
─評価変数 更新 + -	STest 1B. stest 1b. stest 1c. It 3 [0] [0]] -
Data Address[00002D	98]	
00002D98:	0000008 0000009 0000000A 0000000B	
00002DA8:	0000000C 000000D 000000E 000000F	
00002DB8:	00000010 00000011 00000012 00000013	
	dump(long) V Hex	4
	表示進数を指	レ 定



- 4. 操作説明(ローカル変数)
 - 4-1) ローカル構造体ポインタ引数「TEST1B *ptest1b」を参照する。

🚾 A-one H-DI	Ebugger &	Flashwriter for Ve	er24.00B A-one	e AH8000 Ver2	4.00(OFF	LINE)		-		×
ファイル(F) データ	9(D) 実行	f(G) ブレーク(B)	割り込み(I)	オプション(0)	ヘルプ(H))				
停止 割込	DI PC OFF	E02FCD 厂 周期	🕅 View CPU	R5F566NN(JT4	G)4.0MAd	vanced 1	120.000×1	書込回数-	TOP	
FFE02FC1	ParTest 1F	3 👻	@ SI	rc C Mix C	Asm p	aratest.	c		見行ステート	数 7
	357 /	//*********	****	***	****	****	****			1
	358 /	グローカル	変数宣言例							- 5
	359 /	/****	***	*	*	****	****			- 1-
	360 v	oid ParTest	1B(TEST1B *pt	est1b)						_
FFE02FC1:	361 {			1						=
	362	TEST1B temp	p;	変数にマ	ウスをポ	イントし	ますと「*(()x2D40) =	== void	
	363	TEST1B temp	p22[2][2];	register l	cal sym	hol noint	er stret }	・変数タイ	プが表	
	364	TEST1B *pter	mp;	示される	,oai 0,j 111	oor point			- 11 - 20	
	365	TEST1B *pter	mp22[2][2];	104000						
	366									<u>_</u>
FFE02FCD:	367	temp	= #ptestlb;							
FFE02FE0:	368	temp22[0][0]	= (0x2D40)	void regi	ster local	symbol pr	inter struct			
FFE02FF4:	369	temp22[0][1]	= (0,20+0)	volu regi	ster local.	symbol pe	Anter struct	1		
FFE03008:	370	temp22[1][0]] = *ptest1b;							
FFE0301C:	371	temp22[1][1]] = *ptest1b;							
	372									_
FFE03030:	373	ptemp	= &temp							
FFE03035:	374	ptemp22[0][(0] = &temp							
FFE0303C:	375	ptemp22[0][1	1] = &temp							_
FFE03043:	376	ptemp22[1][[0] = &temp							_
FFE0304A:	377	ptemp22[1][1] = &temp							
FFE03051:	378 }	//					hadaadaada			
	3/9 /	/*******	*****		, , , , , , , , , , , , , , , , , , ,	****	KKKKK			
	380 V	old Parlest	IG(IESIIG *pt	estig)						
FFE03058:	381 1	TESTIC Laura								
	202	TESTIC temp	, 0[0].							
	200	TESTIC temp	2 [2],							- 1
	225	TESTIC Koter	20[2][0],							- 1
BP1 0FFE006	7B #260:	StructRX66 💌 🕅	MO 💌	<u> </u>	BP2 000	000000		-	CLR 💌	
000000	RAM		▼ ×Ŧ	リダンプ 👱	char		▼ 16進		周期 🕽	「行回
00000000:RA	im:	FF FF FF	FF FF FF FF	FF FF FF FF	FF FF FI	F FF FF				- 4
00000010:		FF FF FF	FF FF FF FF	FF FF FF FF	FF FF FF	F FF FF				-
00000020:		FF FF FF	FF FF FF FF	++ ++ ++ ++	FF FF FF					- 1
h0000030:	1	FF FF FF	· FF FF FF FF	FF FF FF FF	FF FF FI	F FF FF				12
Go Brea	ak RstMo	on Reset I	Win Reg	: Watch	Sym	Trace	Step	CTrac	CSter	3
Ir									1	
tart				I	nfo	Log		Es	C	stop



4-2)マウスをポイントした状態で右クリック後、評価/変更(1)~(4)を選択します

- 11 -	A-one H	-DEbugger	& Flashv	writer for Ve	er24.00B	A-one AH8000	Ver24.00(O)	FF LINE)		—		×
ファ	イル(F) ラ	データ(D) 第	氡行(G)	ブレーク(B)	割り込	み(I) オプション(0) ヘルプ	(H)				
停	正 害	예込 DI PC (OFFE02FC	D 🗆 周期	🔲 Viev	CPU <mark>R5F566NN</mark>	(JTAG)4.0W	Advanced	120.000×1	書込回数	TOP	
OFF	E02FC1	- ParTes	:t1B	-	1	🖲 Src 🔿 Mi	x 🔿 Asm	paratest	.c	-	実行ステートĕ	波 高
Í		357	//****	****	-, kkkkkkk	****	***	***	***			±1
		358	11	ローカル	変数宣	言例						
		359	//****	PostToot 1	 D / TE OT	kakakakakakakakakakakakakakakakakakaka	****	***	****			_
	FFE02FC1:	360	∜010 {	rariest	D(IESI	ID *P(estiD)						-
		362	TE	STIB temp	;							-
		363	TE	STIB temp	22 [2] [2	2];						
		364	TE	ST1B *pter	np;	[0].						_
		365	1E	SIIB *pter	np22[2]	[4];						-
	FFE02FCD:	367	te	mp	=							
	FFE02FE0:	368	te	mp22[0][0]	-	評価/変更(E)		2	> (1)			
•	FFE02FF4:	369	te	mp22[0][1]	-	カーソルの位置	にPCを設定	(P)	(2)			
	FFE03008: FFE0301C:	370	te	mp22[1][0] mp22[1][1]		逆アセンブラ表	示(A)		(3)			-
		372		mp22[1][1]		トレースシミュレ	ーション表示	(T)	(4)	ł		-
	FFE03030:	373	pt	emp	-	会共ご空の追い	時,復元(P)					-
•	FFE03035:	374	pt	emp22[0][0	1 =	主りノ志の返	et 1,2,7,5(R)					
•	FFE0303C:	375	pt	emp22[0][1 emp22[1][0		CView表示(C)					-
	FFE03043:	370	pt	emp22[1][1] emp22[1][1][1]		タンフ表示(D)						-
	FFE03051:	378	1		-	ウォッチ表示(V	V)					
		379	//****	***	kekekeke kereke kere Kereke kereke k	テキストエディタ	起動(X)		łołoż			
		380	void	ParTesti	IG(T	Make定行(7)						-
1	FFE03003.	382	TE	STIG temp:		Make (2)						-
		383	TE	STIG temp2	2[2]	検索(F)						-
		384	TE	STIG temp2	23 [2	スタック解析(S)					
6		225	TF	+ DVCC _	0	検索&スタック	'窓(O)			_		<u> </u>
	BET DELE	0007D #2	00.Struc			Vエハ コピ_/M	\ \			<u> </u>		
000	00000	RAM			_	>E//JC-(W			16進		周期 実	行回對
	000000000:	RAM:		FF FF FF	FF FF	FF FF FF FF F	F FF FF FF	FF FF FF				ź
	00000010.			FF FF FF	FF FF	FF FF FF FF FF F	F FF FF FF	FF FF FF				- 📫
	00000030:			FF FF FF	FF FF	FF FF FF FF F	F FF FF FF	FF FF FF				Ŧ
	Go Br	eak Rst	Mon R	eset I	lin [Reg Wat	ch Sym	Irac	e Step	CTrac	CStep	
_										1	1.2240	
l	1-											Ŷ
St	art						Info	Log		E	sc S	top



4-3)評価/変更窓の操作説明

[3-1]

DEF8k	(1)評価/変更 ×
更新 1	+ - ▼ *ptest1b ▼
Data Ado	tress[00002D44]
dt1	== 0x01 Dec=001 '.'
stest1b :	=_void member struct
dt5	== Xx000D Dec=00013
dt6	== 0x0000000E Dec=000000014
dt7	== 0x00000000000000F Dec=0000000000000000015
	構造体メンバで参照する場合は、 「variable」を指定する。
-変更値	variable v
ネストして	「いるメンバを参照する場合は、「ダブルクリック」する。

[3-2]





[3-3]

🚾 DEF8K (1)評	価/変更	×
─評価変数 	- (*ptest1b).stest1b.stest1c	•
Data Address	[00002D55]	
ct1	== 0x04 Dec=004 '.'	
ct2 [0][0]	== 0x05 Dec=005 '.'	
6f3 [0][0][0]	∧ ⁼⁼ 0×06 Dec=006	
It1	= 0×00000006 Dec=000000006	
It2 [0] [0]	== 0x00000007 Dec=000000007	
It3 [0] [0] [0]	== 0x00000008 Dec=000000008	
TIt1	== 0x000000000000000 Dec=000000000000	0000008
11t2 [0][0]	== 0x000000000000000 Dec=000000000000	0000009
11t3 [0][0][0]	== 0x0000000000000A Dec=00000000000	0000010
変更値		
/		
ネストしている	メンバを参照する場合は、「ダブルクリック」	する。

[3-4]

🚾 DEF8K (1)評価/変更		>	<
─評価変数 _更新 <u>1 + - ▼ (*</u>	ptest1b).s	test1b.stest1c.ct3[0][0][0]	-
Data Address[00002055]	·····,···,		•••••
[0][0][1] == 0x07 Dec=007		3次元配列の表示	
[0][1][0] == 0x08 Dec=008 [0][1][1] == 0x09 Dec=009			
[1][0][0] == 0x0A Dec=010 [1][0][1] == 0x0B Dec=011	·.· ·.·		-
[1][1][0] == 0x0C Dec=012 [1][1][1] == 0x0D Dec=013	· · · · ·		_
[2][0][0] == 0x0E Dec=014 [2][0][1] == 0x0E Dec=015	· · ·		_
[2] [1] [0] == 0x10 Dec=016 [2] [1] [1] == 0x11 Dec=017			_
	•		
		variable	-
		ダンプ表示に切り替えする場合は ここの「PullDown」で指定する。	



更新 1 + -	•	(*ptest1b).s	test1b.stest1	c.ct3[0][0][0]] -
Data Address[000	002D55]				
80×0 == [0][0][0]	Dec=006	·.'			
[0][0][1] == 0×07	Dec=007	1.2			
[0][1][0] == 0×08	Dec=008	· · ·			
[0][1][1] == 0×09	Dec=009	1.1			
[1][0][0] == 0×0A	Dec=010	1.1			
[1][0][1] == 0×0B	Dec=011	1.1			
[1][1][0] == 0×0C	Dec=012	· · ·			
[1][1][1] == 0x0D	Dec=013	1.1			
[2][0][0] == 0×0E	Dec=014				
[2][0][1] == 0×0F	Dec=015	1.2			
[2][1][0] == 0×10	Dec=016	1.1			
[2][1][1] == 0×11	Dec=017	1.1			
変更值					
52,718					1

[3-6]

🧰 DEF8K (1)評価/変更								×
─評価変数 _更新	(*ptest1b)).stest1b.	stest1c.a	ct3[0]	[0] [0]			•
-Data Address[00002D55]-								
00002D55:	6 07 08 09	0A 0B 0C	OD OE OF	10 11	00 00 00	06		
「byte」タイプのダンプ表示]							
変更值								
					dum	o(byte	e) 🔻 Hex	< 7
<u>P</u>								A
								-5
						Ę	表示進数を指	定
						I	HEX::16 進数	:
						1	DEC::10 進数	



(存止 割込 DIPOCHFE03035 周期月 「View CPU RF5568NW(JTAC)4.0# Advanced 120.000x1 書込回数> TOP) FFE02FC1 ● Partest18 ● Src C Mix C Asm Paratest.c ● □ 東行以一次数 357 //***********************************	ファイル(F)	データ(D) 事	尾行(G) ブレーク(B) 割り込み(I) オブション(O) ヘルプ(H)
DFFE02FCI ■ ParTest18 ▼ ● Src C Mix C Asm paratest.c ▼ □ □ ¬ D_VZ\$b22 min 353 // ***********************************	停止	割込 DIPC(JFFE03035 [周期 [View CPU R5F566NN(JTAG)4.0WAdvanced 120.000×1 書込回数 TOP
357 //***********************************	FFE02FC1	+ ParTes	t1B 🔽 @ Src C Mix C Asm paratest.c 🔽 🗆 実行新小数 膚
358 // ローカル支数立言例 353 //***********************************		357	//*************
359 //***********************************		358	// ローカル変数宣言例
380 void Parlest18(TEST18 *ptest1b) * FE02FC1: 361 383 TEST18 temp: 384 TEST18 temp2[2][2]: 384 TEST18 #ptemp2[2][2]: 386 TEST18 #ptemp2[2][2]: 386 TEST18 #ptemp2[2][2]: 386 TEST18 #ptemp2[2][2]: 386 TEST18 #ptemp2[2][2]: *FE02FC0: 386 *FE02FC1: 388 *FE03001: 370 *FE03010: 371 *FE030301: 373 *FE030301: 374 *FE030301: 375 *FE030301: 376 *FE030301: 376 *FE03031: 376 *FE03032: 376 *FE030331: 376 *FE03042: 376 *FE030331: 376 *FE03042: 376 *FE03043: 377 *FE03043: 376 *FE030301: 378 *Starting temp2[1][1] = &temp: *FE030301: 378 *Starting temp2[1][1] = &temp: *Starting tem		359	//*************************************
PFE02FC1: 361 1 SE2 TESTIB temp: SE3 TESTIB temp2[2][2]; SE4 TESTIB temp2[2][2]; SE5 TESTIB *ptemp2[2][2]; SE5 TESTIB *ptemp22[2][2]; SE5 FE02FE0: 368 temp22[0][0] = *pt SE5 TESTIB *ptemp22[0][0] = *stemp; FE03030: 373 ptemp = *ttemp; FE03030: 374 ptemp22[0][0] = *temp; FE03030: 375 ptemp[0] == 0x00001878 Dec=0000006264 FE03030: 376 ptemp2[0][0] = *temp; FE03044: 377 ptemp2[1][1] = *temp; FE03051: 378 } SE5 TESTIG temp2 SE5 TESTIG temp2[2]: SE5 TESTIG temp3[2]: SE5 TESTIG temp2[2]: SE5 TES	FFF00F01	360	void Parlest1B(TEST1B *ptest1b)
362 TESTIB temp2[2][2]; 364 TESTIB #ptemp2[2][2]; 365 TESTIB #ptemp2[2][2]; 366 TESTIB #ptemp2[2][2]; 367 temp2 [1]0] = #pt 57E02FD1: 368 588 temp2[0][0] = #pt 57E02FD2: 368 57E03003: 370 57E03003: 371 57E03031: 374 57E03032: 374 57E03033: 374 57E03033: 374 57E03031: 374 57E03032: 375 57E03033: 374 57E03043: 376 57E030343: 376 57E03043: 377 57E03051: 378 6 FES10 temp2[2]; 383 TESTIG temp2[2]; 384 TESTIG temp2[2]; 383 TESTIG temp2[2]; 384 TESTIG temp23[2][3];	• FFEUZFUT	361	TESTIR tonet
0000 10010 <		363	TESTIB temp?2[2][2].
385 TESTIB *ptemp2[2][2]; 386 Status FFE02FE0: 387 temp2[10][0] = *pt gggL: Set temp2[10][0] = *pt Set set Set temp2[10][0] = *pt Set set Set set Set set Set temp2[10][0] = *pt Set set Set set </td <td></td> <td>364</td> <td>TESTIB #otemo:</td>		364	TESTIB #otemo:
386 1000 100000000000000000000000000000000		365	TEST1B *ptemp22[2][2]:
FFE02FE0: 887 temp = *pt FFE02FE0: 887 temp22[0][0] = *pt FFE02FE0: 888 temp22[0][0] = *pt FFE03010: 370 temp22[1][0] = *pt FFE03010: 371 temp22[1][1] = *pt FFE03010: 374 ptemp22[1][1] = *pt FFE03030: 375 ptemp22[0][0] = &temp: FFE03030: 374 ptemp22[0][0] = &temp: FFE03030: 375 ptemp22[0][0] = &temp: FFE03030: 376 ptemp22[0][0] = &temp: FFE03030: 377 ptemp22[1][1] = &temp: FFE03041: 378 ptemp22[1][1] = &temp: FFE03041: 378 ptemp22[1][1] = &temp: FFE03051: 378 } FFE03051: 378 } FFE03059: 381 { 383 TESTIG temp: 383 TESTIG temp2[2]; 384 TESTIG temp2[2]; 384 TESTIG temp2[2]; 384 TESTIG temp2[2]; 384 TESTIG temp2[2]] 595 TECTIF & dama CD000000 CRAM: FF		366	
<pre> • FFE02FE0: 368 temp22[0][0] = *pt FFE03008: 370 temp22[1][0] = *pt FFE0301C: 371 temp22[1][1] = *pt FFE0301C: 371 temp22[1][1] = *pt FFE03030: 373 ptemp = &temp FFE03030: 373 ptemp = &temp FFE03030: 374 ptemp22[0][0] = &temp FFE03030: 376 ptemp[0] == 0x00001878 Dec=0000006264 FFE03044: 377 ptemp22[1][1] = &temp FFE03051: 378 } Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep </pre>	FFE02FCD	: 367	temp = *pt
FFE02FF4: 369 temp22[0][1] = *pt AFE03008: 0x00001878 Dec=00000006274」と格納されたアドレス値を表示される。 FFE0301C: 371 temp22[1][1] = *pt AffE03030: 373 ptemp? FFE03030: 373 ptemp? = &temp? FFE03030: 373 ptemp? = &temp? FFE03030: 374 ptemp? = &temp? FFE03043: 376 ptemp? = &temp? FFE03044: 377 ptemp22[1][1] = &temp:	 FFE02FE0 	: 368	temp22[0][0] = *pt 変数にマウスをポイントしますと「ptemp ==
FE03008: 370 temp22[1][0] = *pt FE0301C: 371 temp22[1][1] = *pt 372 FE03030: 373 ptemp = &temp FE03030: 374 ptemp22[0][0] = &temp FE03030: 375 ptemp[0] == 0x00001878 Dec=0000006264 FE03044: 376 ptemp[0] == 0x00001878 Dec=0000006264 FE03044: 377 ptemp22[1][1] = &temp FE03051: 378 } FE03051: 378 } FE03051: 378 } FE03053: 381 { 382 TESTIG temp; 383 TESTIG temp2[2]; 384 TESTIG temp23[2][3]; 005 TESTIG temp23[3]; 005 T	FFE02FF4	: 369	temp22[0][1] = *pt 0x00001878 Dec=00000006274」と格納されたアドレ
<pre> • FFE0301C: 371 temp22[1][1] = *pt *********************************</pre>	 FFE03008 	: 370	temp22[1][0] = *ptス値を表示される
372 > FFE03030: 373 ptemp = = 0temp: > FFE03035: 374 ptemp22[0][0] = 0temp; > FFE03035: 374 ptemp22[0][0] = 0temp; > FFE03043: 376 ptemp[0] == 0x00001878 Dec=0000006264 > FFE03044: 377 ptemp22[1][1] = 0temp; > FFE03051: 378 } 380 void ParTestIG(TESTIG *ptest1g) > FFE03059: 381 { 383 TESTIG temp; 383 384 TESTIG temp23[2][3]; > 90000000 ▼RAM ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓ ✓	 FFE0301C 	: 371	temp22[1][1] = *pt
FE03030: 373 ptemp = & &temp: FE03035: 374 ptemp2[0][0] = &temp: FE03035: 375 ptemp[0] == 0x00001878 Dec=0000006264 FE03044: 377 ptemp22[1][1] = &temp FE03051: 378 } FF03051: 378 } FF03051: 378 } FF03053: 381 {		372	
FFE03035: 374 ptemp22[0][0] = wtemp: FFE03043: 375 ptemp[0] == 0x00001878 Dec=000006264 FFE03044: 377 ptemp22[1][1] = &temp FFE03044: 377 ptemp22[1][1] = &temp FFE03051: 378 } 379 //***********************************	→ FFE03030	: 373	ptemp = &temp
FE03030.: 373 Ptemp[0] == 0x00001878 Dec=0000006264 FE03043: 376 ptemp[0] == 0x00001878 Dec=0000006264 FE03051: 378 } S79 //***********************************	 FFE03035 FFE03035 	3/4	ptemp22[0][0] = αtemp;
FFE03044: 377 ptemp22[1][1] = &temp FFE03051: 378 } 379 //###################################	 FFE03030 FFE03042 	. 070	ptemp [0] == 0x00001878 Dec=0000006264
FE03051: 378 S79 //***********************************	 FFE03043 FFE03044 	· 377	ntemp22[1][1] = &temp:
373 //**********************************	 FFE03051 	: 378	}
380 void ParTest1G(TEST1G *ptest1g) FFE03059: 381 { 382 TEST1G temp2[2]; 384 TEST1G temp23[2][3]; 905 TEST10 *mtame* BP1 0FFE03030 #373:paratest.c MO ✓ ✓ 0000000 #AM ✓ ✓ 0000000: RAM ✓ ✓ 0000000: RAM: FF		379	//*************************************
 FFE03059: 381 {		380	void ParTest1G(TEST1G *ptest1g)
382 TESTIG temp; 383 TESTIG temp2[2]; 384 TESTIG temp23[2][3]; 205 TESTIG temp23[2][3]; 205 TESTIG temp23[2][3]; 206 TESTIG temp23[2][3]; 207 TESTIG temp23[2][3]; 208 TESTIG temp23[2][3]; 208 TESTIG temp23[2][3]; 208 TESTIG temp23[2][3]; 208 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 200 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 200 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 200 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 209 TESTIG temp23[2][3]; 200 TESTIG temp23[2][3]; 2	FFE03059	: 381	[
383 TESTIG temp2[2]; 384 TESTIG temp23[2][3]; 205 TESTIG temp23[2][3]; 205 TESTIG temp23[2][3]; 206 TESTIG temp23[2][3]; 207 TESTIG temp23[2][3]; 208 TESTIG temp23[2		382	TESTIG temp;
384 TESTIG temp23[2][3]; 905 TESTIG temp23[2][3]; 905 TESTIG temp23[2][3]; 906 TESTIG temp23[2][3]; 907 TESTIG temp23[2][3]; 908 TESTIG temp23[2][3]; 909 TESTIG temp23[2][3]; 90000000 #373:paratest.c.▼MO ● BP1 OD000000 ● RAM ● メモリダンプ ▼ char ● I 6進 ● 周期 実行回 000000010: FF		383	TESTIG temp2[2];
2015 TESTIP Wetcome ● BP1 0FFE03030 #373:paratest.c ▼ M0 ▼ ▼ ● BP2 000000000 ▼ CLR ▼ 0000000 ● RAM ▼ メモリダンプ ▼ char ▼ 16進 ▼ ■ 周期 実行回 00000001 ● FF		384	TEST1G temp23[2][3];
0000000 FAM マメモリダンプ Char 16進 回周期 実行回 0000000:RAM: FF	BP1 OFFE	90F 203030 #3	TESTIC #wisener 73:paratest.c ▼ MO ▼ ▼
000000000: RAM: FF	0000000	RAM	
00000010: FF	00000000	: RAM:	FF
00000020: FF	00000010	:	FF
00000030: FF	00000020	:	FF
Go Break RstMon Reset Win Reg Watch Sym Trace Step CTrac CStep	00000030	:	FF
	Go B	reak Rst	Mon Reset Win Reg Watch Sym Trace Step CTrac CStep

4-4) ローカル構造体ポインタ変数「TEST1B *ptemp」を参照する



IIII A-one H-DE	bugger	& Flashwriter for	Ver24.00B A-one AH8000 Ver24.00() 実用はみみ(I) オゴション(O) AII	(OFF L .プ(山)	INE)	—		×
//////(F) /-/	(U) ¥				1 100 000 1	-#-`1 []]#k	TOD	
19止 割込	DIPCO	FFE03035 Jaj#	A J VIEW CPU ROFOGGNN(JIAG)4.	UNAdv	anced 120.000x1	書込回刻・	TUP	
FFE02FC1	ParTest	1B	▼ ● Src O Mix O As	M pa	aratest.c		実行ステート委	S I
	357	//************	\$	*****	****			<u></u>
	359	//*************	///&_xx_===1/1 @***********************************	kakakaka	***			
	360	void ParTes	st1B(TEST1B *ptest1b)					- 1
 FFE02FC1: 	361	{						
	362	TESTIB te	emp;					_
	363	TESTIB te	emp:					-1
	365	TEST1B *pt	emp22[2][2];					-11
	366							
 FFE02FCD: 	367	temp	= *ptest1b;					
 FFE02FE0: 	368	temp22[0][[0] = *ptest1b;					
• FFEU2FF4:	369	temp22[0][[] = *ptest1b; [] = *ptest1b:					-1
FFE0301C:	371	temp22[1][1] = *ptest1b;					-1
	372							-1
FFE03030:	373	ptemp				1		
FFE03035:	374	ptemp22	評恤/変更(E)	>	(1)			
• FFE0303C:	375	ptemp22	カーソルの位置にPCを設定(P)		(2)	L		-1
FFE03043:	375	ptemp22	逆アセンブラ表示(A)		(3)			-1
FFE03051:	378	}	トレースシミュレーション表示(T)		(4)			- 1
	379	//*******			***			-1
	380	void Par	全サノ窓の退避・復元(R)					
• FFE03059:	381	{	CView表示(C)		L			_
	382	TESTIG	ダンプ表示(D)					-1
	384	TEST1G	ウォッチ表示(W)					-4
	205	TEOTIO						- 1
BP1 0FFE0303	0 #3	73:paratest.c	ナキストエナイグ起動(X)		10000	-	CLR 💌	
0000000	RAM		Make実行(Z)		▼ 16ì		周期実	行回
00000000: RAN	:	FF	検索(F)		FF FF		~	
00000010:		FF I	フクック解析(S)		FF FF			1
00000020:		FF I			FF FF			
60 Breel	Ret	FF I Mon Reset	(史来 Q 人フラフ 芯(U)		FF FF J	GIrac	OSten	1
do [brea	Inst	mon neset	メナイコピー(M)	_	Jace otep	Torrac	oorep	-

4-5)マウスをポイントした状態で右クリック後、評価/変更(1)~(4)を選択します



4-6)評価/変更窓の操作説明

[6-1]



[6-2]





[6-3]

DEF8	K (1)評価/変更	×
-評価変数 更新		▼ (*(ptemp)).stest1b ▼
Data Ad	dress[00001880]	
dt2	== 0×02	Dec=002 '.'
dt3	== 0×0003	Dec=00003
stestic	Ē≡ void member st	ruct
dt4	== 0×0000000B	Dec=0000000011
dt5	== 0×0000000000000000000000000000000000	000C Dec=0000000000000000012
変更値		
		💌 variable 💌 💌
	j ,	
ネストし	ているメンバを参照	除する場合は、「ダブルクリック」する。







更新 1 + -	▼ (*(ptemp)).stest	t1b.stest1c.lt3[0][0]][0]
)ata Address[000018D0]			
[0][0][0] == 0×00000008	Dec=0000000008		_
[0][0][1] == 0×00000009	Dec=0000000009	3次元配列の表示	
[0][1][0] == 0×0000000A	Dec=0000000010		
[0][1][1] == 0×0000000B	Dec=0000000011		
[1][0][0] == 0x0000000C	Dec=0000000012		
[1][0][1] == 0×0000000D	Dec=0000000013		
[1][1][0] == 0x0000000E	Dec=0000000014		
[1][1][1] == 0x0000000F	Dec=0000000015		
[2][0][0] == 0x00000010	Dec=0000000016		
[2][0][1] == 0x00000011	Dec=0000000017		
[2][1][0] == 0×00000012	Dec=0000000018		
[2][1][1] == 0x00000013	Dec=0000000019		
[2][1][1] 0x00000013	Dec-0000000013		

[6-5]

[6-6]

ダンプ表示に切り替えする場合は、 ここの「PullDown」で指定する。

🔤 DEF8K (1)評価/変更		>
更新 1 + -	▼ (*(ptemp)).ste	st1b.stest1c.1t3[0][0][0]
Data Address[000018D0]		
[0][0][0] == 0×00000008	Dec=0000000008	
[0][0][1] == 0x00000009	Dec=0000000009	
[0][1][0] == 0x0000000A	Dec=0000000010	
[0][1][1] == 0x0000000B	Dec=0000000011	
[1][0][0] == 0x0000000C	Dec=0000000012	
[1][0][1] == 0×0000000D	Dec=0000000013	
[1][1][0] == 0x0000000E	Dec=0000000014	
[1][1][1] == 0x0000000F	Dec=0000000015	
[2][0][0] == 0x00000010	Dec=0000000016	
[2][0][1] == 0x00000011	Dec=0000000017	
[2][1][0] == 0x00000012	Dec=0000000018	
[2][1][1] == 0x00000013	Dec=0000000019	
変更値		
and the line		▼ variable ▼
		variable
ダンプ表示のメモ	リタイプを指定すろ	dump(byte)
/ · · ·	> > 1 > C1EVC) . 20	dump(snort) dump(long)
		dump(int64)



[6-7]

🔤 DEF8K (1)評価/変更	×	
-評価変数 	▼ (*(ptemp)).stest1b.stest1c.It3[0][0] ▼	
Data Address[00001	8D0]	
000018D0:	20000008 0000009 0000000A 0000000B	
000018E0:	0000000C 000000D 0000000E 0000000F	
000018F0:	00000010 00000011 00000012 00000013	
「long」タイプのダンプ表示 -変更値		
	<u> </u>	
	表示進数を指定 HEX::16 進数 DEC::10 進数	



5. 注意事項

- ・本文書の著作権は、エーワン(株)が保有します。
- ・本文書を無断での転載は一切禁止します。
- ・本文書に記載されている内容についての質問やサポートはお受けすることが出来ません。
- ・本文章に関して、ルネサス エレクトロニクス社への問い合わせは御遠慮願います。
- ・本文書の内容に従い、使用した結果、損害が発生しても、弊社では一切の責任は負わないものとします。
- ・本文書の内容に関して、万全を期して作成しましたが、ご不審な点、誤りなどの点がありましたら弊社までご連絡くだされば幸いです。
- ・本文書の内容は、予告なしに変更されることがあります。

〒486-0852 愛知県春日井市下市場町 6-9-20 エーワン株式会社 https://www.aone.co.jp

