

【H-debugger 対応】
TOPPERS/OSEK カーネル
アプリケーションノート

SH-2Eシリーズ (BOOT-UBC)
SH7058F ルネサスC [Hew]版

2008/10/14

Rev 1.20 (2008/10/14)

TOPPERS/OSEK Kernel

Toyohashi Open Platform for Embedded Real-Time Systems/
OSEK Kernel

Copyright (C) 2000-2003 by Embedded and Real-Time Systems Laboratory

Toyohashi Univ. of Technology, JAPAN

Copyright (C) 2004 by Embedded and Real-Time Systems Laboratory

Graduate School of Information Science, Nagoya Univ., JAPAN

Copyright (C) 2004-2006 by Witz Corporation, JAPAN

Copyright (C) 2008 by A-one Corporation, JAPAN

上記著作権者は、以下の (1)~(4) の条件が、Free Software Foundation によって公表されている GNU General Public License の Version 2 に記述されている条件を満たす場合に限り、本ソフトウェア（本ソフトウェアを改変したものを含む、以下同じ）を使用・複製・改変・再配布（以下、利用と呼ぶ）することを無償で許諾する。

- (1) 本ソフトウェアをソースコードの形で利用する場合には、上記の著作権表示、この利用条件および下記の無保証規定が、そのままの形でソースコード中に含まれていること。
- (2) 本ソフトウェアを、ライブラリ形式など、他のソフトウェア開発に使用できる形で再配布する場合には、再配布に伴うドキュメント（利用者マニュアルなど）に、上記の著作権表示、この利用条件および下記の無保証規定を掲載すること。
- (3) 本ソフトウェアを、機器に組み込むなど、他のソフトウェア開発に使用できない形で再配布する場合には、次のいずれかの条件を満たすこと。
 - (a) 再配布に伴うドキュメント（利用者マニュアルなど）に、上記の著作権表示、この利用条件および下記の無保証規定を掲載すること。
 - (b) 再配布の形態を、別に定める方法によって、TOPPERS プロジェクトに報告すること。
- (4) 本ソフトウェアの利用により直接的または間接的に生じるいかなる損害からも、上記著作権者および TOPPERS プロジェクトを免責すること。

本ソフトウェアは、無保証で提供されているものである。上記著作権者および TOPPERS プロジェクトは、本ソフトウェアに関して、その適用可能性も含めて、いかなる保証も行わない。また、本ソフトウェアの利用により直接的または間接的に生じたいかなる損害に関しても、その責任を負わない。

目 次

第 1 章 概要.....	5
1 - 1 . はじめに.....	5
1 - 2 . 関連文書.....	5
1 - 3 . 開発環境.....	5
1 - 4 . 製品梱包内容.....	5
1 - 5 . サポート.....	5
第 2 章 TOPPERS/OSEK カーネルの開発階層.....	6
第 3 章 サンプルアプリケーションの概要(SH7058).....	7
3 - 1 . サンプルアプリケーションの構成.....	7
3 - 2 . 動作フロー (ゼネラル).....	8
3 - 3 . H-debugger 対応に必要なポーティング.....	13
3 - 4 . H-debugger でのプロファイル表示(DEF 7.00B 以上).....	15
第 4 章 ハード構成およびシステム構成.....	16
4 - 1 . ハード構成.....	16
4 - 2 . システム構成.....	18
4 - 2 - 1 . SH7058 のプログラムメモリ MAP.....	18
4 - 2 - 2 . プログラムサイズの詳細 MAP.....	18
4 - 2 - 3 . CPU 基板(HSB7058F)の I/O マップ表.....	19
第 5 章 サンプルアプリケーションの準備と動作確認.....	21
5 - 1 . Hew での準備 (ルネサス製).....	21
5 - 2 . H-debugger(DEF.exe)での準備 (Aone 製).....	24
5 - 3 . サンプルアプリケーションを走らせる前の準備.....	28
5 - 4 . サンプルアプリケーションを走らせます。.....	29
第 6 章 新規プロジェクトを追加する場合の手順例.....	31

6 - 1 . プロジェクトタイプの作成.....	31
6 - 2 . 新規プロジェクトを登録します。	33
第7章 備考.....	40
7 - 1 . おわりに.....	40

第1章 概要

1 - 1 . はじめに

本アプリケーションノートは、TOPPERS/OSEK カーネルをもとに「H-debugger」と「SH7058」用にポーティングしたサンプルソフトです。

サンプルソフトの他アプリケーションへの利用 / 変更に関する制限は一切ありませんので自由にお使い下さい。ただし、このサンプルソフトの不具合により発生した損害に対する責任、及び、修正の義務は負いません。また、このサンプルソフトに関する質問の回答義務も負いませんが、メールでのお問い合わせに関しては、弊社責任の範囲内でしたら出来るだけ御答えするように努めます。Mail: cat-i@aone.co.jp

1 - 2 . 関連文書

本アプリケーションは、下記ドキュメントを参考にして作成しました。


- 1) TOPPERS/OSEK カーネル外部仕様書 - - - - - 株式会社ヴィッツ製
- 2) TOPPERS/OSEK カーネル SG 取扱説明書 - - - - - 株式会社ヴィッツ製
- 3) TOPPERS/OSEK カーネルアプリケーションノート - - - - 株式会社ヴィッツ製
- 4) OSEK/VDX Operating System Ver2.2.1 - - - - - OSEK/VDX 仕様
- 5) OSEK/VDX Binding Specification Ver1.4.2 - - - - - OSEK/VDX 仕様
- 6) OSEK/VDX OIL Specification Ver2.5 - - - - - OSEK/VDX 仕様

* OSEK/VDX が公開している仕様書は、<http://www.osek-vdx.org/> よりダウンロードにより入手して下さい。

1 - 3 . 開発環境

- 1) Hew Version 4.04.01.001 - - - - - Renesas 製
 - 2) SuperH RISC engine Standard Toolchain Version 9.2.00 - Renesas 製
- にて作成しましたので各自用意して下さい。

1 - 4 . 製品梱包内容

- 1) サンプルソフト用 CD (本書 PDF ファイルも含む) - - - - 1 枚
-  ・本製品の価格体系は、CD 配布の実費のみになっております。

1 - 5 . サポート

TOPPERS/OSEK に関するサポートが必要な場合は、TOPPERS ホームページの「関連製品」「サポート・サービス」の項をご覧になり、御利用下さい。

<http://www.toppers.jp/> < - - TOPPERS ホームページ

第 2 章 TOPPERS/OSEK カーネルの開発階層

¥toppers_osek		
¥config		// 機種依存階層
¥sh2-renesas-7058		// 開発環境分類
+CPU 依存部		
¥SH7058		// システム依存部
¥include		// インクルードファイル階層
¥kernel		// カーネル共通部階層
¥sample		// サンプル階層(未使用)
¥sg		// システムジェネレータ階層
¥impl_oil		// OIL 記述の実装定義部階層
¥syslib		// システムライブラリ階層
¥sh2-renesas-7058		// 開発環境分類
+CPU 依存部		
¥SH7058		// システム依存部
¥tools		// Hew 管理階層
¥sh2-renesas-7058		// 開発環境分類
+ワークスペース		
¥SH7058		// プロジェクト 1
¥appsrc		// サンプルソース [*.*c]
¥debug		// オブジェクト [*.*abs]
¥Project		// 新規プロジェクト作成用
		// テンプレート

本サンプルソフトは、1本のプロジェクトを用意しています。

- 1) プロジェクト 1 ¥SH7058 実行オブジェクト【SH7058.abs/SH7058.mot】
 本アプリケーションノートのサンプルプロジェクト

青字部分は、TOPPERS/OSEK 正式リリース（オープンソース）になります。その他は弊社で改造および作成をしました。

第3章 サンプルアプリケーションの概要(SH7058)

3 - 1 . サンプルアプリケーションの構成

サンプルアプリケーションは、下記の構成にて作成しました。

1) 5 個のタスク

MainTask -----	各 Task の起動処理
Task1 -----	センサー入力(8点)の状態表示
Task2 -----	PWM1/2/3 の 3点パルス出力
Task3 -----	RS232C による PWM デューティ比変更
HighPriorityTask -----	各タスクのスタックオーバー監視

2) 4 個の割り込み処理

システムタイマー	CMT0	1ms 割り込み	SysTimerInt()
SCI0 受信エラー	ERI0		ErrHwSerialInt()
SCI0 受信	RXI0		RxHwSerialInt()
SCI0 送信終了	TXI0		TxHwSerialInt()

3) 5 個のイベント

MainEvt/T1Evt/T2Evt/T3Evt/THEvt

4) 2 個のアラーム

MainCycArm/SetEvtHArm

5) 2 個のコールバック処理

CallBackArm(TimerCallBack コールバック利用のソフトタイマ)

6) 1 個のウォッチドッグタイマー

WatchDogClear

7) スタートアップフックルーチン

ErrorHook

8) シャットダウンフックルーチン

ShutdownHook

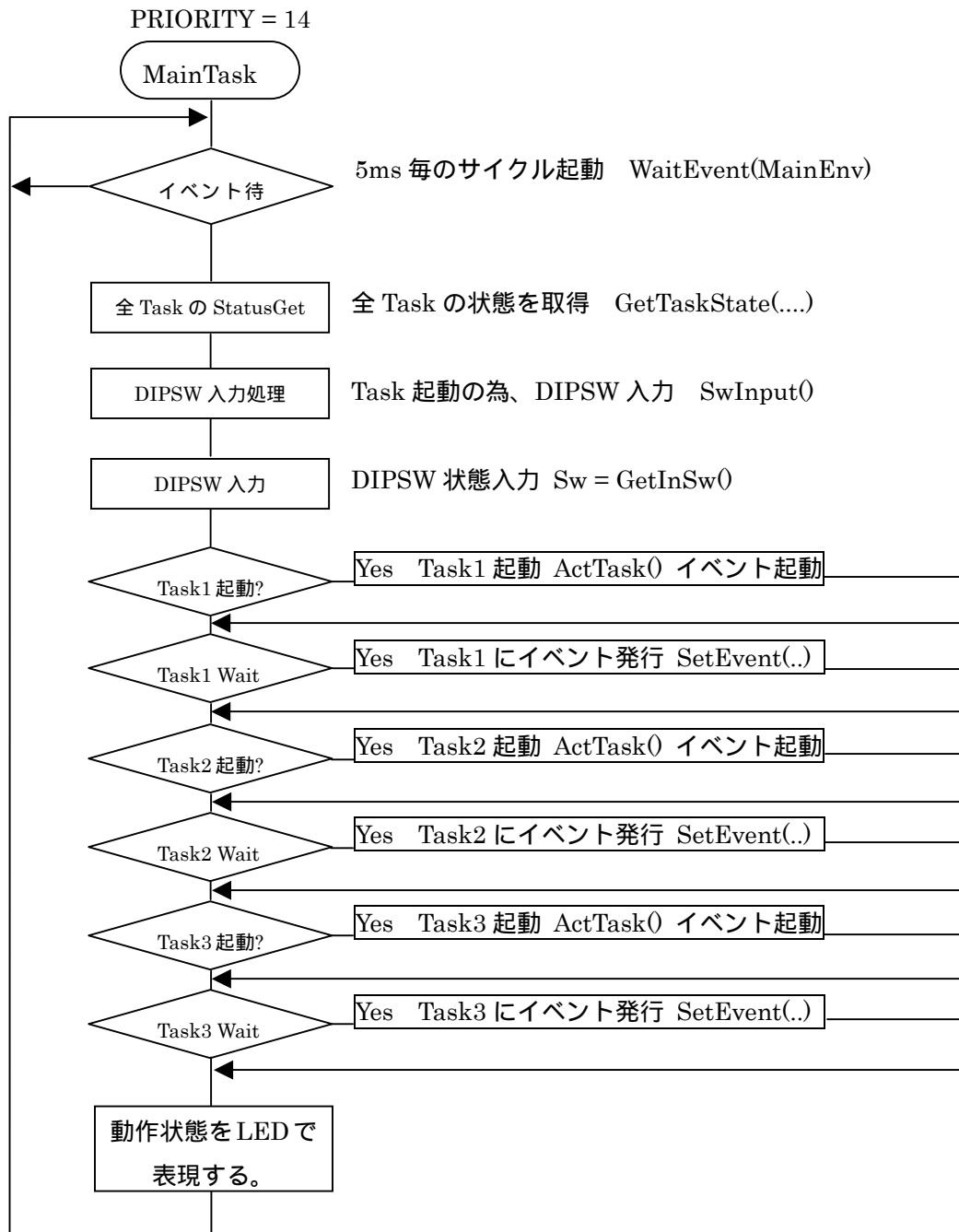
9) プレタスク / エラーフックルーチン

PreTaskHook/ErrorHook

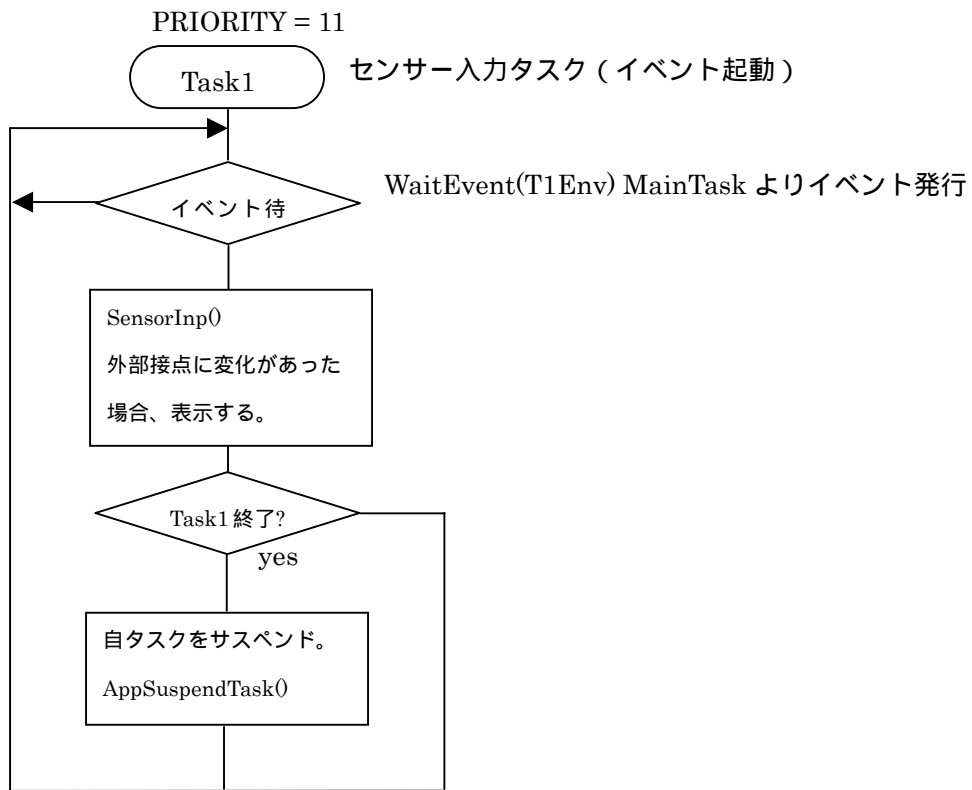
10) 1 個のアプリケーションモード

AppMode1

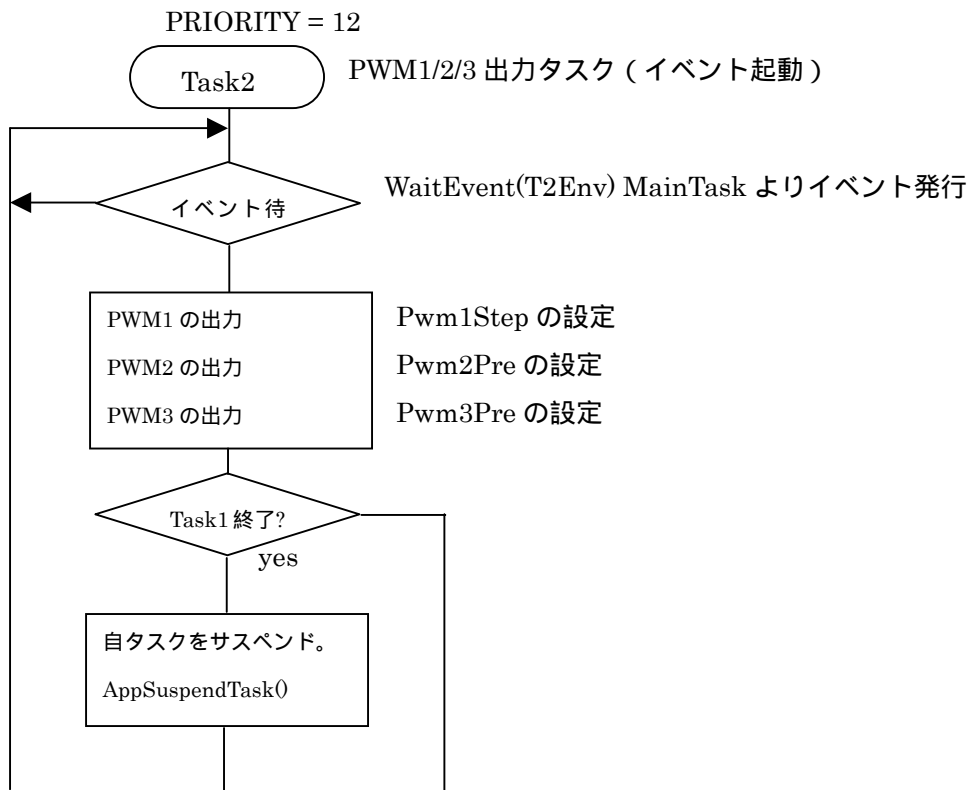
3 - 2 . 動作フロー（ゼネラル）



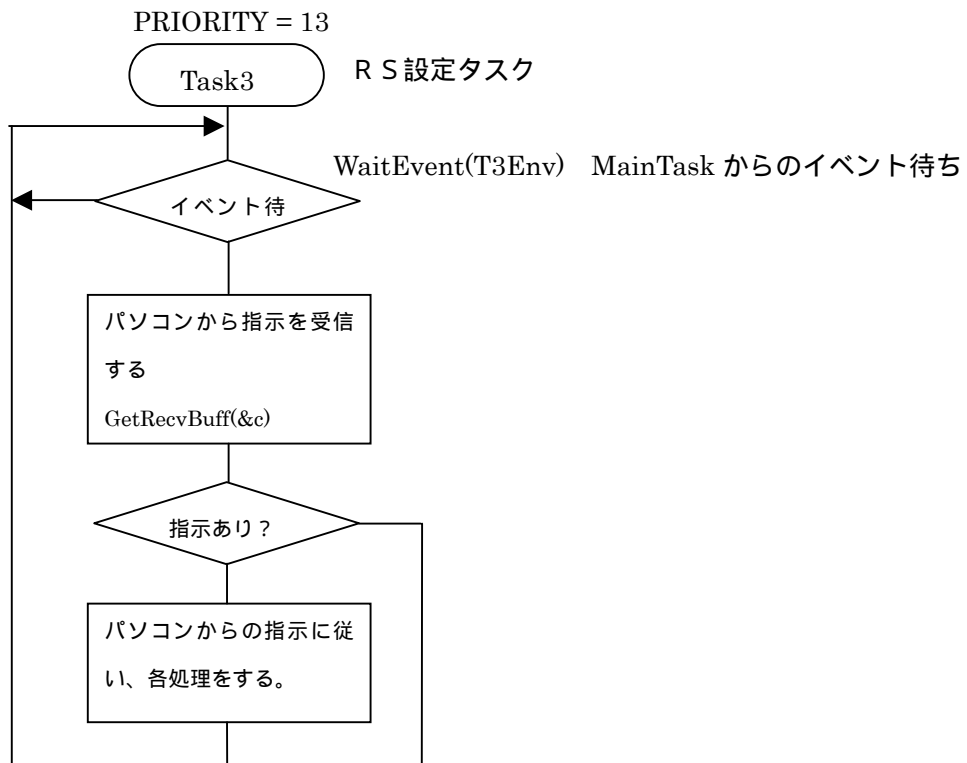
- Task1(センサー入力)の起動条件 - - CPU 基板上的の PushSW1 ON
- Task2(PWM出力)の起動条件 - - - ドライバ基板上的の PushSW が ON
- Task3(R S 設定)の起動条件 - - - - パソコンよりスペース入力



Task1 の終了条件 - - CPU 基板上の PushSW1 が OFF で終了する。

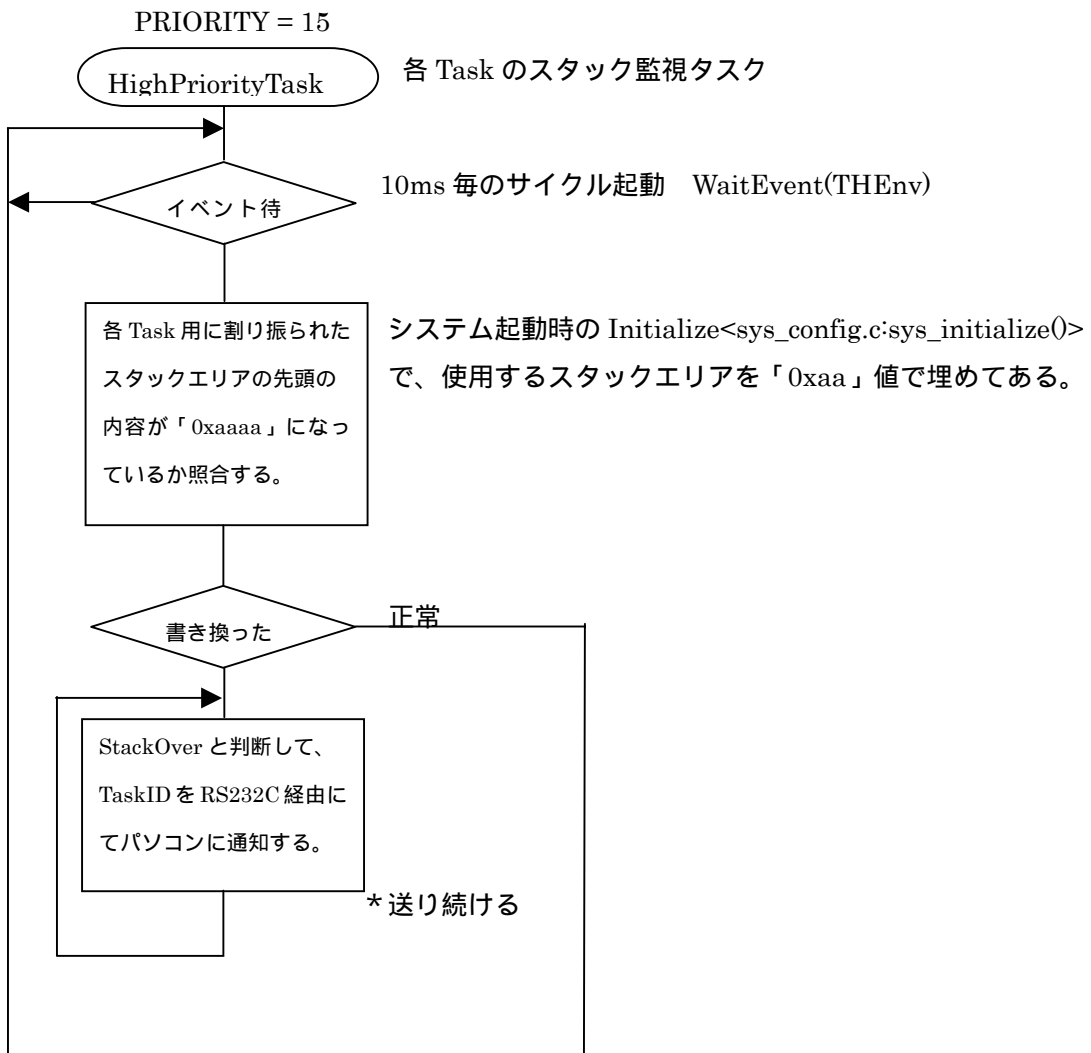


Task2 の終了条件 - - ドライバ基板の PushSW の ON で終了とする。



< パソコンからの指示コード >

'Q'キー	- - - - -	PWM1 センタ+1	(-50 ~ 50)
'W'キー	- - - - -	PWM1 センタ-1	(-50 ~ 50)
'A'キー	- - - - -	PWM2 パーセント+1	(-100 ~ 100)
'S'キー	- - - - -	PWM2 パーセント-1	(-100 ~ 100)
'Z'キー	- - - - -	PWM3 パーセント+1	(-100 ~ 100)
'X'キー	- - - - -	PWM3 パーセント-1	(-100 ~ 100)
Space	- - - - -	メニュー再表示	
'E'キー	- - - - -	Task3 の終了指示	



3 - 3 . H-debugger 対応に必要なポーティング

SH7058 は、BOOT ポート(SCI1)使用による UBC(ユーザブレイクコントローラ)を利用したデバッグモードになります。

UBC を利用するにおいて、UBC の割込みプライオリティを 15 にして、他の割込みプライオリティを 14 以下にする必要があります。

1) ポーティング手続き 1

```

.configsh2-renesas-7058SH7058sys_support.src

SR_Init:          .EQU      H'000000E0
SYSCR2:          .EQU      H'FFFFFF70A
SYSCR2SET:       .EQU      H'3C80          ; CKSEL:1 MSTP3/2/1/0:0

hardware_init_hook:
    sts.l        pr,@r15
    ; SR の初期化
    mov.l        _SR_Init,r0
    ldc          r0,sr
    ; Iφ(x8) Pφ(x2)に設定
    mov.l        _SYSCR2,r0
    mov.l        _SYSCR2SET,r1
    mov.w        r1,@r0
    ; H-debugger 用 リセット遅延の為、20msWait

wait20ms:
    mov          #20,r0

waitrst:
    bsr          _SOFT1MS
    nop
    dt          r0
    bf          waitrst
    lds.l        @r15+,pr
    rts
    nop
    
```

```
;/* SOFT1MS0      1ms ソフトタイマー Non Wait
_SOFT1MS:
    mov.l    r0,@-sp
    mov.l    _T1ms,r0
wait1ms:  dt    r0                ; 1 CLK
    bf      wait1ms            ; 3 CLK
    mov.l    @sp+,r0
    rts
    nop
```

<理由>

HSB7058F(SH7058)の場合、H-debugger からのリセット信号はダイレクトに CPU とつながっていますが、RESET 信号の立ち上がり後、NMI が掛かるまで若干の時間を要します。

BOOT-UBC 仕様でのデバッガ処理は、RESET 立ち上げ後、20ms 毎に最大 20 回まで NMI が認識するまでターゲットに対して割り込を要求します。

その 20ms 分 CPU の走行を停止させる為、上記プログラムのようにソフトタイマーを入れます。なお、「DEF - CPU 設定にて 200ms 遅延回路を使用する」に設定した場合は、RESET 立ち上げしてから、200ms 経過後 NMI 要求を開始します。

3 - 4 . H-debugger でのプロファイル表示(DEF 7.00B 以上)

ターゲット側の RAM を使用して、各 Task のプロファイル表示をします。

1) ポーティング手続き

```
.¥syslib¥sh2-renesas-7058¥sys_timer.h

#define USE_PROFILE
#ifndef USE_PROFILE
    #define PROFILESIZE          512
    #define PROFILEPRETASK      1
#endif
```

「USE_PROFILE」を有効にすると、プロファイル表示が可能になります。不要になった場合は、コメントアウトして下さい。

「PROFILESIZE」は、ターゲット側で確保する RAM のバイト数になります。アプリケーションに応じて調整して下さい。

「USE_PROFILE」を有効にする事により、下記変数が確保されます。

UINT8 _TaskProFile[PROFILESIZE];

UINT8 TaskProFlg;

UINT16 TaskProFileIdx;

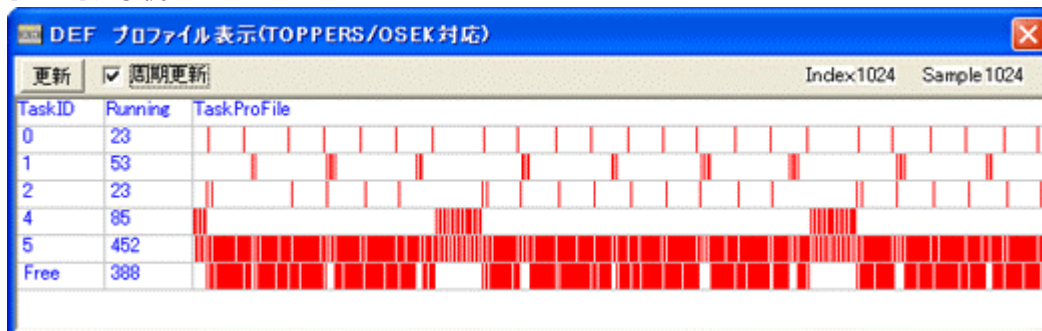
システムタイマー割り込みのタイミングで現 Running 中の TaskID を「_TaskProFile」に順次記憶していきます。(リングバッファ)

サンプリング場所は、「プレタスクフックルーチン」と「ISR(SysTimerInt)」の2箇所です。

プロファイル表示させたい場合は、

DEF メニュー<データ> - <プロファイル表示>をクリックして下さい。

[3-4-1]表示例



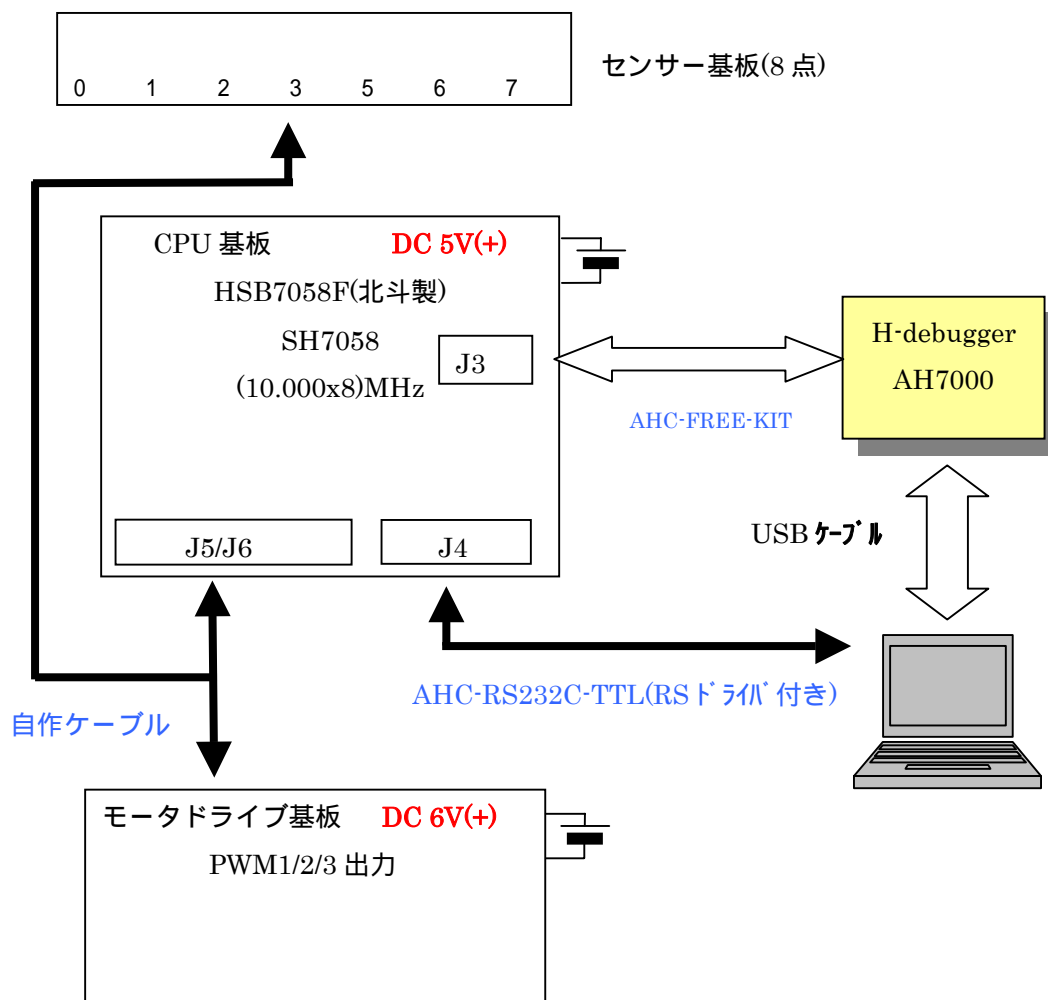
「更新」PBをクリックしますと最新データを表示します。

「周期更新」にチェックしますと、常時最新状態をターゲットからオンザフライ機能により、データを収集し、Task 状態を表示します。

第4章 ハード構成およびシステム構成

4-1. ハード構成

この解説書を進めるにあたり、下記ハード構成の準備をお願いします。

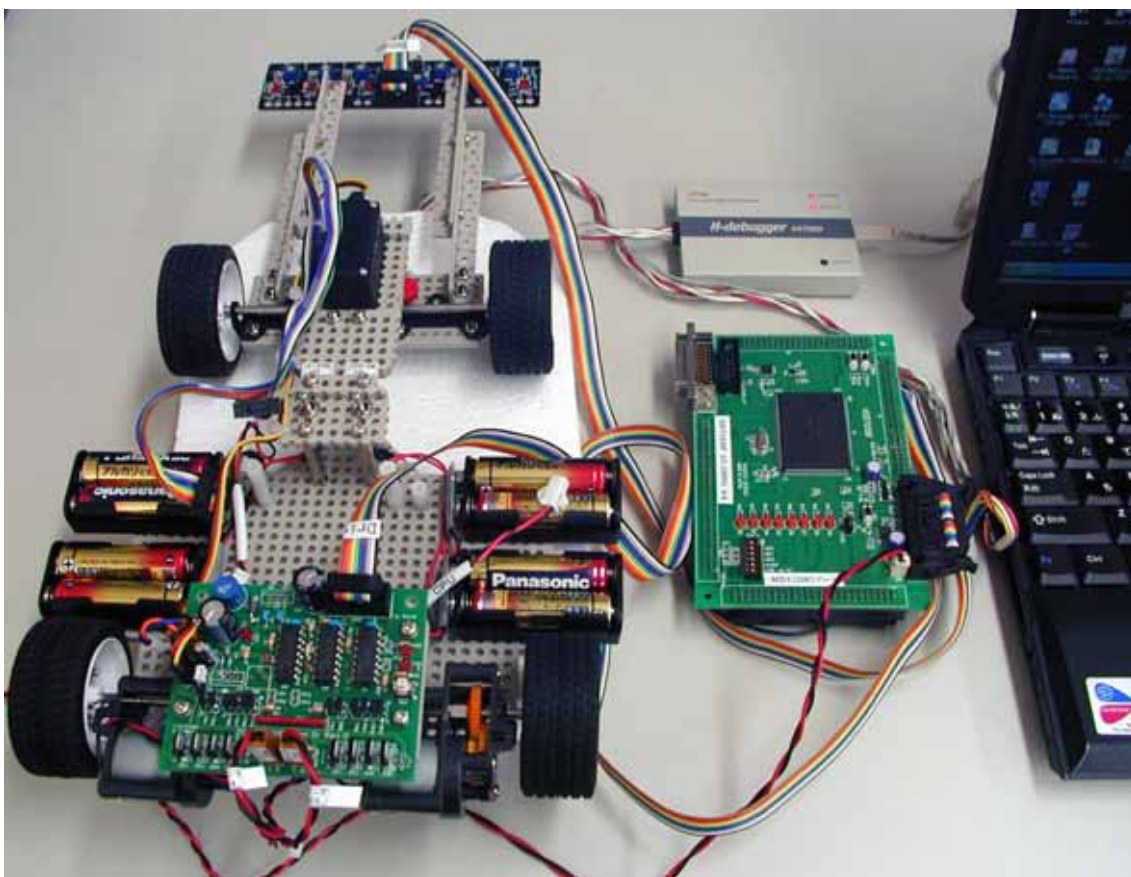


<デバッグに必要なオプションケーブル>

AHC-FREE-KIT	ターゲット側標準ケーブル	1本
AHC-RS232C-TTL	RS232C ドライバー付きケーブル (別売品)	1本
自作ケーブル	信号を振り分けるケーブル	1本

- 1) CPU 基板(HSB7058F)の J6 とセンサー基板をケーブル接続します。
- 2) CPU 基板(HSB7058F)の J5 とモータドライブ基板をケーブル接続します。
- 3) CPU 基板(HSB7058F)の J3 と AH7000 をケーブル(AHC-FREE)で接続します。
- 4) AH7000 とパソコンを USB ケーブルで接続します。
- 5) CPU 基板(HSB7058F)の J4/J5 とパソコンをケーブル(AHC-RS232C-TTL)で接続します。
- 6) CPU 基板(HSB7058F)に電源 (DC +5V)が供給できるように接続します。
- 7) モータドライブ基板に電源 (DC +6V)が供給できるように接続します。

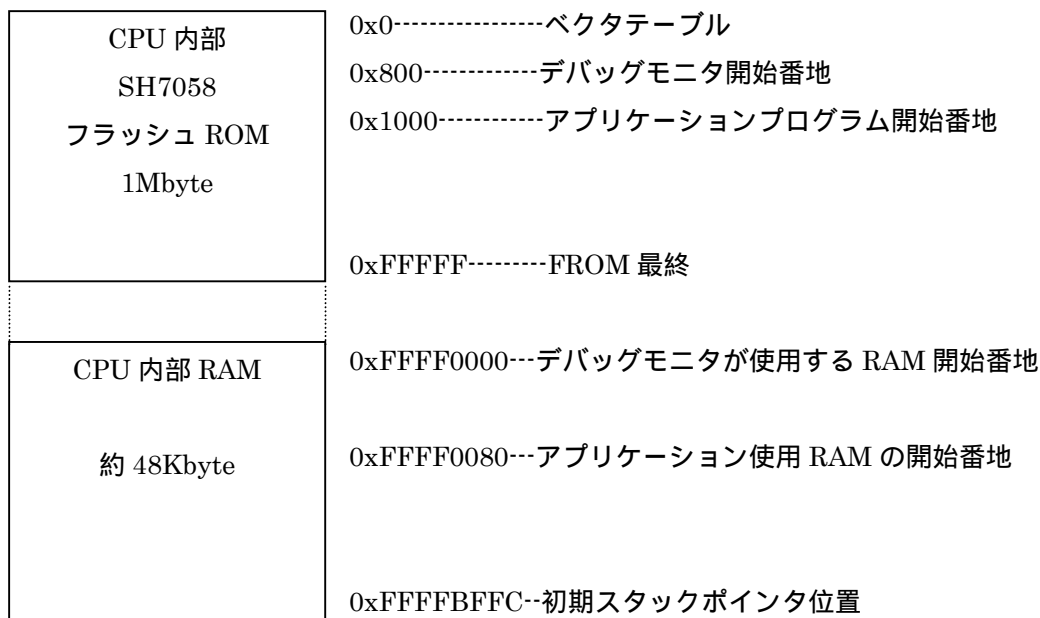
[接続応用例]



4 - 2 . システム構成

サンプルのシステムブロック図およびメモリマップと I/O 表を記述します。

4 - 2 - 1 . SH7058 のプログラムメモリ MAP



<セクション名>

ベクタテーブル----- V

アプリケーションプログラムの開始番地----- P,C,D

アプリケーション使用 RAM の開始番地----- B,R

初期スタックポインタ位置----- S - (スタックサイズ)

4 - 2 - 2 . プログラムサイズの詳細 MAP

開始番地	サイズ	分類
0x800	0x800	デバッグモニタ (ファーム)
0x1000	0xD80	アプリケーション (main....etc)
0x1D80	0x143C	割込みハンドラ、内部 I/O 関係の関数
0x31BC	0x2550	TOPPERS/OSEK カーネル
0x570C	0x917	C ライブラリ、ROM テーブル、 etc
0x6023		最終アドレス

4 - 2 - 3 . CPU 基板(HSB7058F)の I/O マップ表

CPU 基板の PushSW					
	ホ-トシホル CPU 基板			方向	信号名
PCDR	PC4			入力	Push-SW1(0=ON)

センサー関係 センサ基板 J1					
	センサ基板 ピン番号	CPU 基板 ホ-トシホル	CPU 基板 J6 番号	方向	信号名
PKDR	1	PVCC2	48(47)	VCC	+5V
	2	PK7	38(37)	入力	センサ 7
	3	PK6	39(40)	"	センサ 6
	4	PK5	40(39)	"	センサ 5
	5	PK4	41(42)	"	センサ 4(スタートバ)
	6	PK3	42(41)	"	センサ 3
	7	PK2	43(44)	"	センサ 2
	8	PK1	44(43)	"	センサ 1
	9	PK0	45(46)	"	センサ 0
	10	GND	50(49)	GND	GND

(mn)実コネクタ番号 - - コネクタ逆挿しの為、番号に注意！！

モータドライブ関係 ドライブ (DRV)基板 J3					
	DRV 基板 ピン番号	ホ-トシホル CPU 基板	CPU 基板 J5 番号	方向	信号名
PBDR	1	PVCC2	48(47)	VCC	+5V
	2	PB7	30(29)	出力	LED1 0=点灯
	3	PB6	31(32)	"	LED0 0=点灯
	4	TO6A	37(38)	"	PWM1 (サーボ)
	5	TO6B	36(35)	"	PWM2 (右モータ)
	6	PB3	34(33)	"	右モータ方向 0=正
	7	PB4	33(34)	"	左モータ方向 0=正
	8	TO6C	35(36)	"	PWM3 (左モータ)
	9	PB5	32(31)	入力	PushSW 0=ON
	10	GND	50(49)	GND	GND

(mn)実コネクタ番号 - - コネクタ逆挿しの為、番号に注意！！

RS232C 関係 CPU 基板 J5 適用ケーブル AHC-RS232C-TTL					
		CPU 基板 ポ-トシボル	CPU 基板 J5/J4	方向	信号名
		PA15	38(37)-J5	入力	SCI0-RXD
		PA14	39(40)-J5	出力	SCI0-TXD
		GND	49(50)-J4	GND	GND
		PVCC2	47(48)-J4	VCC	+5V

(nn)実コネクタ番号 - - コネクタ逆挿しの為、番号に注意！！

デバッガ関係 CPU 基板 J3 適用ケーブル AHC-FREE-KIT					
	H-debugger シンボル	H-debugger コネクタ番号	基板側	方向	信号名
	SD1	1	J3-17	入力	PC1/RxD1
	GND	2	J3-14	GND	GND
	SD2	3	J3-15	出力	PC0/TxD1
	GND	4	J3-12	GND	GND
	SCK	5	J3-19	入出力	PB14/SCK1
	GND	6	J3-16	GND	GND
	NMI	7	J3-09	入力	/NMI
	VCC	8	J3-20	+5V	VCC
	/RES	9	J3-01	入力	/RES
	FWE	10	J3-03	入力	FWE

第5章 サンプルアプリケーションの準備と動作確認

5 - 1 . Hew での準備 (ルネサス製)

1) TOPPERS のホームページより、OSEK カーネル最新リリースをダウンロードして下さい。

URL: <http://www.toppers.jp/osek-os.html>

2) ダウンロードした「osek_os-x.x.lzh」を、適当なディレクトリに置き解凍して下さい。

3) サンプルアプリケーション用 CD の「.¥toppers_osek_Renesas_7058」の指定ファイルを、OSEK カーネルにコピーします。

<p>< CD 側 ></p> <p>.¥toppers_osek_Renesas_7058¥config¥sh2-renesas-7058 --> .¥toppers_osek¥config</p> <p>.¥toppers_osek_Renesas_7058¥syslib¥sh2-renesas-7058 --> .¥toppers_osek¥syslib</p> <p>.¥toppers_osek_Renesas_7058¥tools¥sh2-renesas-7058 --> .¥toppers_osek¥tools</p>	<p>< DL した OSEK 側 ></p> <p>.¥toppers_osek¥config</p> <p>.¥toppers_osek¥syslib</p> <p>.¥toppers_osek¥tools</p>
---	---

上記ディレクトリ下の全ファイルを、OSEK カーネルにディレクトリごと全コピーして下さい。

4) Hew を起動します。

- Hew Version 4.04.01.001 - - - - - Renesas 製
- SuperH RISC engine Standard Toolchain Version 9.2.00 - - Renesas 製

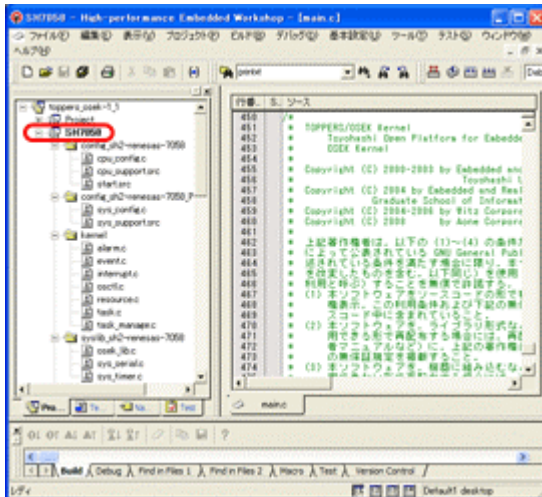
5) Hew メニューの <ファイル> - <ワークスペースを開く> でワークスペースを開きます。

- ".¥toppers_osek¥tools¥sh2-renesas-7058¥sh2-renesas_7058.hws" を指定します。
- ディレクトリ情報が変わりますので、下記ウォーニングが表示されますが、気にせず「はい」を指定して下さい。



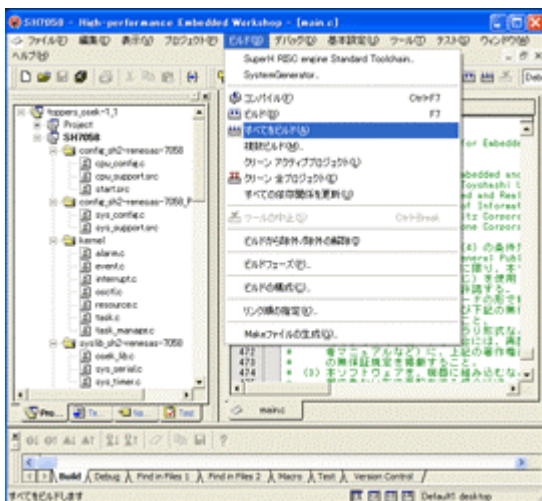
[5-1-1]

- 6) アクティブプロジェクトが「SH7058」になっていることを確認します。SH7058 になっていない場合は、Hew メニューの<プロジェクト> - <アクティブプロジェクトに設定>で「SH7058」を指定して下さい。



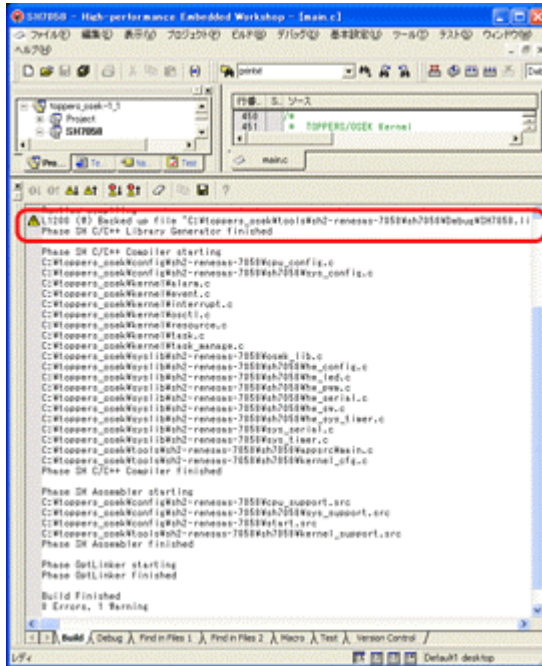
[5-1-2]

- 7) Hew メニューの<ビルド> - <すべてをビルド>をクリックして下さい。



[5-1-3]

8) ウォーニングが表示されますがライブラリの上書きメッセージですので無視して下さい。



[5-1-4]

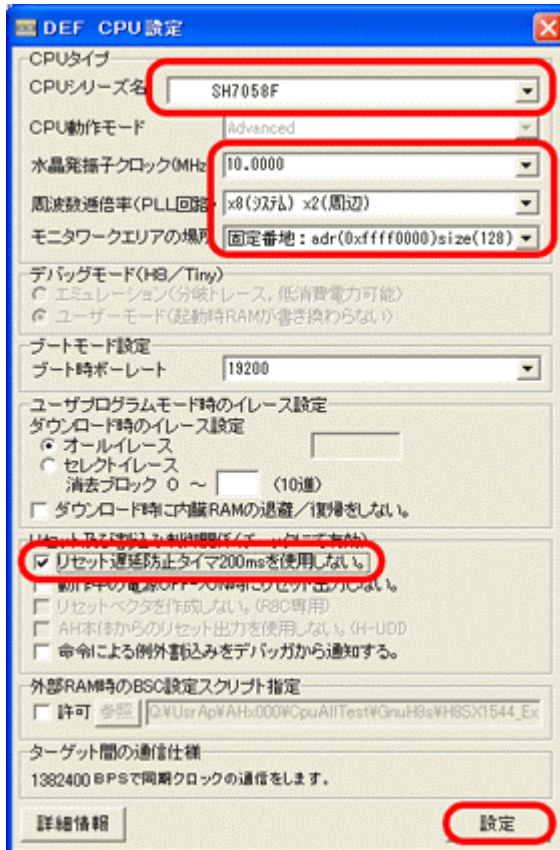
Build Finished

0 Errors, 1 Warning

と表示されます。

5 - 2 . H-debugger(DEF.exe)での準備 (Aone 製)

- 1) H-debugger コントロールソフト「DEF.exe」を起動します。
- 2) DEF メニューの<オプション> - <環境設定>の「本体機種設定」が正しい機種と COM ポートの選択をされているか確認して下さい。
- 3) DEF メニュー<オプション> - <CPU 設定>をクリックします。



[5-2-1]

CPU シリーズ名 : SH7058F

クロック(MHz) : 10.0000

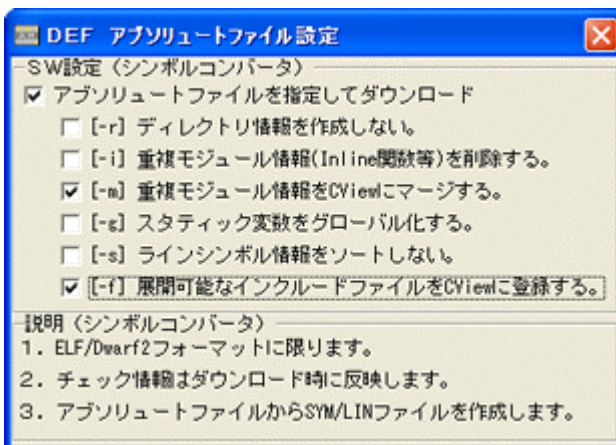
周波数通倍率 : x8(システム) x2(周辺)

モニタワークエリアの場所 : 固定番地

リセット遅延防止タイム使用しない :
チェック

最低上記 5 項目を設定後、「設定」をクリックします。

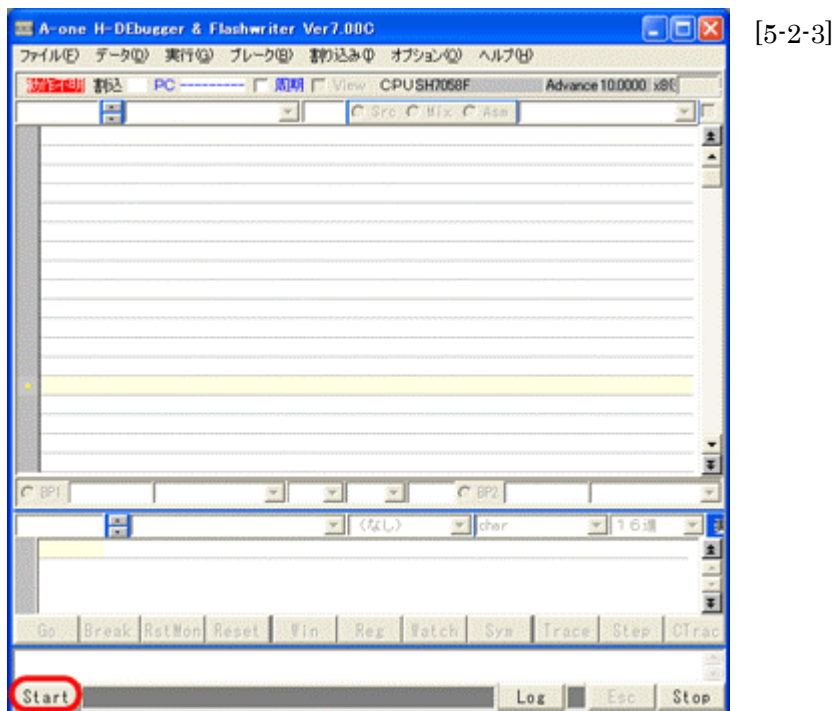
- 4) DEF メニュー<ファイル> - <アブソリュートファイル設定>をクリックします。



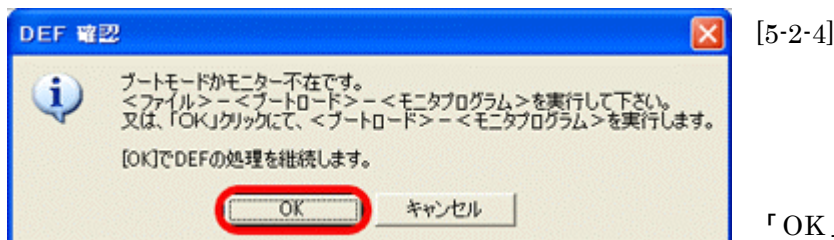
[5-2-2]

左図のように 3 箇所にチェックします。

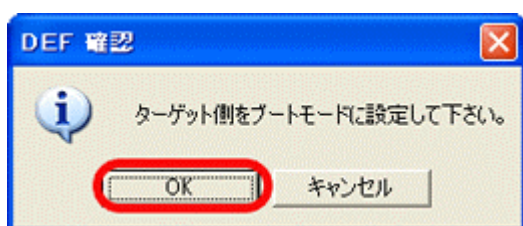
5) DEF 画面、左下隅の「Start」をクリックします。(ターゲット側の電源は ON の事)



6) 最初だけモニタ不在の通知が表示されます。

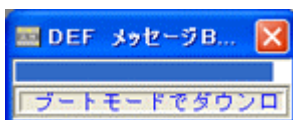


「OK」をクリックします。

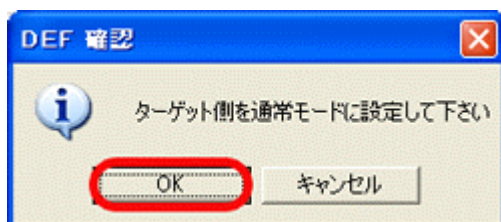


ブートモードに設定します。CPU 基板の DIP SW2 を ON にします。(MD1:LOW)

「OK」をクリックします。



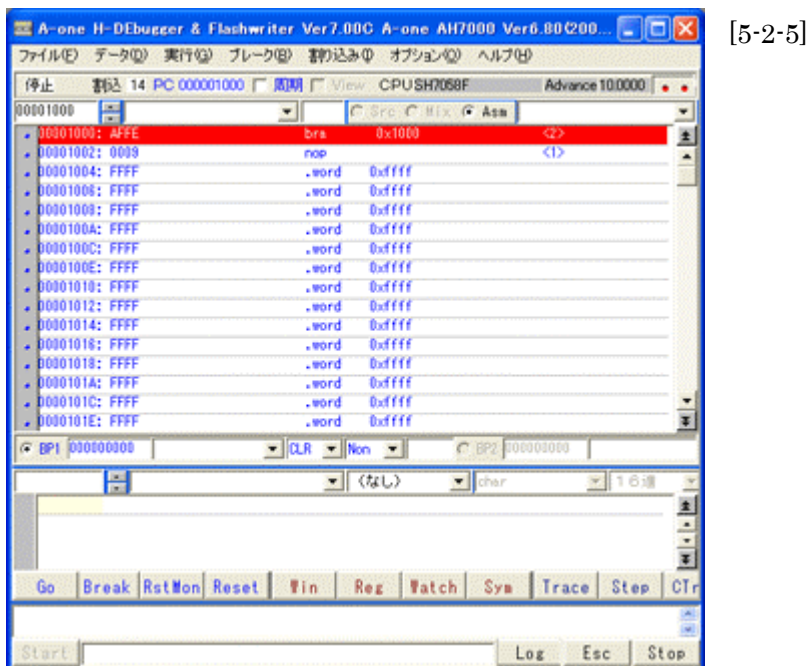
モニタ書き込み中にインジケータが表示されます。



通常モードに設定します。CPU 基板の DIP SW2 を OFF にします。(MD1:HIGH)

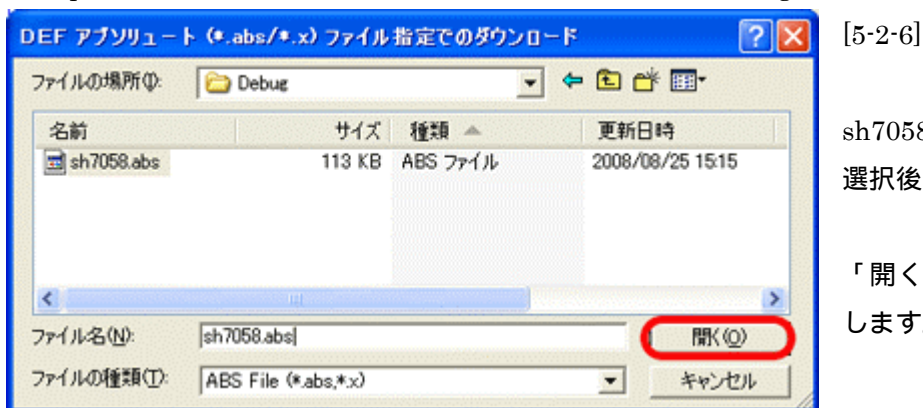
「OK」をクリックします。

7) ターゲット側と正常な通信を確立しますと下図の様な画面になります。



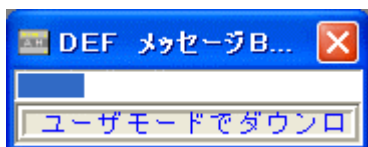
8) DEF メニュー<ファイル> - <ダウンロード>をクリックします。

.¥toopers_osek¥tools¥sh2-renesas-7058¥tools¥SH7058¥Debug まで降ります。



sh7058.abs を
選択後

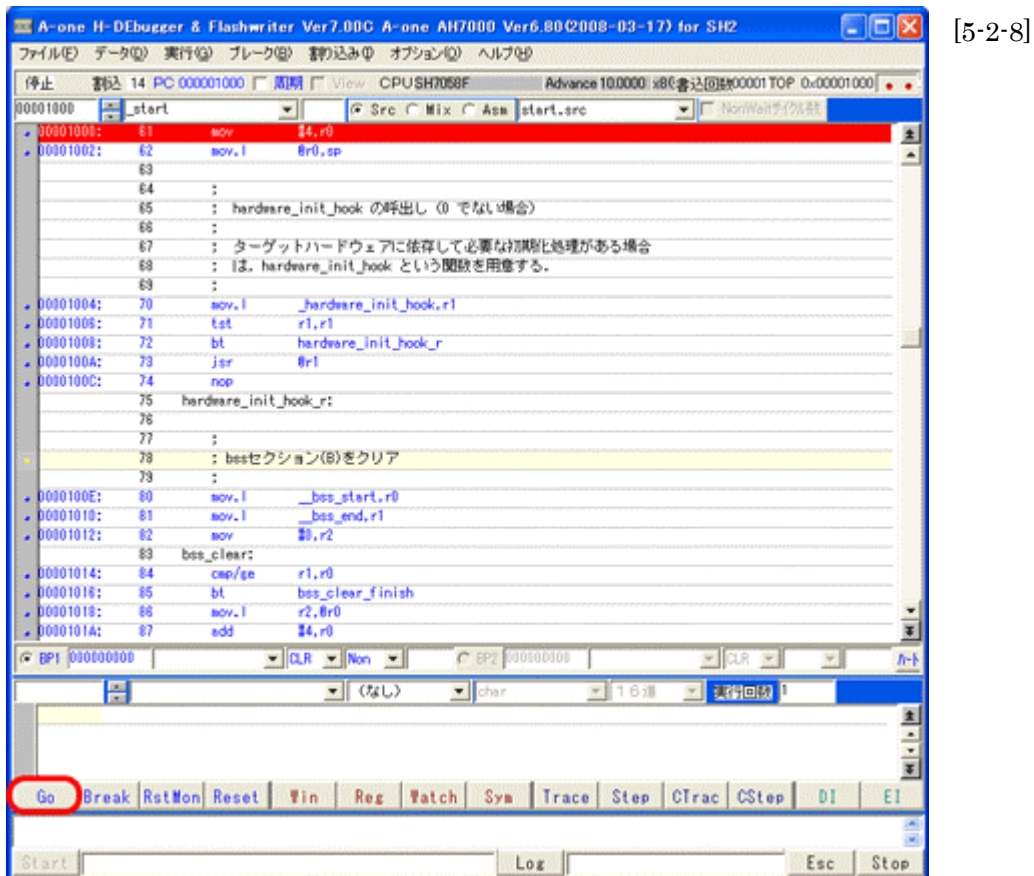
「開く」をクリック
します。



[5-2-7]

ダウンロード中は、このようなインジケータ表示します。

9) ダウンロードが成功しますと、下図のような DEF 画面になります。

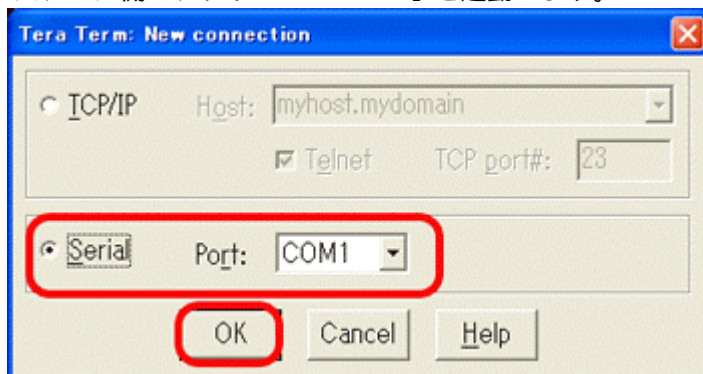


ShortPB[RstMon]On でこの View 画面になります

5 - 3 . サンプルアプリケーションを走らせる前の準備

1) CPU 基板「HSB7058F」上の PushSW1 は、OFF の状態にします。

2) パソコン側のソフト「Tera Term」を起動します。

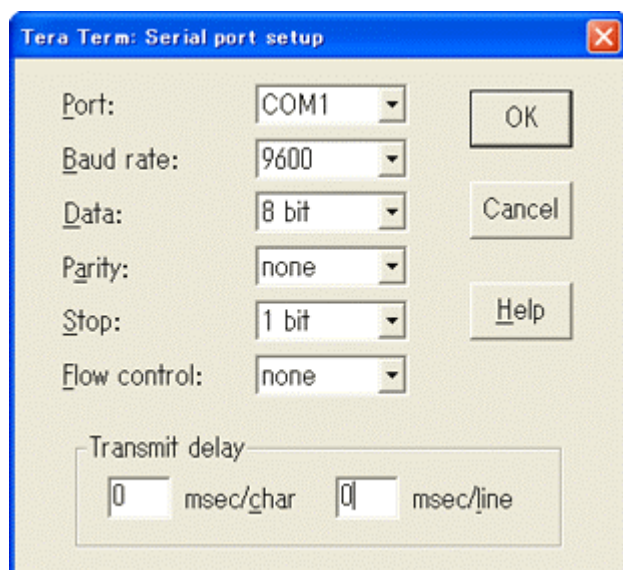


[5-3-1]

「Serial」にチェックを入れ、PC機のシリアル COM 番号を指定します。

「OK」をクリックします。

3) 「Tera Term」メニューの <Setup> - <Serial port> をクリックします。



[5-3-2]

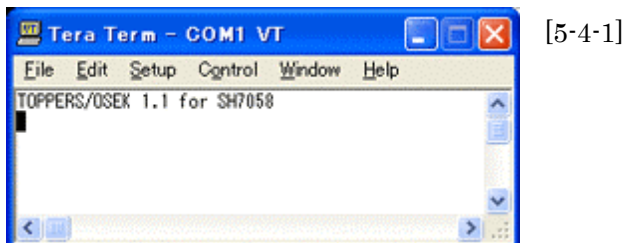
Port 以外の通信仕様を左図のように設定して下さい。

「OK」をクリックします。

5 - 4 . サンプルアプリケーションを走らせます。

1) DEF のショート PB 「Go」 をクリックします。 [5-2-8]図を参照

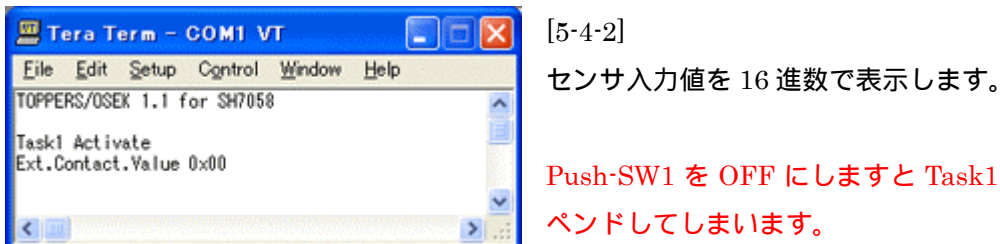
「Tera Term」画面は下画面のようになります。



2) センサ入力タスク(Task1)を起動します。

CPU 基板「HSB7058F」上の Push-SW1 を ON にします。

「Tera Term」画面は下画面のようになります。



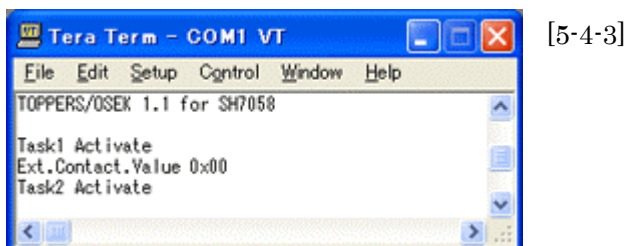
Push-SW1 を OFF にしますと Task1 はサスペンドしてしまいます。

3) PWM 出力タスク(Task2)を起動します。

モータドライブ基板側の電源「DC+6V」を供給します。

モータドライブ基板の PushSW を ON します。

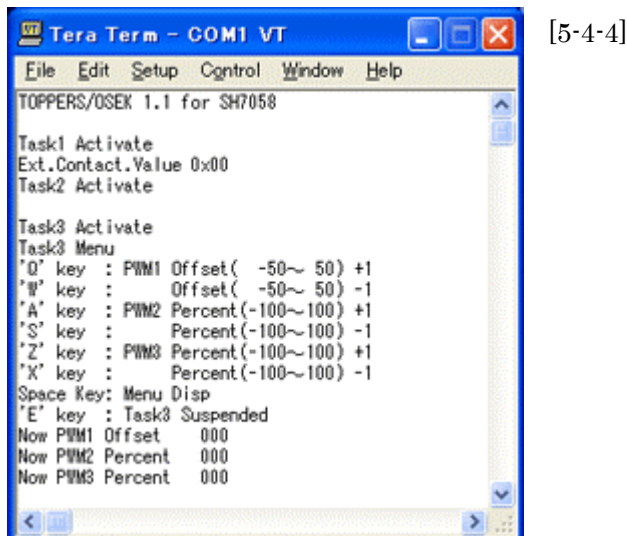
「Tera Term」画面は下画面のようになります。



4) RS 設定タスク(Task3)を起動します。

「Tera Term」よりスペースキーを入力します。

「Tera Term」画面は下画面のようになります。



PWM1 (サーボ) を出力します。

[Q]と**[W]** キーを押して下さい。数値にもとずいてサーボが動作します。

PWM2 (右モータ) を出力します。

[A]と**[S]** キーを押して下さい。数値にもとずいて右モータが動作します。

+ 数値は正転、 - 数値は逆転します。

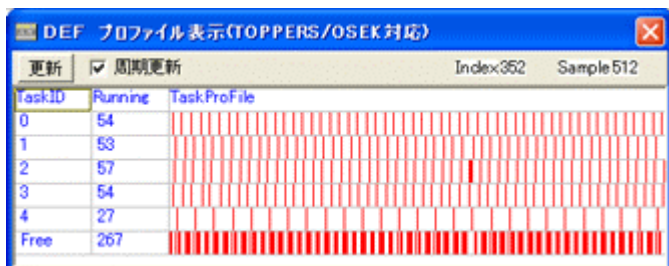
PWM3 (左モータ) を出力します。

[Z]と**[X]** キーを押して下さい。数値にもとずいて左モータが動作します。

+ 数値は正転、 - 数値は逆転します。

5) 各タスクの Running の状態をみます。

DEF メニュー<データ> - <プロファイル表示>をクリックします。



[5-4-5]

各タスクの Run 状態を見ることが出来ます。


6) 作者より

本サンプルの利用により、TOPPERS/OSEK カーネル下でのユーザーアプリケーションプログラムの作成に少しでもお役に立てれば幸いです。

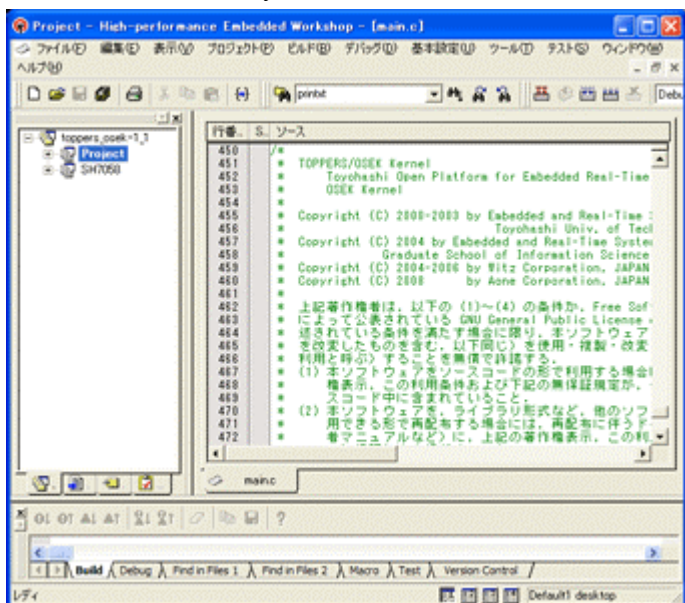
第6章 新規プロジェクトを追加する場合の手順例

6-1. プロジェクトタイプの作成

TOPPERS/OSEK 下で新規プロジェクトを追加する場合、Hew 設定を簡略化するための手順を記述します。

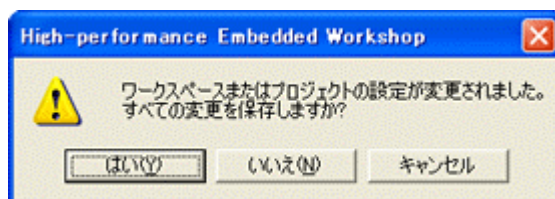
 SH7058 用のプロジェクトテンプレートは作成してありますので、下記手順でプロジェクトタイプ(カスタム)を作成して下さい。

1) 空プロジェクト「Project」をアクティブプロジェクトに指定します。



[6-1-1]

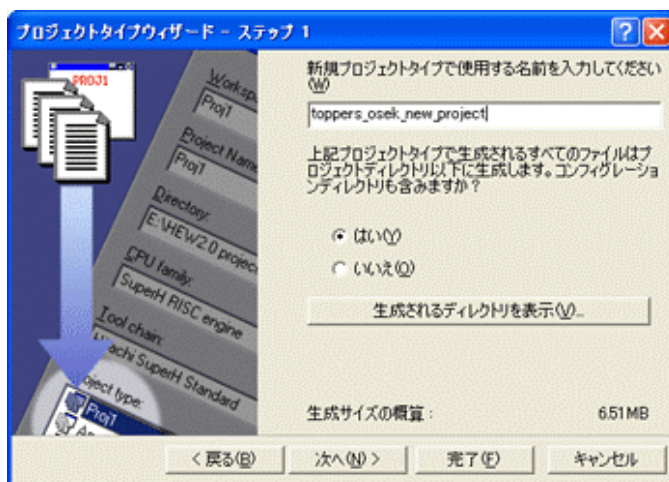
2) Hew メニュー<プロジェクト> - <プロジェクトタイプの作成>をクリックします。



[6-1-2]

保存を促すメッセージです。

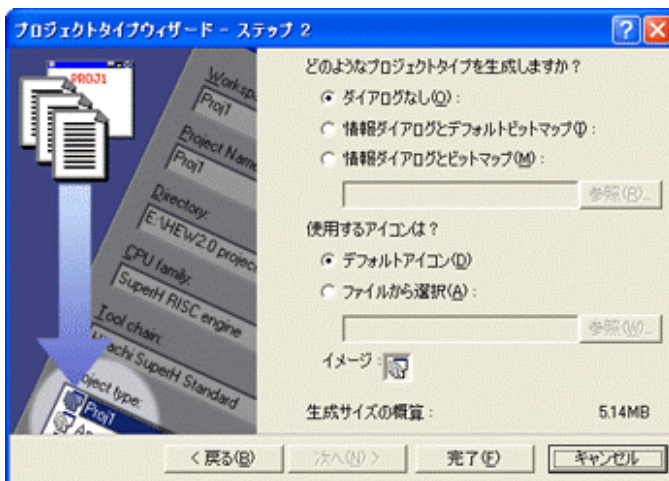
「はい」をクリックします。



[6-1-3]
プロジェクト新規登録時に指定するタイプ名を入力する。
ex)toppers_osek_new_project

はい(Y)側をチェック

「次へ」をクリックします。



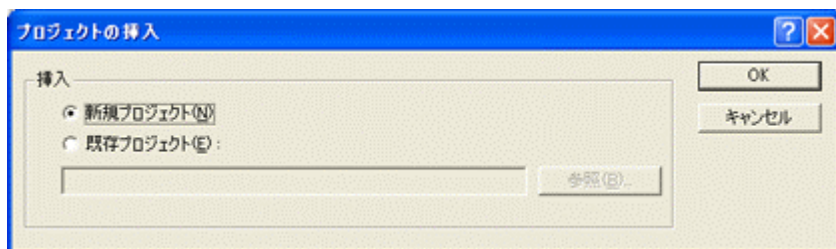
[6-1-4]

左図の様に「デフォルト」のままで、

「完了」をクリックします。

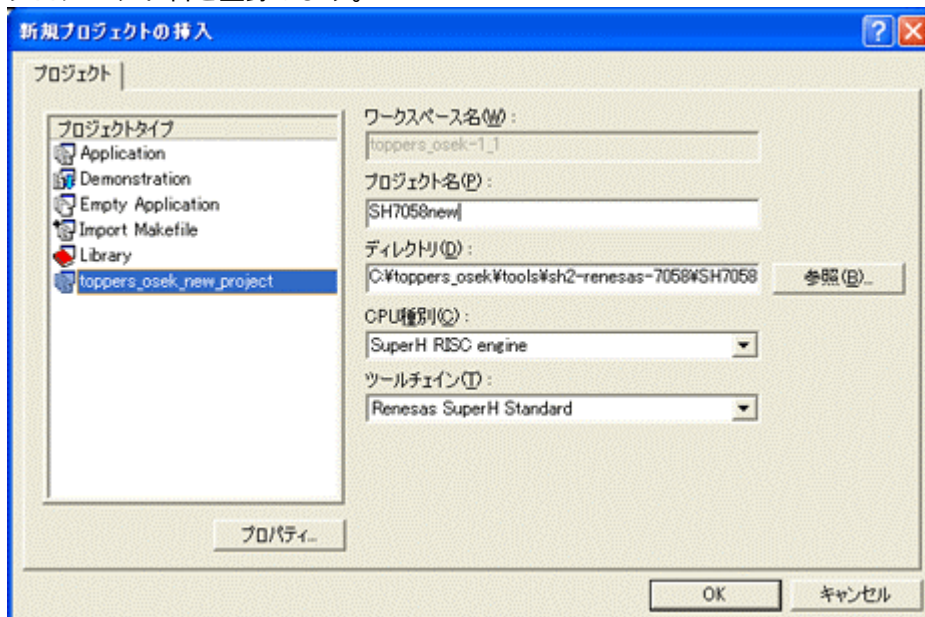
6 - 2 . 新規プロジェクトを登録します。

1) Hew メニュー <プロジェクト> - <プロジェクトの挿入> をクリックします。



[6-2-1]
新規プロジェクト側チェックにて「OK」をクリックします。

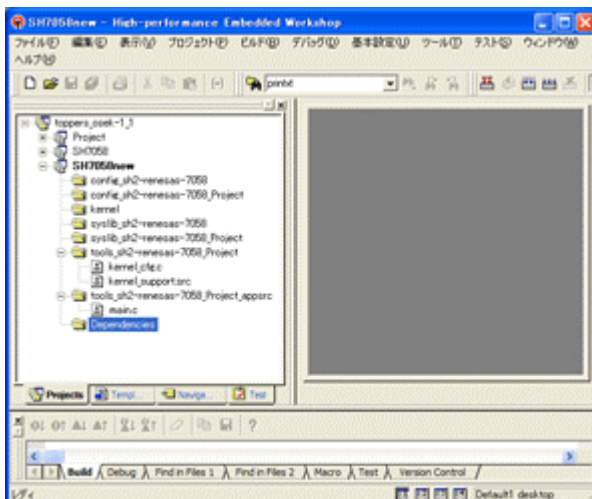
2) プロジェクト名を登録します。



[6-2-2]

プロジェクトタイプを前項で登録した「toppers_osek_new_project」を指定します。
プロジェクト名に任意な目的プロジェクト名を入力します。後の説明でプロジェクト名が必要になりますので、ここでは新規プロジェクト名を「SH7058new」とします。
上記設定で「OK」をクリックします。

3) Hew に新規プロジェクトが作成されます。



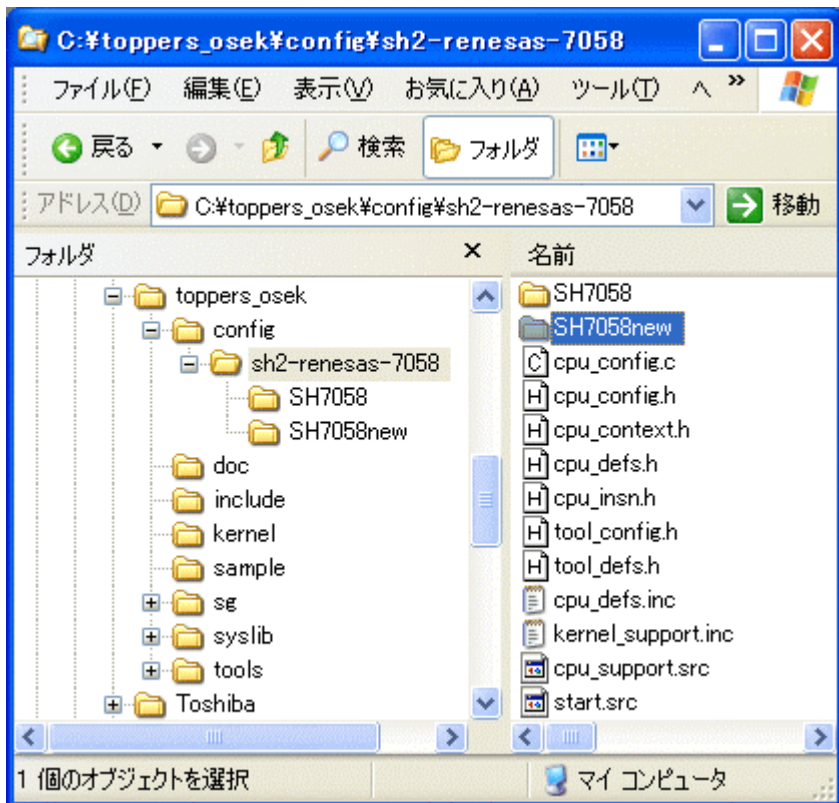
[6-2-3]

左図のように、新規プロジェクトがHewに登録されます。

4) 新規プロジェクト用に新規ディレクトリ作成とファイルをコピーします。

¥toppers_osek¥config¥sh2-renesas-7058 の下に、

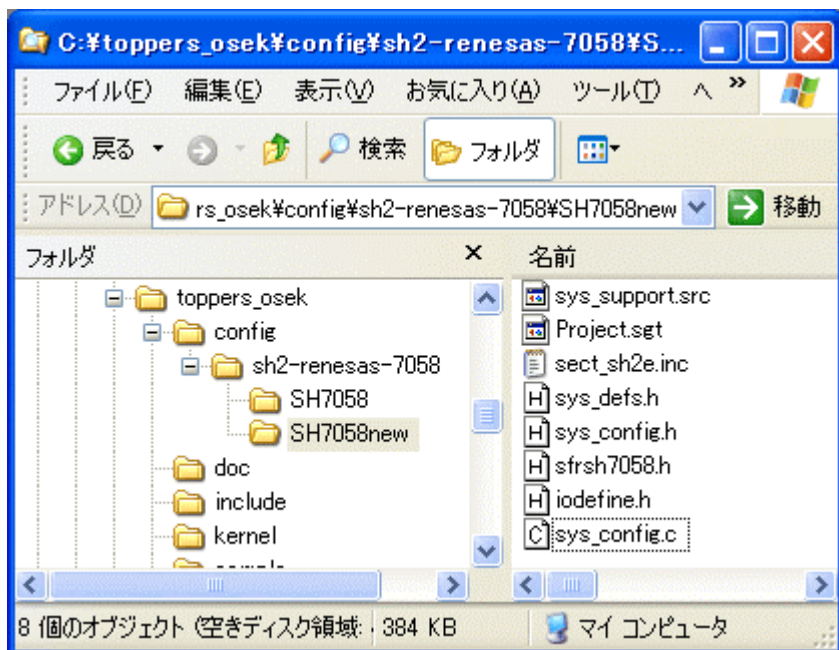
新規プロジェクト名「SH7058new」のディレクトリを作成します。



[6-2-4-1]

<追加1>

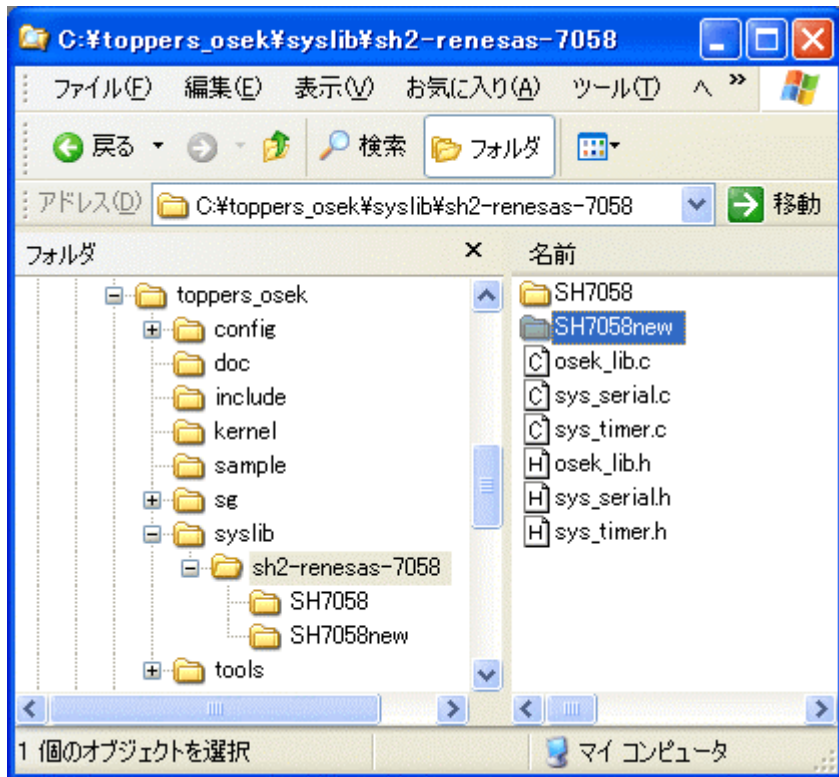
作成した「SH7058new」に、「SH7058」下の全ファイルをコピーします。



[6-2-4-2]

コピー確認

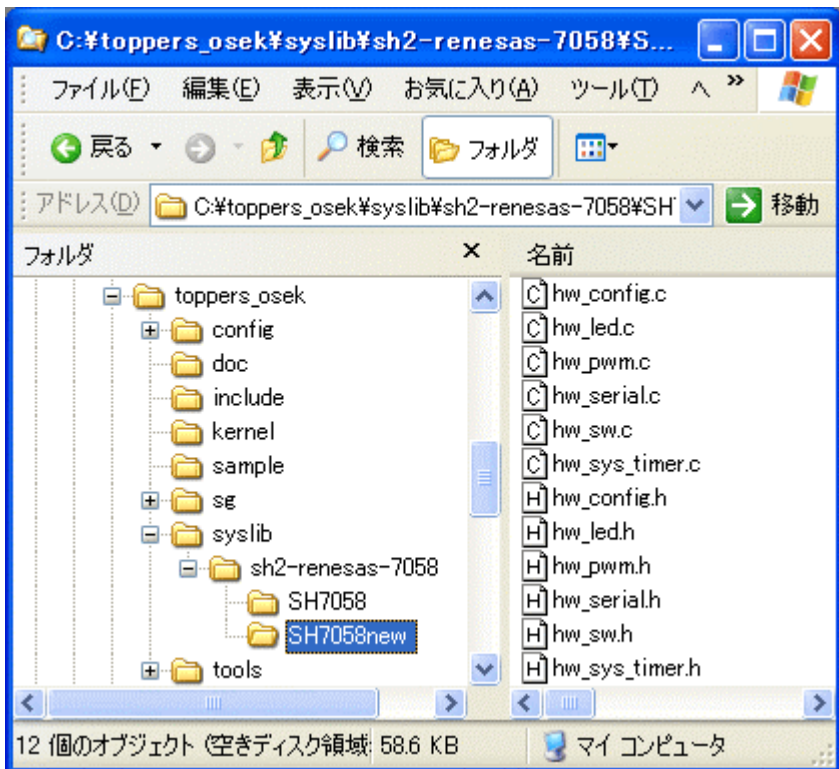
.¥toppers_osek¥syslib¥sh2-renesas-7058 の下に、
新規プロジェクト名「SH7058new」のディレクトリを作成します。



[6-2-4-3]

< 追加 2 >

作成した「SH7058new」に、「SH7058」下の全ファイルをコピーします。



[6-2-4-4]

コピー確認

5) システムジェネレータ用バッチファイルの一部を変更します。

.¥toopers_osek¥tools¥sh2-renesas-7058¥SH7058new¥call_sg.bat

のファイルを何らかのエディタで開きます。

<元ファイル> [6-2-5-1]

```
@REM SG 実行バッチファイル

@REM カーネルコンフィグレーション
del kernel_cfg.c
del kernel_id.h
del kernel_support.src
..¥..¥..¥sg¥sg.exe main.oil
-template=..¥..¥..¥config¥sh2-renesas-7058¥Project¥Project.sgt
-odep=kernel_support.src -I..¥..¥..¥sg¥impl_oil -os=ECC2
```

<変更ファイル> [6-2-5-2]

```
@REM SG 実行バッチファイル

@REM カーネルコンフィグレーション
del kernel_cfg.c
del kernel_id.h
del kernel_support.src
..¥..¥..¥sg¥sg.exe main.oil
-template=..¥..¥..¥config¥sh2-renesas-7058¥SH7058new¥Project.sgt
-odep=kernel_support.src -I..¥..¥..¥sg¥impl_oil -os=ECC2
```

上記の様に、Project を新規プロジェクト名「SH7058new」に変更します。

6) 新規プロジェクト「SH7058new」にユニット「ソースファイル」を登録します。

フォルダ名「config_sh2-renesas-7058」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers_osek¥config¥sh2-renesas-7058 に移動します。

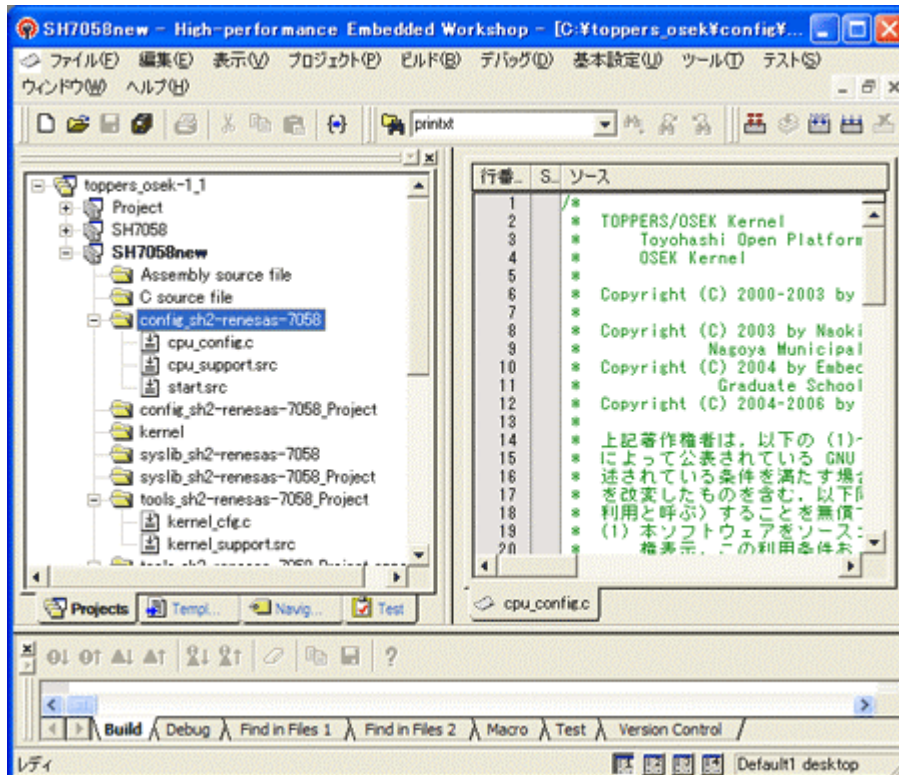


[6-2-6-1]

cpu_config.c
cpu_support.src
start.src

の3ファイルを「追加」します。

ファイル選択後「追加」をクリックしますと、Hew ツリーでは一旦「Assembly souce file」と「C souce file」のフォルダに入りますので、マウドロップにて目的フォルダに移動して下さい。



[6-2-6-2]

移動後の状態

フォルダ名「config_sh2-renesas-7058_Project」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers_osek¥config¥sh2-renesas-7058¥SH7058new に移動します。



[6-2-6-3]

sys_config.c
sys_suport.src

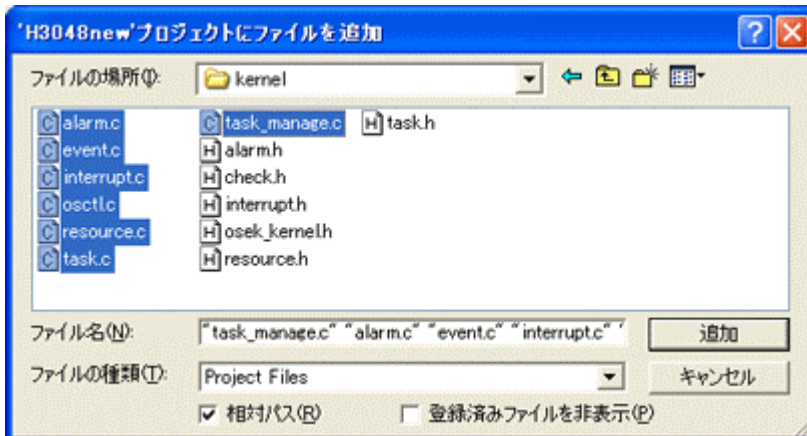
の 2 ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。

フォルダ名「kernel」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers_osek¥kernel に移動します。



[6-2-6-4]

alarm.c
event.c
interrupt.c
osctl.c
resource.c
task.c
task_manage.c

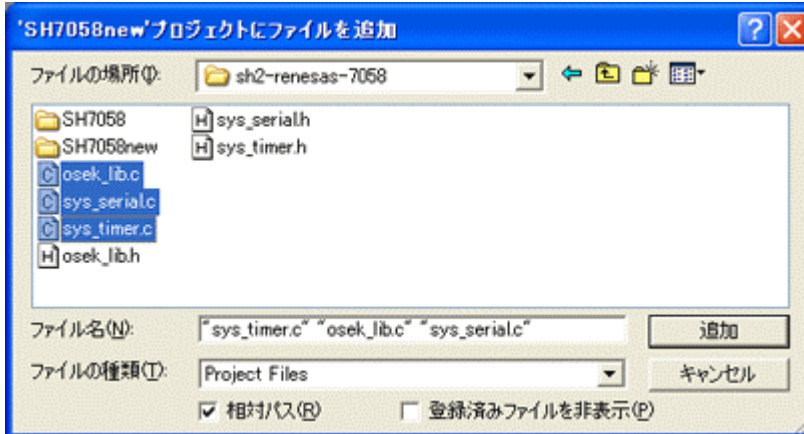
の 7 ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。

フォルダ名「syslib_sh2-renesas-7058」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers_osek¥**syslib**¥sh2-renesas-7058 に移動します。



[6-2-6-5]

sys_serial.c
sys_timer.c
osek_lib.c

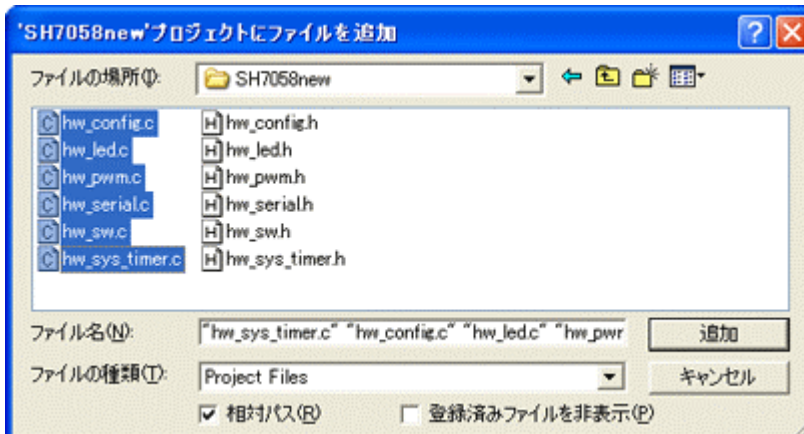
の3ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。

フォルダ名「syslib_sh2-renesas-7058_Project」に登録

Hew メニュー<プロジェクト> - <ファイルの追加>をクリックします。

.¥toppers_osek¥**syslib**¥sh2-renesas-7058¥**SH7058new** に移動します。



[6-2-6-6]

hw_config.c
hw_led.c
hw_pwm.c
hw_serial.c
hw_sw.c
hw_sys_timer.c

の6ファイルを「追加」します。

前項と同じ様に、別フォルダに入りますので、マウสดロップで目的フォルダに移動して下さい。



以上の作業で、新規プロジェクトの追加作業は終了です。目的のプロジェクト仕様に合わせた「main.c」を作成して下さい。

フォルダ名「tools_sh2-renesas-7058_Project_appsrc」

ディレクトリ「.¥toppers_osek¥**tools**¥sh2-renesas-7058¥**SH7058new**¥appsrc」に空ファイルとして用意してあります。

7) OS 定義および Task の追加やプライオリティを変更したい場合は、ディレクトリ「.¥toppers_osek¥tools¥sh2-renesas-7058¥SH7058new」にある、「main.oil」のテキストファイルを変更して下さい。

定義仕様に関しては、「OPPERS/OSEK カーネル SG 取扱説明書」株式会社ヴィッツ製をご覧下さい。

第7章 備考

7 - 1 . おわりに

本アプリケーションノートは、いたらない所が多々有ると思います。意味不明な箇所がありましたら、遠慮なくメールにて申し付け下さい。積極的に改訂し、より判り易いノートにしたいと考えておりますので、皆様の協力を御願い申し上げます。

2008年8月 著者

〒486 - 0852
愛知県春日井市下市場町 6-9-20
エーワン株式会社
Tel 0568-85-8511
Fax 0568-85-8501
E-mail cat-i@aone.co.jp
URL <http://www.aone.co.jp>