

シリアルフラッシュROM対応のローダプログラムを追加する場合の説明 (ブートモード1/3用)

Rev1.30 2012/10/4
DEFバージョン11.00Aより
DEFバージョン12.10A変更
DEFバージョン12.20A変更

【対象CPU】

1. ROMレス品種が対象になります。(SH7262/4/6/7)

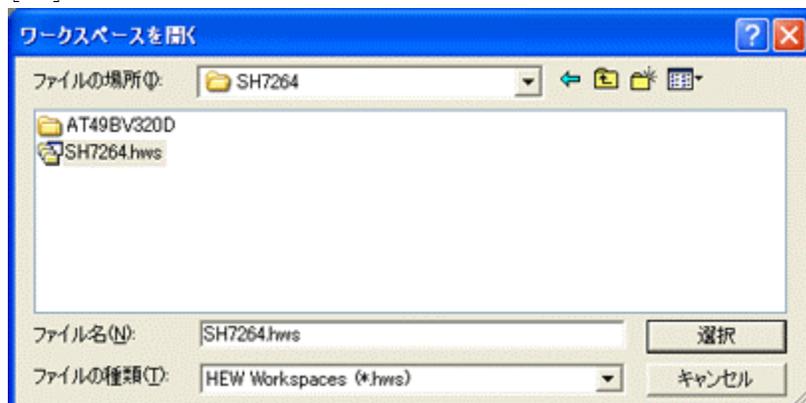
【機能】

1. サンプルで「AT25DF041A」の対応ソフトを用意してあります。(ルネサスCのみ対応)【SH7262/4】
2. サンプルで「SST25VF016B/M2P16」の対応ソフトを用意してあります。(ルネサスCのみ対応)【SH7266/7】
3. SH7262/4/6/7【RSPiO】に接続されたシリアルフラッシュROMが対象になります。
4. HewにてFlashROMの品種追加が出来るよう対応する。
5. シリアルFlashROM仕様に合わせたバイトリードをプログラミングするだけで追加が可能になります。

【品種追加前の準備】

1. AH7000コントロールソフトのインストールDIRにあるワークスペースを開きます。(追加例)

[1-1]



<デフォルトディレクトリ>

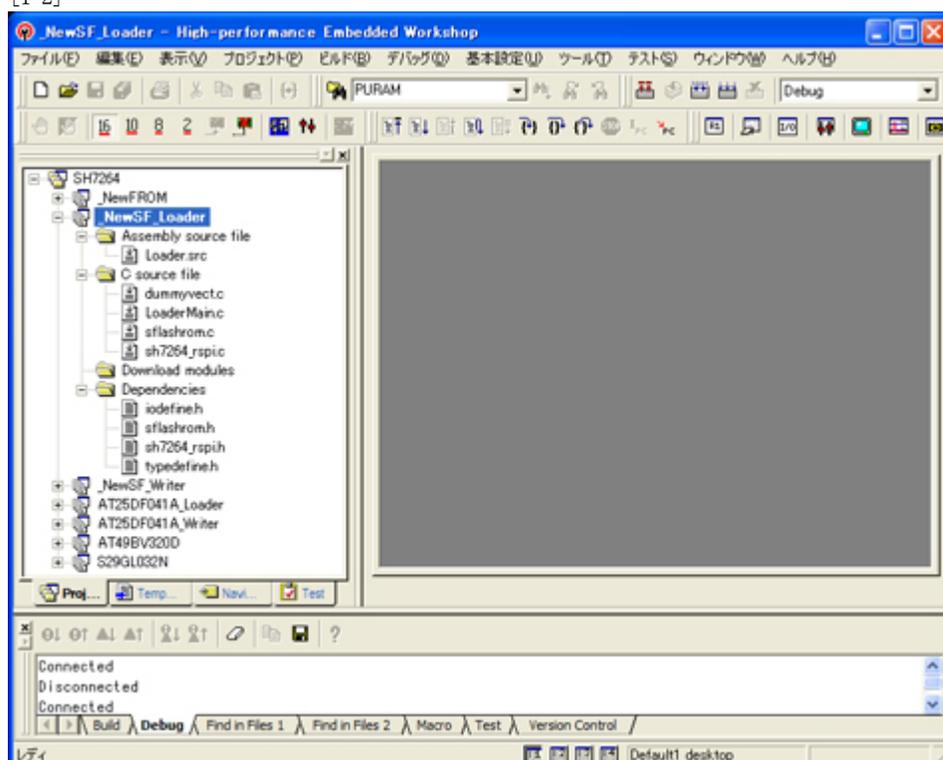
"c:\Program Files\Aone\DEFY\rom-custom\SH7264"

<ワークスペース>

"SH7264.hws"

2. プロジェクト名「_NewSF_Loader」をアクティブプロジェクトに設定します。

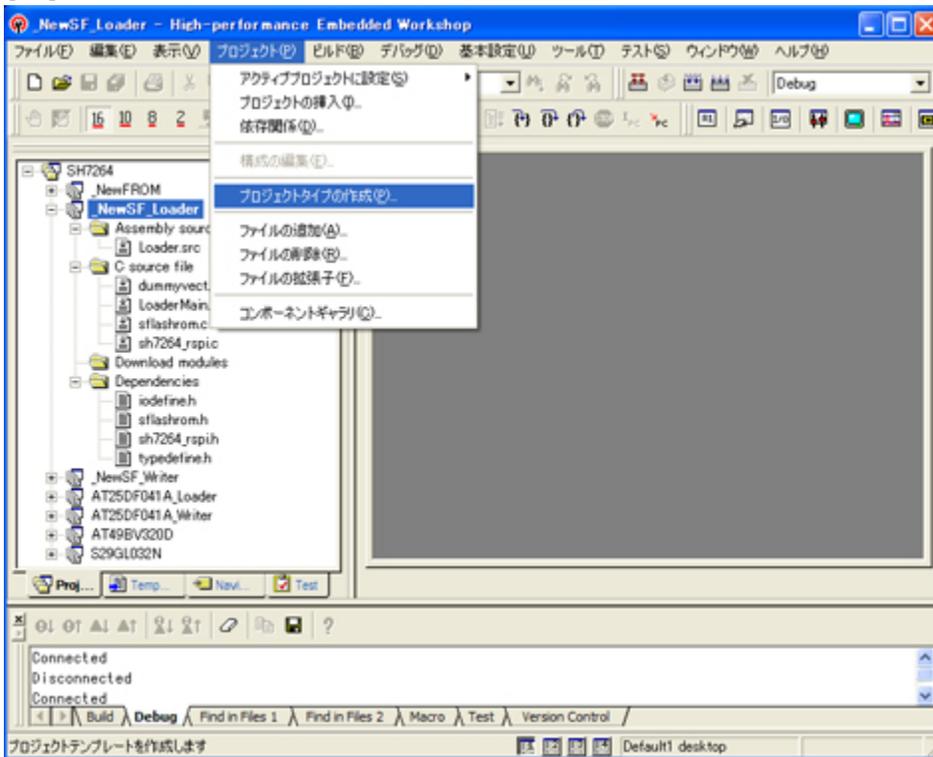
[1-2]



<_NewSF_Loader>をマウスクリックし、右クリックのポップアップメニューから選択します。

3. 「プロジェクトタイプの作成」をします。

[1-3]

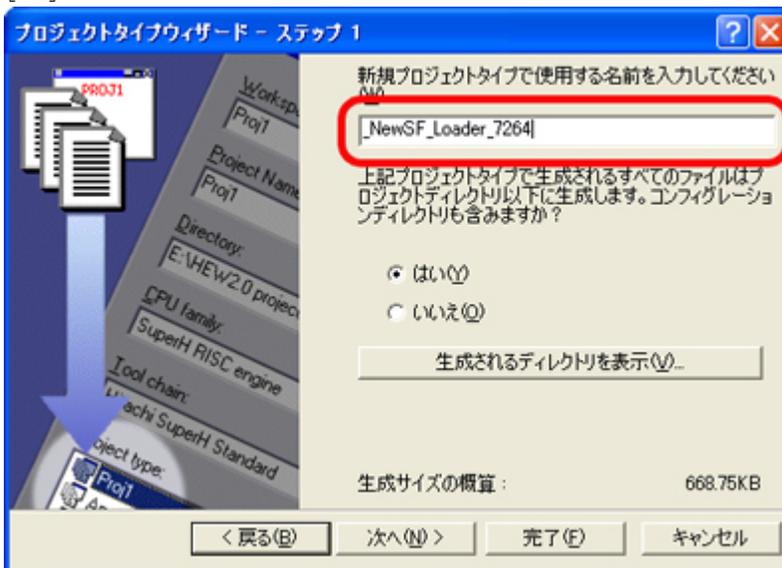


Hewメニュー

<プロジェクト>-<プロジェクトタイプの作成>をクリックします。

4. 新規プロジェクトタイプで使用する名前を指定します。

[1-4]

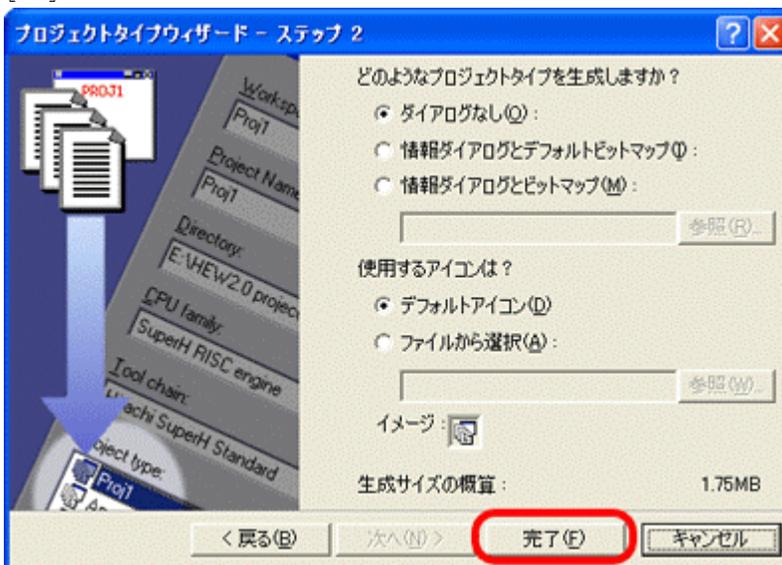


名前は、重複しないようにして下さい。

例として「NewSF__L o a d e r __ 7 2 6 4」としておきます。

<- 「次へ」をクリックします。

[1-5]

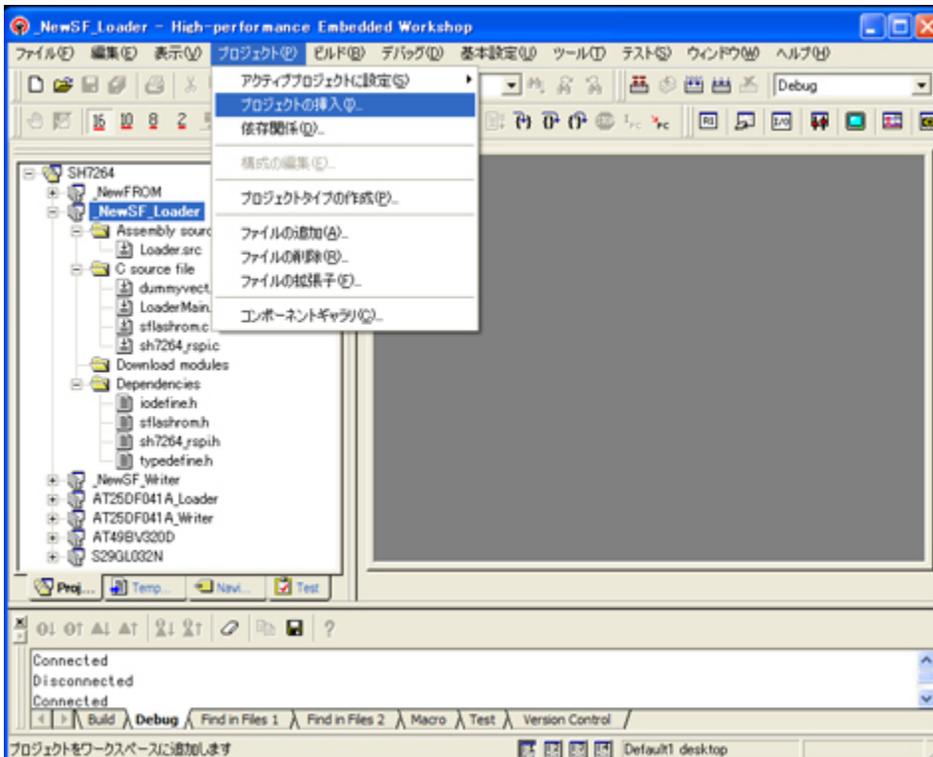


<-完了をクリックします。

この操作で「品種追加前の準備」は完了です。

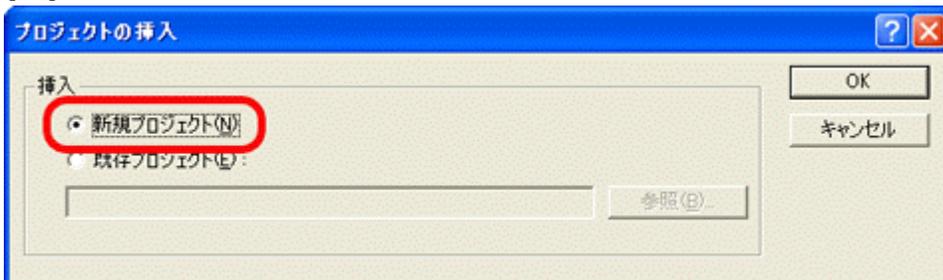
【新規シリアルFlashROM用ローダの追加】

1. 新規シリアルFlashROM用ローダを追加するため、「プロジェクトの挿入」をします。
[2-1]



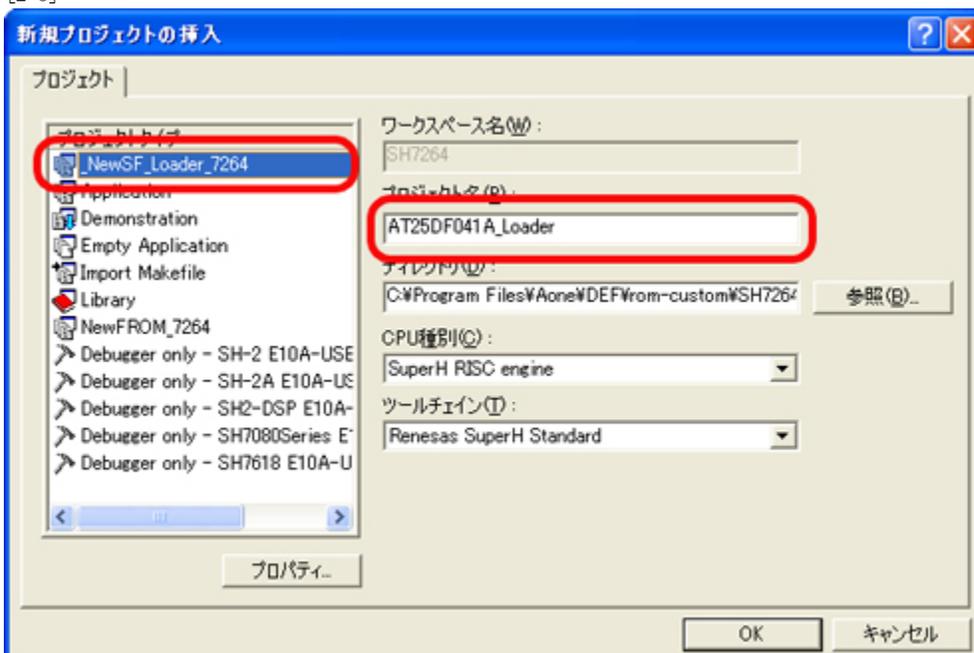
Hewメニュー
<プロジェクト>-<プロジェクトの挿入>をクリックします。

[2-2]



「新規プロジェクト」を指定して、「OK」をクリックします。

[2-3]

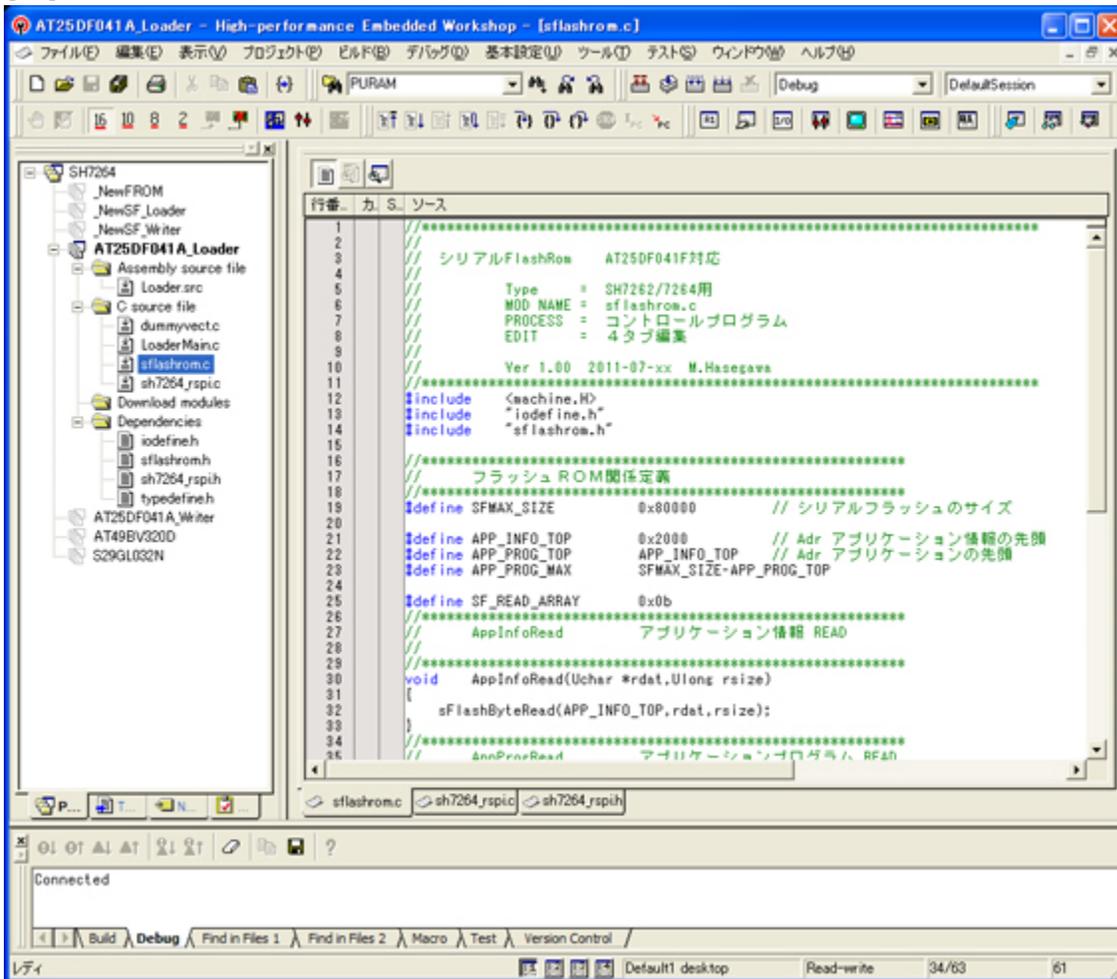


1) プロジェクトタイプに作成した
「NewSF Loader_7264」を指定します。

2) プロジェクト名を指定します。FlashROM名を追加した
「AT25DF041A Loader」にします。

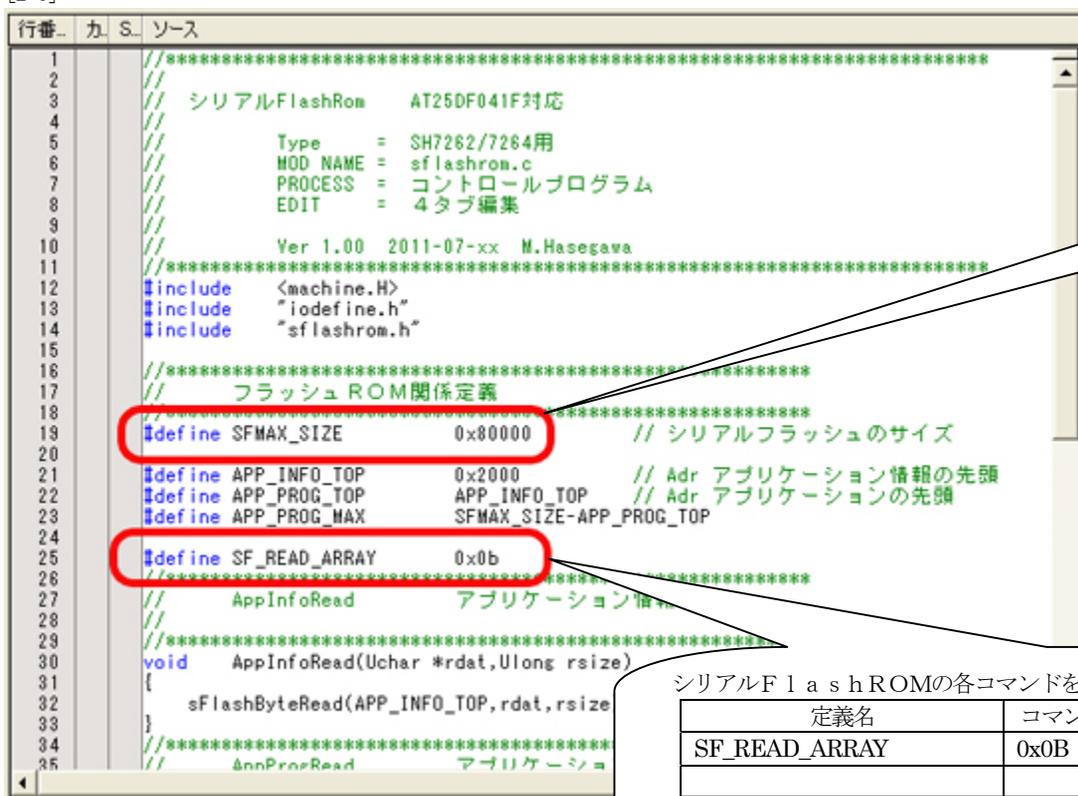
<- 「OK」をクリックします。

2. 新規シリアルFlashROM用ローダの定義およびプログラムを作成します。
[2-4]



品種追加用ファイル
「sflashrom.c」を開きます。

- 1) 「sflashrom.c」に新規シリアルFlashROMの情報を定義します。
[2-5]



「SFMAX_SIZE」に使用するシリアルFlashROMの最大サイズ(バイト)を定義します。

シリアルFlashROMの各コマンドを定義します。

定義名	コマンド	機能
SF_READ_ARRAY	0x0B	データの読み出し

この例は、ATMEL社の「AT25DF041A」のコマンドです。コマンド仕様は各デバイスメーカーによって異なります。使用するデバイスのデータシートを参照して下さい。

- 2) 「sflashrom.c」に新規シリアルFlashROMに依存したコマンドプログラムを作成します。



下記の参考プログラム例は、ATMEL社の「AT25DF041A」用コマンドプログラムです。コマンドパラメータ仕様は各デバイスメーカーによって異なります。使用するデバイスのデータシートを参照してから作成して下さい。

[2-6]

```

行番 S. ソース
26 //*****
27 // AppInfoRead アプリケーション情報 READ
28 //*****
29 //*****
30 void AppInfoRead(Uchar *rdat,Ulong rsize)
31 {
32     sFlashByteRead(APP_INFO_TOP,rdat,rsize);
33 }
34 //*****
35 // AppProgRead アプリケーションプログラム READ
36 //*****
37 // return(0) : 正常終了
38 // return(-1) : 異常終了
39 //*****
40 int AppProgRead(Uchar *rdat,Ulong rsize)
41 {
42     if (rsize <= APP_PROG_MAX) {
43         sFlashByteRead(APP_PROG_TOP,rdat,rsize);
44         return(0);
45     }
46     return(-1);
47 }
48 //*****
49 // sFlashByteRead 指定バイト数の読み込み
50 //*****
51 //*****
52 void sFlashByteRead(Ulong adr,Uchar *rdat,Ulong rsize)
53 {
54     Uchar cmd[5];
55
56     cmd[0] = SF_READ_ARRAY;
57     cmd[1] = (Uchar)((adr >> 16) & 0xff);
58     cmd[2] = (Uchar)((adr >> 8) & 0xff);
59     cmd[3] = (Uchar)(adr & 0xff);
60     cmd[4] = 0;
61     IoCmdExeRead(cmd,5,rdat,rsize);
62 }
63

```

関数「AppInfoRead(..)」は、アプリケーションのローダ情報をシリアルFlashRomの「APP_INFO_TOP(0x2000)」番地より読み出します。
 <引数の仕様>
 Uchar *rdat; // 読み出したデータを格納する先頭アドレス
 Ulong rsize; // 読み出しデータのサイズ (バイト)

関数「AppProgRead(..)」は、アプリケーションプログラムをシリアルFlashRomの「APP_PROG_TOP(0x2000)」番地より読み出します。
 <引数の仕様>
 Uchar *rdat; // 読み出したデータを格納する先頭アドレス
 Ulong rsize; // 読み出しデータのサイズ (バイト)

関数「sFlashByteRead(..)」は、バイト読み出しします。
 <引数の仕様>
 Ulong adr; // 読み出しするデバイス内の先頭アドレス
 Uchar *rdt; // 読み出したデータを格納する先頭アドレス
 Ulong rsize; // 読み出しデータのサイズ (バイト)

[IoCmdExeRead()¥sh7264_rspi.c] RSPIO コマンド(リードデータありタイプ) 送信関数です。

[2-6-1]

```

行 S/W ソース
40 //*****
41 // LoaderMain
42 // ロードプログラムからJap
43 //*****
44 void LoaderMain(void)
45 {
46     set_vbr((void *)&DummyVectors);
47     set_fpscr(FPSCR_Init);
48     set_cr(SR_Init);
49
50     SoftTimer(); // 4ms Timer Point!!
51                 // BootModel/3の状態ではデバッグする場合、デバッガの
52                 // Reset->Breakの間にローダが動作しないようにする
53                 // ためにここにSoftTimerを入れる
54
55
56     CFG.SYSCR9.BYTE = 0xff; // VRAME5->0 アクセス有効 大容量内蔵RAM
57                         // 0x3c00_0000 -> 0x3c17_ffff
58     CFG.SYSCR4.BYTE = 0xff; // VRAME5->0 ライト有効/無効 大容量内蔵RAM
59                         // 0x3c04_0000 -> 0x3c17_ffff(有効)
60     CFG.SYSCR5.BYTE = 0x0f; // BRAME3->0 ライト有効 保持用大容量内蔵RAM
61                         // 0x3c00_0000 -> 0x3c01_ffff
62
63     IoInitESPI0(); // ESPIの初期化
64
65     AppInfoRead((Uchar *)AppProgInfo,sizeof(AppProgInfo));
66     // MAX 16MBまで
67     Size = (AppProgInfo[1] - AppProgInfo[0]) & 0xfffff;
68     Stat = AppProgRead((Uchar *)AppProgInfo[0],Size);
69     LastAdr = AppProgInfo[1]-1;
70     if((LastAdr >= 0xffff8000) && (LastAdr <= 0xffff8ffff)) {
71         // アドレスが内蔵高速RAMの場合、ポート内容を登録させるため
72         // ページごとにポートが存在しているため無条件で二度書きする
73         Stat = AppProgRead((Uchar *)AppProgInfo[0],Size);
74     }
75     if (Stat == 0) {
76         CFG.SYSCR5.BYTE = 0x0; // BRAME3->0 ライト無効 保持用大容量内蔵RAM
77                         // 0x3c00_0000 -> 0x3c01_ffff
78                         // リセット状態に戻す
79         JmpAppProg(); // アプリケーションへ
80     }
81 }

```

⚠️ ポイント!!
 ブートモード1/3の設定のままではデバッグする場合のポイントです。
 この位置にソフトタイマー(約4msec)を入れて下さい。

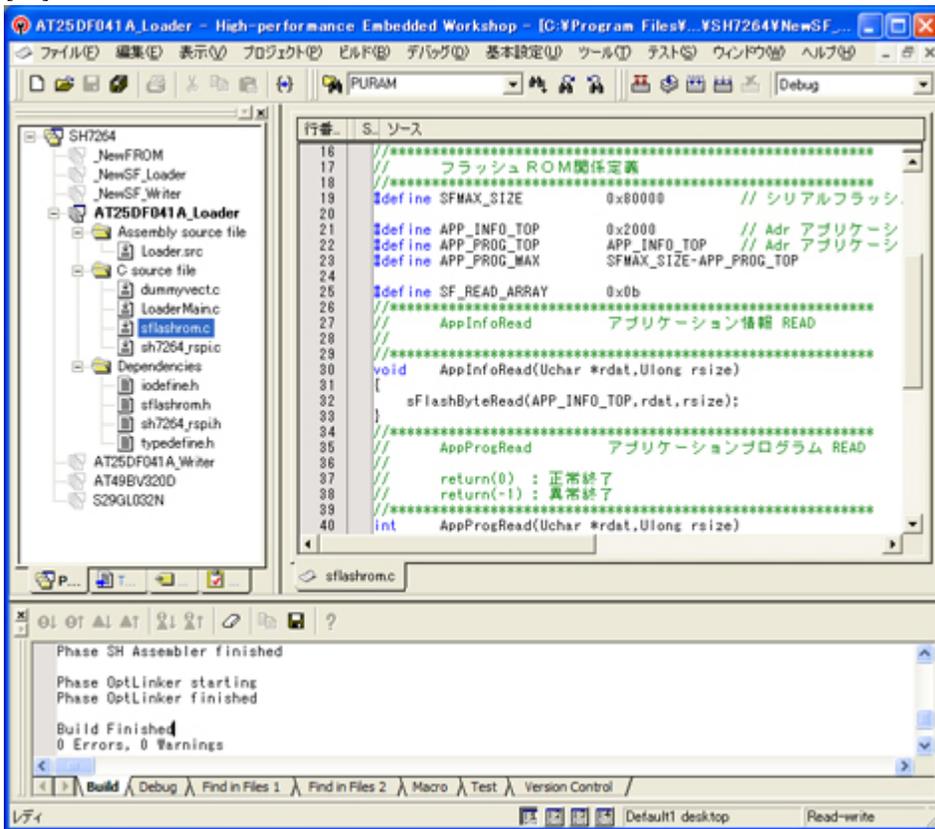
<理由>
 シリアルフラッシュROMに旧バージョンのソフトウェアが書き込みしてある状態で新バージョンのソフトウェアを作成するためにデバッグしている時にデバッガ操作で「RstMon」Reset+MonitorStartをした場合、この位置にソフトウェアタイマー(約4msec)を入れときますとシリアルフラッシュROMに登録されているプログラムのロードを防ぐことができます。

<RstMonの動作説明>
 RstMonをクリックしますと、
 ①ターゲットをResetします。
 ②リセット解除後、強制ブレークを発行します。
 ①から②の間の強制ブレークは、H-UDI(J-TAG)通信でコマンド発行しますので、ブレーク有効になるまではCPUは動作します。

以上で、関数の作成は終了です。

3. 新規シリアルFlashROM用ローダプログラムをビルドします。

[2-7]



Hewメニュー<ビルド>-<すべてをビルド>で、「0 Errors 0 Warnings」になったことを確認します。

1) 新規シリアルFlashROMライタ用プログラム作成上のルール

[2-8]



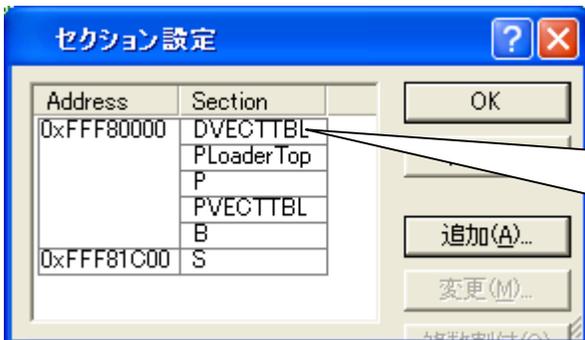
<ルール1>
セクション名「PLoaderTop」の、ロケートは必ず、シリコン内部のブートローダが転送する先頭アドレス「0xFFFF80000」に割付けて下さい。

<ルール2>
スタックまで含めたオブジェクトサイズは「0x2000」8KB までです。

以上のルールは厳守して下さい。

2) ローダプログラムをデバッグする場合は、セクションの配置換えが必要です。

[2-9]



<デバッグ時>
セクション名「DVECTTBL」の、ロケートは必ず、シリコン内部のブートローダが転送する先頭アドレス「0xFFFF80000」に割付けて下さい。

⚠ デバッグが終了しましたら、1) のロケーションに戻して下さい。

【作成したFlashROM用ローダプログラムのデバッグ方法】

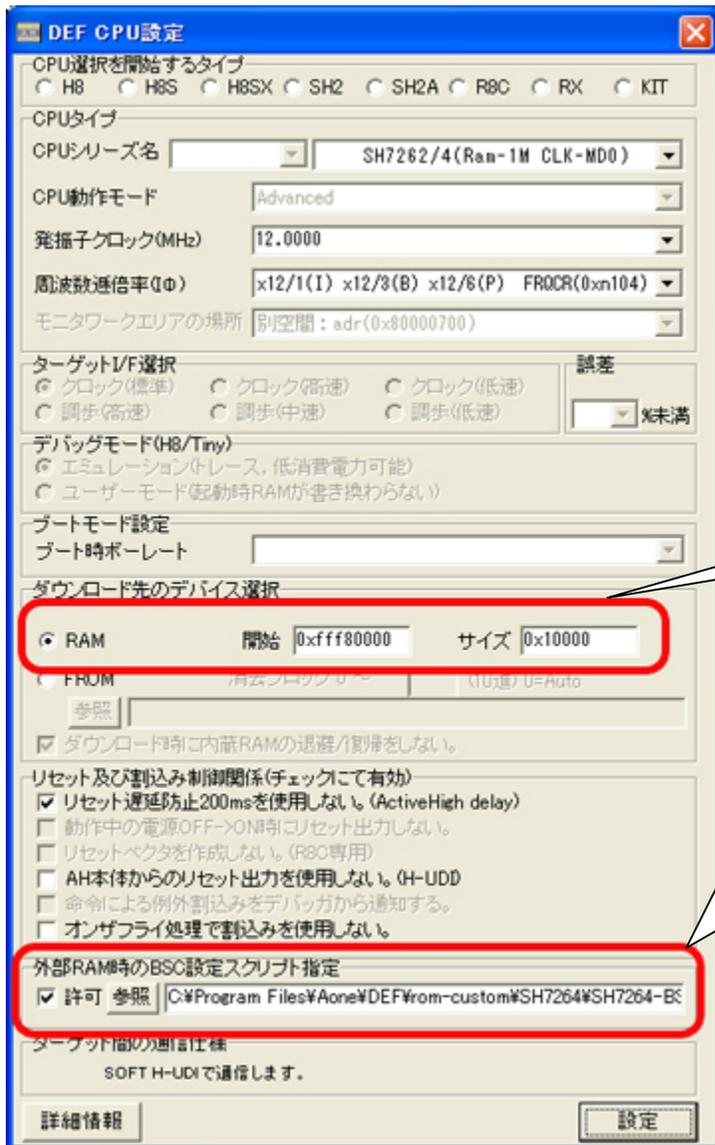
⚠ デバッグ中は、「ブートモード0」にするか、もしくは「ブートモード0」に出来ない回路構成（アドレス・データバスを汎用I/Oに使用）の場合は、プログラムの開始アドレスを「0xFFF8_2000」にロケートしなおしDEF設定も「0xFFF8_2000」に設定してデバッグして下さい。デバッグ終了後は「0xFFF8_000」に戻して下さい。

理由：

「ブートモード1・3」のままですとリセット解除後、ブートプログラムが起動され内蔵高速RAMの先頭から「0x2000」エリアにローダプログラムがロードされてしまいます。

1. デバッガ用コントロールソフト「DEF」にてデバッグする為の設定をします。

[3-1]



<CPU設定>

作成した「FlashROM」プログラムをターゲット側の内部RAMに転送して実行させますので、「RAM」にチェック後、先頭アドレスとサイズを指定します。

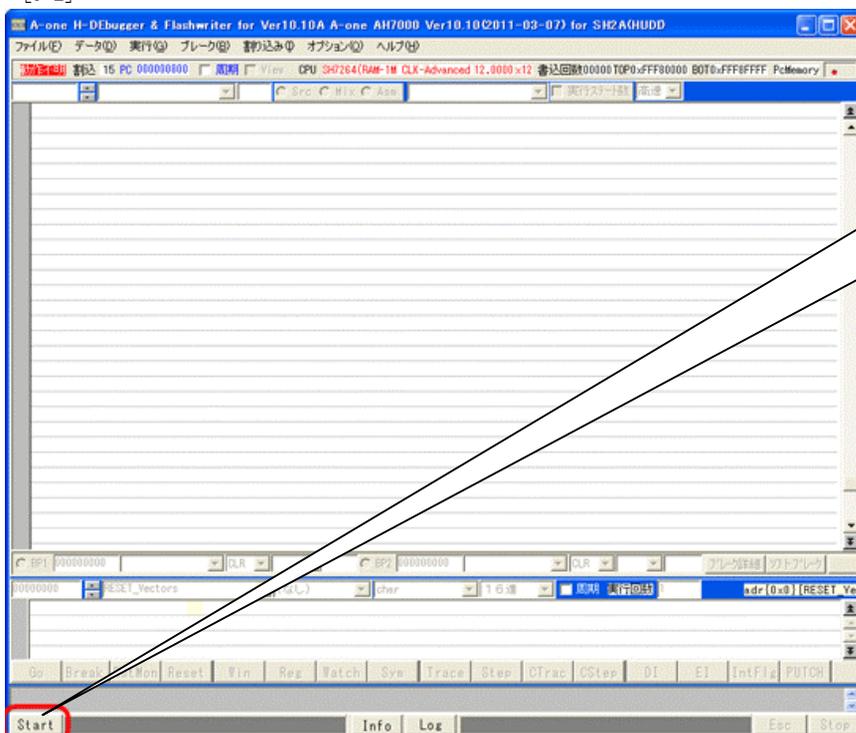
SH7264の場合
開始 0xffff80000 サイズ 0x10000
になります。

作成した「FlashROM」プログラムのデバッグにBSC設定が必要な場合は、スクリプトファイルを指定します。

SH7264の場合
インストールディレクトリ
"c:\Program Files\Aone\DEF\rom-custom\SH7264"
に、例として「SH7264-BSC-HSB.log」が用意してありますので、目的ハードにカスタマイズして下さい。

<- 「設定」をクリックします。

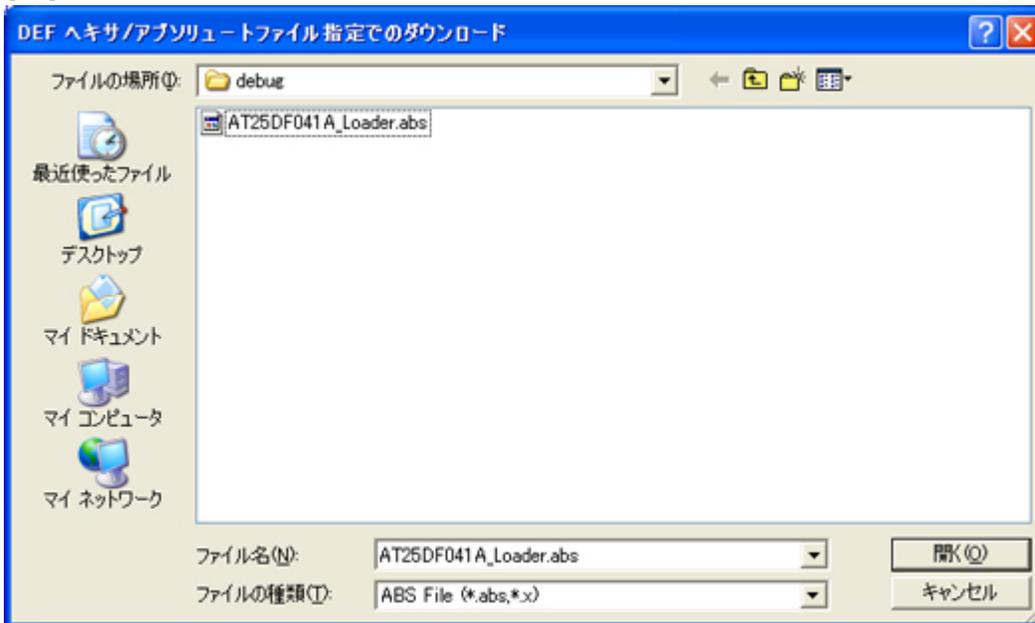
[3-2]



DEF画面、左下隅の「Start」をクリックします。

2. 作成したFlashROMソフトのデバッグを開始する準備をする。

[3-3]

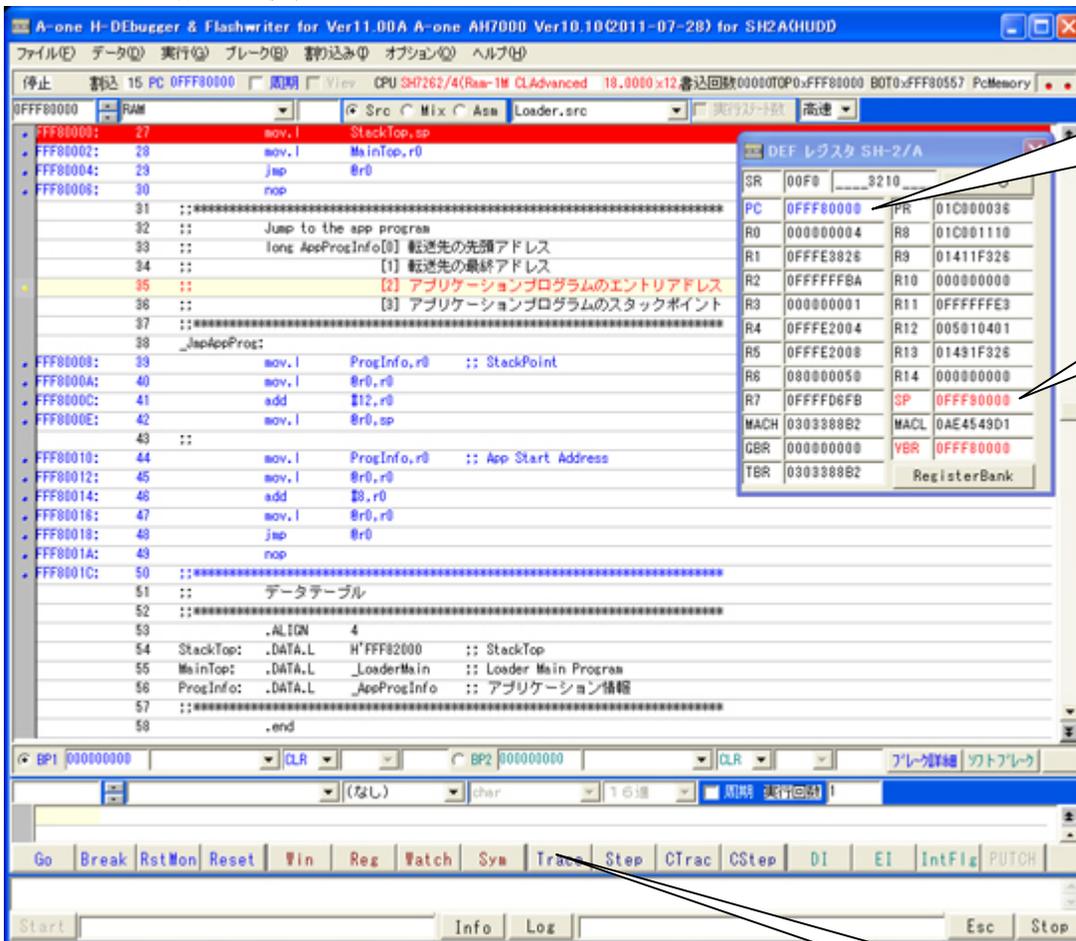


DEFメニュー
<ファイル>-<ダウンロード>
で、ダウンロードします。

インストールディレクトリ
"c:\Program Files\Aone\DEF\rom-custom\SH7264"
下の"\${ProjectName}\Debug"
に作成したアブソリュートファイルがありますので指定し
ます。
例) \$(ProjectName):AT25DF041A_Loader
[AT25DF041A_Loader.abs]

[3-4]

<ダウンロードが成功した初期画面>

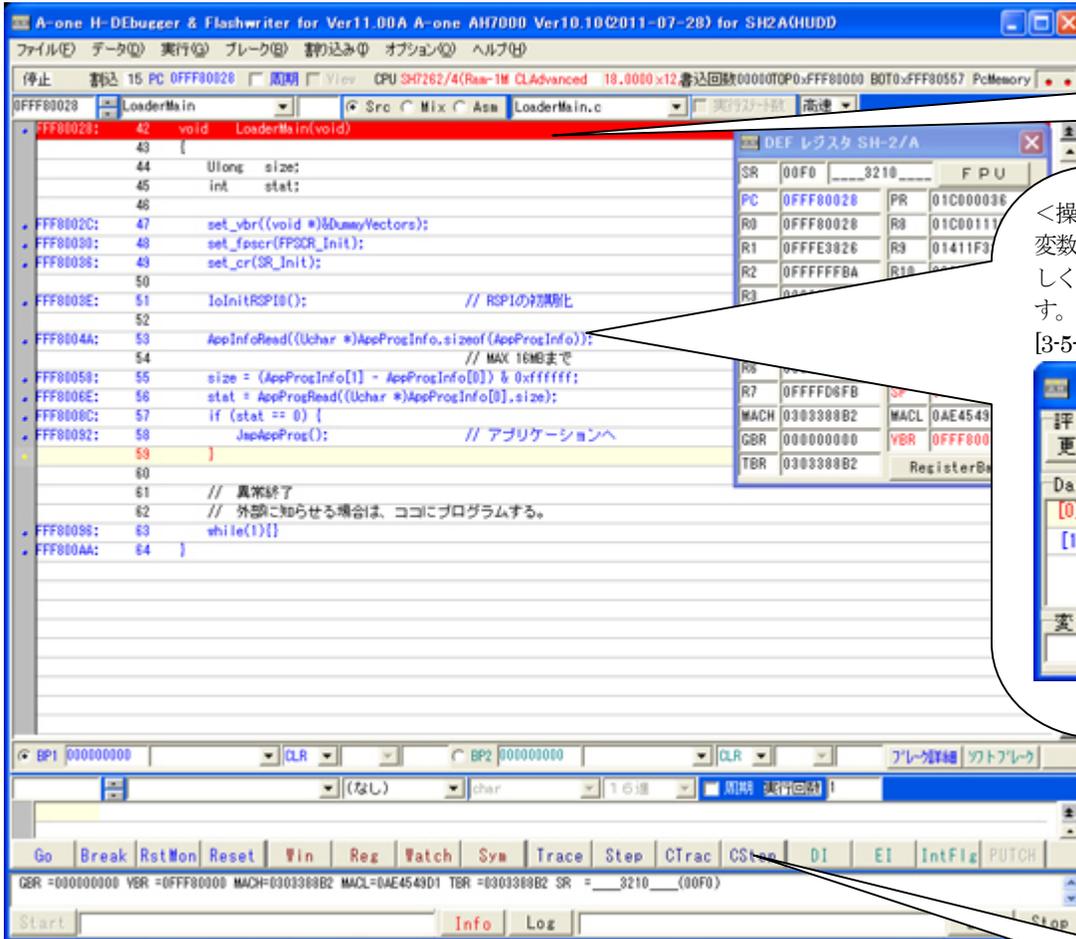


PC レジスタ値が
先頭アドレス[「0xFFFF80100」に
なっていることが確認出来ます。

SP レジスタ値が内蔵 RAM のボト
ムアドレスになっていることが確
認できます。

<操作>
「Trace」ショートPBをクリックして、
関数「LoaderMain0」まで進めます。

[3-5]



関数「LoaderMain()」に進んでいるのを確認します。

<操作1>

変数「AppProgInfo」アプリケーションのローダ情報が正しく読み取れるかを確認するため、評価・変更窓を開きます。

[3-5-1]



<操作2>

「CStep」ショート PB をクリックして、「LoadMain」の「55行」まで進めます。

[3-6]



<確認>

[0]は、シリアルFlashROMからアプリケーションプログラムをターゲットメモリにロードする先頭アドレスになります。

[1]は、シリアルFlashROMからアプリケーションプログラムをターゲットメモリにロードする終了アドレスになります。

なお、この数値は「AT25DF041A_Writer」のテストプログラムで書き込んだデータになります。

[3-7]

The screenshot shows the A-one H-DEbugger interface. The main window displays the assembly code for the `LoaderMain` function, with line 58 highlighted in red. A 'DEF レジスタ SH-2/A' window shows the current register values, including PC at 0FFF8058 and SP at 0FF81FF0. A 'DEF (1) 評価/変更' window shows the value of `AppProgInfo[0]` at address 0FF80558. Below the code, a memory dump window shows the contents of address 0x1C00_0000, with the first four bytes (00 00 00 00) highlighted in red.

<操作1>
ローダプログラムが正しく読み出せたかを確認するため、ダンプアドレスに「0x1C00_0000」を指定しておきます。

<操作2>
「CStep」ショート PB をクリックして、「LoadMain」の「58行」まで進めます。

[3-7-1]

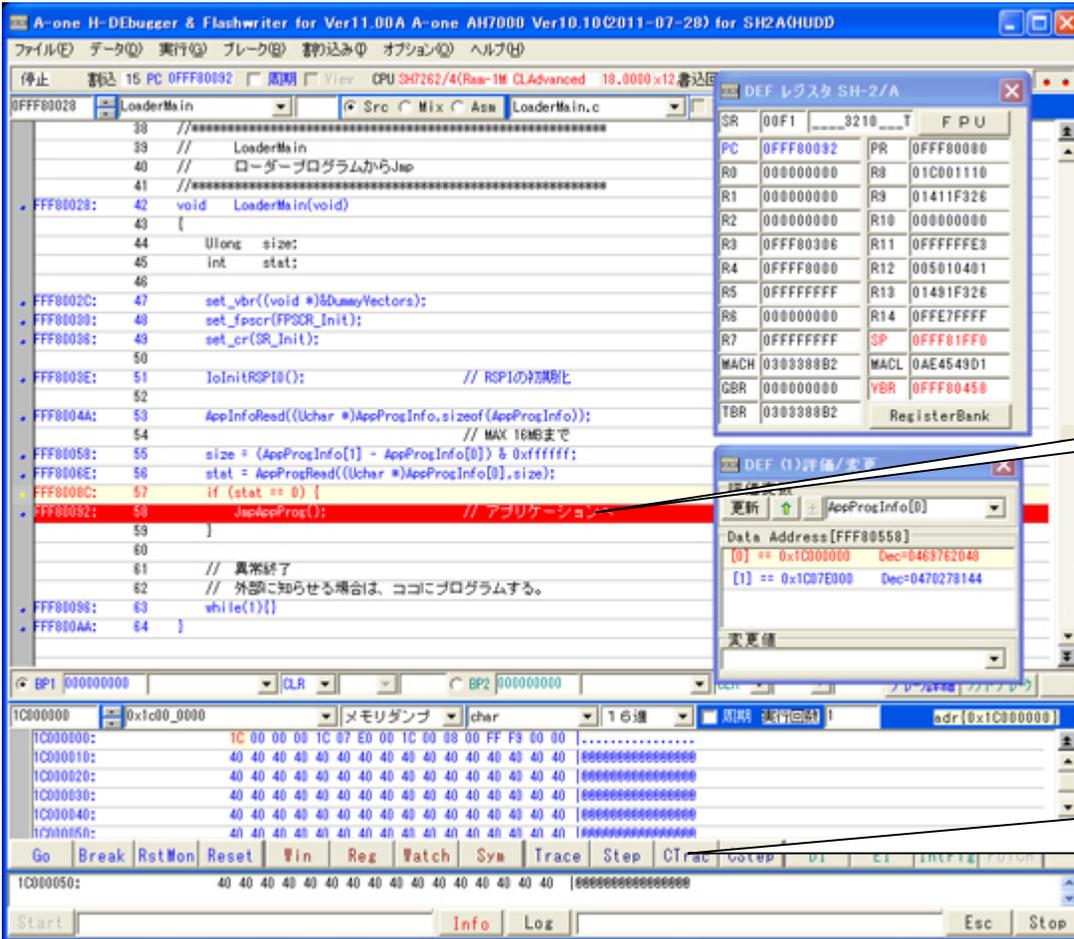
The screenshot shows a memory dump window with the address 0x1C00_0000 selected. The dump shows the following data:

1C000000:	1C 00 00 00	1C 07 E0 00	1C 00 08 00	FF F9 00 00
1C000010:	40 40 40 40	40 40 40 40	40 40 40 40	40 40 40 40	@@@@@@@@@@@@@@@@@@
1C000020:	40 40 40 40	40 40 40 40	40 40 40 40	40 40 40 40	@@@@@@@@@@@@@@@@@@
1C000030:	40 40 40 40	40 40 40 40	40 40 40 40	40 40 40 40	@@@@@@@@@@@@@@@@@@
1C000040:	40 40 40 40	40 40 40 40	40 40 40 40	40 40 40 40	@@@@@@@@@@@@@@@@@@
1C000050:	40 40 40 40	40 40 40 40	40 40 40 40	40 40 40 40	@@@@@@@@@@@@@@@@@@

- <確認1> アプリケーションの転送先の開始アドレスになります。
- <確認2> アプリケーションの転送先の終了アドレスになります。
- <確認3> アプリケーションのエントリアドレス (開始) になります。
- <確認4> アプリケーションのスタックポインタ初期値になります。

この数値は「AT25DF041A_Writeer」のテストプログラムで書き込んだデータになります。

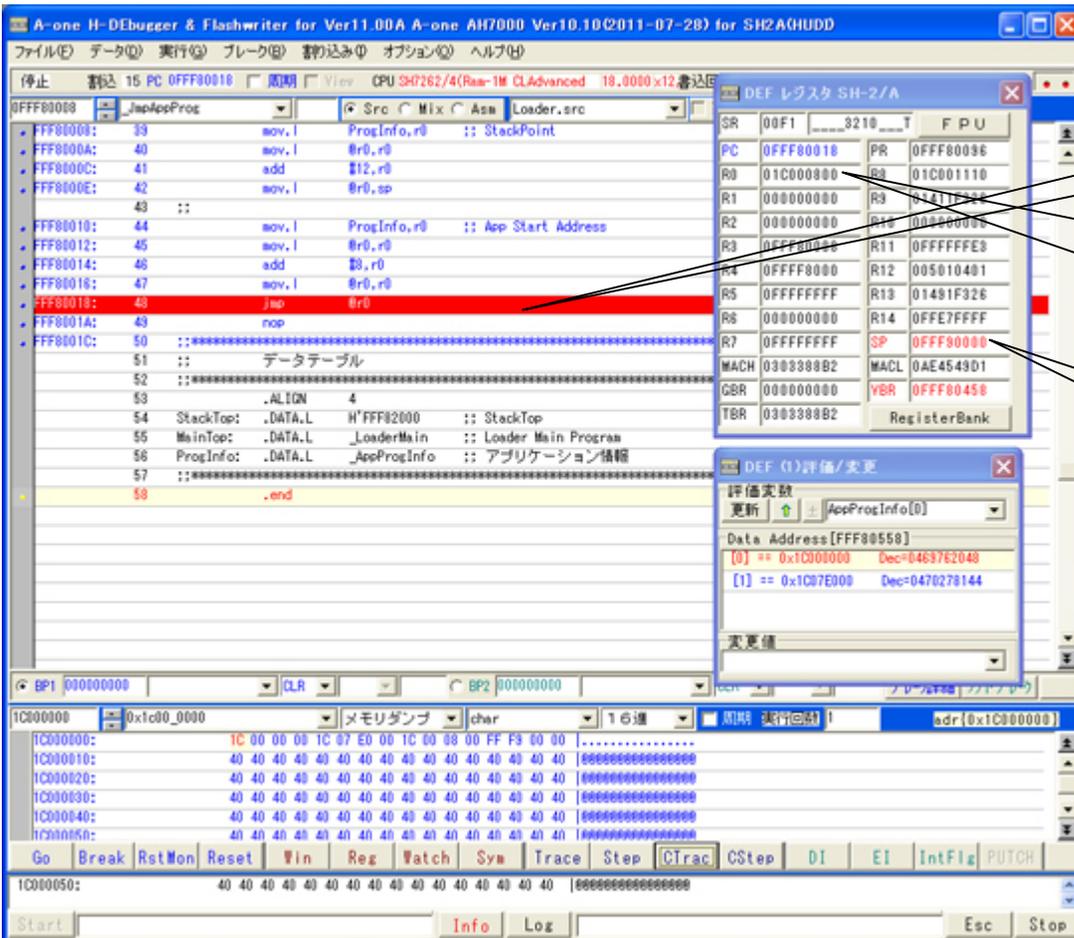
[3-8]



関数「LoaderMain0」の「58」行

<操作1>
「CTrac」ショート PB をクリックして、「Loader.src」の「48 行」まで進めます。

[3-9]



「Loader.src」の「48」行

<確認1>
R0 レジスタがアプリケーションのエントリーアドレス「0x1C000800」になっていることを確認します。

<確認2>
SP レジスタがアプリケーションの初期値「0xFFF90000」になっていることを確認します。

ローダプログラムの確認は終了です。

3. 御願ひ

本説の方法で、フラッシュROM用ローダプログラムを追加した場合、必ず、プロジェクトのバックアップすることを御願ひします。今回は「c:\Program Files\Aone\DEF\rom_custom」で作成する例で記述しましたが「rom_custom」をホルダごと別のディレクトリに貼り付けても作成できます。つまり、ユーザーアプリのプロジェクトごとに管理するのも一案かもしれません。追加作成したプロジェクトは、ユーザー様の責任のもとで管理願ひます。

以上で、シリアルFlashROM用ローダプログラムの追加作業が終了です。